****

**ТОПОЛОГИЧЕСКОЕ ПРОЕКТИРОВАНИЕ**

**ИНТЕГРАЛЬНЫХ МИКРОСХЕМ**

**ПЕРЕЧЕНЬ ТЕМ КУРСОВЫХ РАБОТ**

**ЛОВШЕНКО И.Ю.**

Ауд.: 119-1

Тел.: 293 88 90

E-mail: [lovshenko@bsuir.by](mailto:lovshenko@bsuir.by)

|  |  |
| --- | --- |
| Вариант | Тема |
| 1 | Проектирование и верификация топологии дешифратора |
| 2 | Проектирование и верификация топологии мультиплексора |
| 3 | Проектирование и верификация топологии двоично-десятичного счетчика |
| 4 | Проектирование и верификация топологии пятиразрядного сдвигового регистра |
| 5 | Проектирование и верификация топологии цифровой линии задержки на четыре такта |
| 6 | Проектирование и верификация топологии сумматора |
| 7 | Проектирование и верификация топологии конвейерного сумматора |
| 8 | Проектирование и верификация топологии |
| 9 | Проектирование и верификация топологии реверсивного двоичного счетчика |
| 10 | Проектирование и верификация топологии умножителя |
| 11 | Проектирование и верификация топологии формирователя импульсов |
| 12 | Проектирование и верификация топологии формирователя импульсов |
| 13 | Проектирование и верификация топологии мультиплексора-демультиплексора |
| 14 | Проектирование и верификация топологии шестиразрядного параллельного регистра |