Министерство образования Республики Беларусь

Учреждение образования БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Кафедра электроники

С.В. Дробот, В.А. Мельников, В.Н. Путилин

ПРАКТИКУМ ПО КУРСУ «ЭЛЕКТРОННЫЕ ПРИБОРЫ» для студентов всех специальностей БГУИР дневной и вечерней форм обучения

Минск 2003

Рецензент: доцент кафедры СТК БГУИР, канд. техн. наук С.А. Кореневский

Дробот С.В.

Д 75 Практикум по курсу «Электронные приборы» для студентов всех специальностей БГУИР дневной и вечерней форм обучения / С.В. Дробот, В.А. Мельников, В.Н. Путилин. — Мн: БГУИР, 2003. — 179 с.: ил.

ISBN 985-444-460-0

Практикум предназначен для студентов всех специальностей БГУИР дневной и вечерней форм обучения, изучающих курс «Электронные приборы» в компьютерном классе, оснащенном пакетами прикладных программ (ППП) MathCAD и OrCAD.

Практикум состоит из ряда практических занятий по различным разделам курса «Электронные приборы». Материалы по каждому практическому занятию включают: цель занятия; теоретические сведения по изучаемой теме; задание и методику его выполнения, а также контрольные вопросы. Отдельные разделы практикума содержат описание ППП MathCAD и OrCAD, а также справочные данные по изучаемым электронным приборам.

Практикум может быть рекомендован студентам специальностей телекоммуникационного профиля, изучающим дисциплину «Электронные приборы и устройства».

> УДК 621.382(075.8) ББК 32.852я7

© С.В. Дробот, В.А. Мельников, В.Н. Путилин, 2003 © БГУИР, 2003

ISBN 985-444-460-0

СОДЕРЖАНИЕ

Введение	5
Общие методические указания	7
1. Моделирование электронных устройств в системе OrCAD	8
1.1. Порядок работы с модулем Schematics	8
<u>1.2. Входной файл модуля PSpice A/D</u>	8
1.3. Запуск оболочки Schematics на выполнение	11
1.4. Чтение файла принципиальной схемы с диска	12
1.5. Сохранение файла принципиальной схемы на диске	13
1.6. Создание и редактирование принципиальной схемы	14
1.7. Размещение символов компонентов	15
<u>1.8. Редактирование параметров компонентов</u>	17
1.9. Размещение электрических связей	21
1.10. Создание задания на моделирование	21
1.11. Расчет частотных характеристик и уровня шума (AC Sweep)	22
1.12. Расчет режима по постоянному току при изменении	
параметров компонентов схемы (DC Sweep)	24
1.13. Многовариантный расчет любых характеристик схемы при изм	лене-
нии любых ее параметров (Parametric)	26
<u>1.14. Расчет любых характеристик схемы при изменении</u>	
температуры (Temperature)	27
<u>1.15. Расчет переходных процессов и спектральный</u>	
<u>анализ (Transient)</u>	27
<u>1.16. Расчет передаточных функций по постоянному</u>	
току (Transfer Function)	30
1.17. Расчет чувствительности режима работы по постоянному	
току (Sensitivity)	30
1.18. Запуск программы моделирования на выполнение	31
1.19. Просмотр результатов анализа	32
1.20. Модели аналоговых компонентов	38
1.20.1. Задание параметров компонентов	38
1.20.2. Пассивные компоненты	40
1.20.3. Независимые источники сигналов	42
1.20.4. Управляемые источники сигналов	47
1.20.5. Полупроводниковые приборы	50
2. Использование математического пакета MathCAD при моделиро	_
вании электронных приборов	57
3. Практическое занятие № 1. Изучение математических моделей	
полупроводникового диода	67
4. Практическое занятие № 2. Использование выпрямительных	
диодов и стабилитронов	78
*	

<u>5. Практическое занятие № 3. Изучение математических моделей</u>	
биполярного транзистора	
<u>6. Практическое занятие № 4. Исследование температурной</u>	
нестабильности усилителей на биполярных транзисторах108	
<u>7. Практическое занятие № 5. Анализ характеристик одиночных</u>	
усилительных каскадов на биполярных транзисторах121	<u>.</u>
<u>8. Практическое занятие № 6. Исследование ключевых схем</u>	
на биполярных транзисторах	_
<u>9. Практическое занятие № 7. Исследование автоколебательных</u>	
мультивибраторов147	
<u>Литература</u> 159	
<u>Приложение 1160</u>	
<u>Приложение 2160</u>	
Приложение 3161	_

ВВЕДЕНИЕ

В соответствии с образовательными стандартами курс «Электронные приборы» для студентов специальностей электрорадиотехники и информатики предусматривает базовую подготовку студентов, необходимую для успешного изучения специальных дисциплин и последующего решения производственных и исследовательских задач, связанных с рациональным выбором приборов, их режимов работы в устройствах и радиотехнических системах. В результате изучения курса «Электронные приборы» студент должен знать: физические основы явлений, принципы действия, устройство, параметры, характеристики электронных приборов и их различных моделей, используемых при анализе и синтезе радиоэлектронных устройств; типовые схемотехнические решения аналоговых, импульсных и цифровых устройств различного функционального назначения, а также уметь: использовать полученные знания для правильного выбора активного прибора и задания его рабочего режима по постоянному току; находить параметры приборов по их характеристикам; определять влияние режимов и условий эксплуатации на параметры приборов; выполнять анализ и синтез аналоговых, импульсных и цифровых устройств.

При разработке цикла практических занятий с использованием вычислительной техники по курсу «Электронные приборы», который изучается на кафедре электроники студентами всех специальностей БГУИР, поставлена цель использовать компьютер как инструмент, с помощью которого студенты получают знания и умения, оговоренные в образовательных стандартах и типовой программе.

При проведении практических занятий используется модуль PSpice AD, входящий в состав системы сквозного проектирования электронных устройств OrCAD. Такой выбор обусловлен «дружественным» интерфейсом данной программной оболочки, который позволяет практически без подготовки работать с ней. Данная программа обладает богатыми возможностями по моделированию электронных устройств: расчет режима по постоянному току; исследование влияния параметров элементов при расчете режима по постоянному току; расчет переходных процессов (выполнение анализа во временной области); анализ амплитудно-частотных характеристик; многовариантный анализ; анализ влияния температуры и др.

Проектирование электронной аппаратуры представляет собой итерационный процесс, состоящий из этапов функционального проектирования, разработки принципиальной схемы, разработки печатной платы, ее изготовления, проведения испытаний, доработки по их результатам принципиальной или функциональной схемы, внесения изменений в печатную плату и т.д. и осуществляемый до тех пор, пока не будут удовлетворены все требования технического задания. С повышением сложности аппаратуры, переходом к более высоким диапазонам частот, применением смешанных аналого-цифровых устройств число итераций увеличивается. Связано это с тем, что аналитически трудно учесть паразитные эффекты, присущие как электронным компонентам, так и проводникам печатных плат, и их взаимное влияние. Единственный выход из положения заключается в организации сквозного цикла автоматизированного проектирования аппаратуры, включающего в себя моделирование как идеальной схемы, так и реальной конструкции и ее испытаний при действии различных дестабилизирующих факторов и учета разброса параметров элементов.

Основу моделирующего ядра системы OrCAD составляет программа PSpice, которая является наиболее известной модификацией программы схемотехнического моделирования SPICE (Simulation Program with Integrated Circuit Emphasis), разработанной в начале 70-х годов в Калифорнийском университете г. Беркли. Она оказалась очень удачной, с тех пор интенсивно развивается и дефакто стала эталонной программой моделирования аналоговых устройств. Принятые в ней математические модели полупроводниковых приборов используются во многих аналогичных программах, предназначенных для моделирования сверхвысокочастотных устройств: Serenade (Ansoft. Corp.), Advanced Design System (Agilent Technologies), Microwave Office (Applied Wave Research Inc.). Списки соединений схемы в формате SPICE составляются большинством пакетов CAIIP: Micro-Cap, OrCAD, P-CAD, ACCEL EDA, Viewlogic, COMPASS, Design Architect и др. Первая версия программы PSpice для IBM PC создана в 1984 г. корпорацией MicroSim. Эта и последующие версии используют те же алгоритмы и формат представления входных и выходных данных, что и SPICE.

Представление о возможностях системы OrCAD дает перечень входящих в ее состав программных модулей: Capture — графический редактор схем; Capture CIS (Component Information System) — графический редактор с возможностями доступа к базам данных через Интернет; Express — моделирование цифровых устройств (включает в себя встроенный редактор схем OrCAD Capture) и интерфейс с программами проектирования программируемых логических интегральных схем с возможностью использования VHDL-описаний; Layout — разработка печатных плат; Layout Plus — программа для разработки печатных плат, дополненная бессеточным автотрассировщиком SmartRoute, использующим методы оптимизации нейронных сетей; Schematics — графический редактор принципиальных схем, который одновременно является управляющей оболочкой для запуска основных модулей системы, предназначенных для выполнения моделирования; **PSpice** A/D — моделирование смешанных аналого-цифровых устройств; PSpice Stimulus Editor — редактор входных сигналов (аналоговых и цифровых); PSpice Probe — графическое отображение, обработка и документирование результатов моделирования; PSpice Model Editor — идентификация параметров математических моделей диодов, биполярных, полевых и мощных МОП-транзисторов, операционных усилителей, компараторов напряжения, регуляторов и стабилизаторов напряжения и магнитных сердечников по паспортным данным; PSpice Design Manager — удобное средство ведения проектов для моделирования; PSpice Optimizer — параметрическая оптимизация аналого-цифровых устройств по заданному критерию при наличии нелинейных ограничений.

Цикл практических занятий по курсу «Электронные приборы», представленный в данном практикуме, проводится в компьютерном классе кафедры электроники.

Целью практических занятий является изучение процессов, происходящих в электронных приборах и устройствах на их основе; получение навыков инженерного расчета и анализа электронных схем, а также приобретение очень важного навыка анализа и физической интерпретации результатов машинного проектирования.

При подготовке к практическому занятию необходимо: изучить по рекомендуемой литературе и изложенный в практикуме теоретический материал; ознакомиться с порядком выполнения задания; выполнить необходимые предварительные расчеты; изучить соответствующие пункты разделов практикума по порядку работы с пакетами **MathCAD** и **OrCAD**.

При выполнении задания в рабочую тетрадь заносится следующая информация: исходные данные; принципиальные схемы устройств; выражения, по которым проводятся расчеты; промежуточные и окончательные результаты расчетов; ответы на вопросы, набранные *курсивом* по тексту в пункте «Порядок выполнения задания», и на предложенный преподавателем контрольный вопрос. Принципиальные схемы устройств и графики характеристик должны выполняться в соответствии с требованиями ЕСКД.

Полученные при выполнении расчетов значения параметров элементов (резисторов и конденсаторов) принципиальных схем различных устройств необходимо округлять до номинальных значений согласно рядам ГОСТ (прил. 1). Значения резисторов выбирать из ряда, соответствующего допустимому отклонению ±5 %, конденсаторов — ±20 %. При проведении всех последующих расчетов оперировать только номинальными значениями.

Справочные данные по биполярным транзисторам, необходимые для проведения инженерных расчетов при выполнении задания, содержатся в прил. 2, а семейства их статических вольт-амперных характеристик — в прил. 3.

Часть заданий по каждому занятию выполняется с использованием пакетов **MathCAD** и **OrCAD**. При их выполнении необходимо учесть следующее: создаваемые файлы сохранять в папке D:\Student\....; там же содержатся файлы с исходными данными, если такие используются при выполнении задания. При составлении принципиальных схем с помощью редактора **Schematics** (пакет **OrCAD**) необходимо использовать библиотеки, содержащие условные графические обозначения (УГО) компонентов, выполненные согласно ЕСКД: St1 резисторы, конденсаторы, источники тока и напряжения и т.д.; diodrus — диоды; biprus — биполярные транзисторы.

По каждому выполненному практическому занятию студент должен представить отчет в рабочей тетради, содержащий все вышеперечисленные материалы.

1. МОДЕЛИРОВАНИЕ ЭЛЕКТРОННЫХ УСТРОЙСТВ В СИСТЕМЕ OrCAD

1.1. Порядок работы с модулем Schematics

Для проведения моделирования с помощью модуля **PSpice A/D**, входящего в систему **OrCAD**, необходимо выполнить следующую последовательность шагов: запустить управляющую оболочку **Schematics** на выполнение;

создать принципиальную схему устройства, анализ которого необходимо выполнить (если анализируется устройство, для которого уже существует схемный файл, то необходимо открыть этот файл);

создать задание на моделирование, т.е. указать вид анализа, который должен провести модуль **PSpice A**/**D**;

сохранить на диске файл с принципиальной схемой устройства; запустить выполнение анализа устройства;

просмотреть результаты анализа с помощью программы Probe;

закончить выполнение управляющей оболочки Schematics.

При выполнении моделирования программа на основе созданной принципиальной схемы, сохраненной в файле **имя файла.sch**, создает список соединений схемы и задание на моделирование, которые автоматически записываются в текстовые файлы: **имя файла.net**, **имя файла.als** и входной файл **имя файла.cir**. Информация об ошибках, содержащихся в схеме и задании на моделирование, заносится в выходной файл **имя файла.out**. После завершения моделирования его результаты, представленные в табличной форме, заносятся в текстовый файл **имя файла.out**; данные для построения графиков заносятся в файл **имя файла.dat**, который используется графическим постпроцессором **Probe** для визуализации результатов расчета.

1.2. Входной файл модуля PSpice A/D

Текстовый файл, содержащий описание принципиальной схемы устройства и задание на моделирование, может быть составлен с помощью обычного текстового редактора. Алгоритм его составления достаточно прост. На бумаге составляется принципиальная схема, и присваиваются имена всем ее узлам. Имена узлов могут быть целыми числами или алфавитно-цифровыми символами длиной не более 131 символа. В качестве этих символов используются буквы латинского алфавита от А до Z, цифры 0, 1, ..., 9 и знаки «\$», «_», «*», «/», «%». Причем в схеме обязательно должен присутствовать узел с номером 0 — общий узел, относительно которого измеряются напряжения в других узлах схемы!!! При ссылке на цифровые имена узлов они заключаются в круглые скобки, например: V(6) — потенциал узла 6. Имена узлов в виде алфавитно-цифровых символов при ссылках на них дополнительно заключаются в квадратные скобки [], чтобы отличить их от имен компонентов. Например, потенциал узла IN обозначается как V([IN]), a V(I2) — напряжение на источнике тока I2.

После простановки номеров узлов составляют задание на моделирование, которое заносится в файл. Имя файла произвольное, в качестве расширения имени рекомендуется использовать .cir, воспринимаемое программой **PSpice** по умолчанию. Первая строка файла — строка заглавия, которая затем выводится в виде заголовка в выходном файле (в ней может быть помещен любой текст, не содержащий кириллицу). Строки комментариев содержат символ «*» в первой позиции; в тексте комментариев допускается использование символов кириллицы. Конец любой строки после знака «;» также воспринимается как комментарий. Последняя строка файла — .END. Порядок ввода промежуточных строк значения не имеет.

Строка продолжения начинается с символа «+» в первой позиции, максимальная длина строки 131 символ. Число пробелов между операторами в строке произвольное. Пробелы и запятые или знаки равенства эквивалентны.

Внимание! Программа PSpice не различает прописные и строчные буквы.

Предложения входного языка программы **PSpice** делятся на описания компонентов и директивы моделирования.

Описанием компонента считается любая строка, не начинающаяся с символа «.» (кроме первой строки и строк комментариев и продолжений). Описание компонента имеет следующую структуру:

<uмя компонента> <номера двух или более узлов> [<имя модели>] <числовые данные>.

Имя компонента состоит из последовательности символов латинского алфавита и цифр, общая длина имени не должна превосходить 131 символ (рекомендуется не более 8 символов). Первый символ — одна из букв латинского алфавита от А до Z, далее в любом порядке — алфавитно-цифровые символы и знаки «\$», « », «*», «/», «%». Первый символ имени компонента определяет его тип, например R1, ROUT, Q12 (табл. 1.1). При графическом вводе схем с помощью программы Schematics пользователь может вводить первый символ имени компонента по своему усмотрению. При составлении текстового описания схемы для передачи его в PSpice к именам всех компонентов согласно табл. 1.1 будут добавлены префиксы — это выполняется в соответствии с так называемыми шаблонами символов компонентов TEMPLATE. Поэтому на схемах компоненты можно именовать, не придерживаясь приведенных в табл. 1.1 правил. Например, транзисторы всех типов можно согласно ЕСКД именовать как VT1, VT2, VT3, ..., а при составлении текстового описания схемы программа присвоит биполярному транзистору имя Q VT1, полевому — J VT2, МОПтранзистору — М VT3 и т.д.

Номера узлов подключения компонента к схеме перечисляются в определенном порядке, установленном для каждого компонента.

Имя модели компонента не является обязательным параметром.

Далее указываются *численные значения* параметров компонента. К ним относятся сопротивление резистора, емкость конденсатора, индуктивность катушки и т.д. Помимо числовых значений в предложениях входного языка программы могут использоваться идентификаторы параметров, которые заключаются в фигурные скобки {}. Например, постоянное напряжение источника питания может быть задано с помощью параметра VPOWER:

VP 6 0 DC {VPOWER}.

Таблица 1.1

Первый	
символ	Тип компонента
имени	
С	Конденсатор
D	Диод
Е	Источник напряжения, управляемый напряжением (ИНУН)
F	Источник тока, управляемый током (ИТУТ)
G	Источник тока, управляемый напряжением (ИТУН)
Н	Источник напряжения, управляемый током (ИНУТ)
Ι	Независимый источник тока
J	Полевой транзистор с управляющим p-n-переходом
L	Индуктивность
М	МОП-транзистор
Q	Биполярный транзистор
R	Резистор
V	Независимый источник напряжения

Первые символы имен основных компонентов

Директивы моделирования указывают вид и параметры анализа и начинаются с символа «.». В табл. 1.2 приведены основные директивы моделирования, а далее по тексту будет рассмотрен их синтаксис.

Таблица 1.2

Имя	Назначение		
1	2		
	Расчет стандартных характеристик		
.AC	Расчет частотных характеристик		
.DC	Расчет режима по постоянному току		
.FOUR	Спектральный анализ		
.NOISE	Расчет уровня внутреннего шума		
.OP	Передача в выходной файл параметров схемы, линеаризованной в окрестности рабочей точки		
.SENS	Расчет малосигнальных чувствительностей в режиме по постоянному току		
.TF	Расчет малосигнальных передаточных функций в режиме по постоянно- му току		
.TRAN	Расчет переходных процессов		
Управление выдачей результатов			
.PLOT	Представление результатов расчета в выходном файле в виде графиков, построенных в текстовом режиме		

Директивы моделирования

1	2		
.PRINT	Представление результатов расчета в выходном файле в виде таблиц		
.PROBE	Передача данных в графический постпроцессор Probe		
	Многовариантный анализ		
.STEP	Вариация параметров		
.TEMP	Задание температуры окружающей среды		
Bcr	юмогательные файлы, определение функций и параметров		
.END	Конец задания		
.FUNC	Определение функции		
.INC	Включение во входной файл другого файла		
.LIB	Подключение библиотеки моделей компонентов		
.PARAM	Определение глобальных параметров		
	Модели устройств		
.ENDS	Конец описания макромодели		
.MODEL	Описание моделей компонентов		
.SUBCKT	Начало описания макромодели		
Прочие директивы			
.IC	Задание начальных условий		
.OPTIONS	Установка параметров и режимов работы программы		
*	Строка комментария		
· ,	Комментарий в конце строки		
+	Продолжение строки		

1.3. Запуск оболочки Schematics на выполнение

Управляющую оболочку **Schematics** можно запустить на выполнение двумя способами:

выполнив двойной щелчок левой кнопкой мыши на ярлыке программы



Schematics на рабочем столе;

с помощью кнопки Пуск: Пуск>Программы>CADs>Orcad Family Release 9.2> Schematics.

В процессе загрузки программы подключаются библиотеки графических файлов компонентов, и экран редактора приобретает вид, показанный на рис. 1.1. Редактор имеет меню команд и панели инструментов. В центре верхней строки экрана размещается имя файла текущей схемы и номер страницы. Звездочка (*) перед именем схемы означает, что внесены изменения, которые еще не сохранены. После номера страницы указывается состояние схемы: simulation — выполнение моделирования; simulation error — ошибки, возникшие в результате моделирования; stale — измененная схема.

В нижней части экрана размещается строка состояний. В ней слева указаны текущие координаты курсора Х, У в выбранной системе единиц (английской

или метрической — устанавливается по команде **Options/Page size**). Справа указывается имя текущей подкоманды, а посередине — строка сообщений с краткими указаниями по ее выполнению.

После выбора команды из меню команд вниз разворачивается подменю со списком подкоманд. Выбор раздела меню осуществляется с помощью клавиатуры или мыши. При использовании клавиатуры для выбора раздела горизонтального меню нажимается клавиша **Alt** и одновременно клавиша с подчеркнутой буквой. Для вызова команды из ниспадающего меню просто нажимается клавиша с подчеркнутой буквой.



Рис. 1.1

1.4. Чтение файла принципиальной схемы с диска

Нажатие на кнопку I панели инструментов или выбор раздела меню File: File>Open позволяет осуществить чтение файла принципиальной схемы. На рабочих станциях компьютерного класса кафедры электроники файлы принципиальных схем модуля Schematics сохраняются в папке D:\Student\.... Поэтому после появления окна Открыть (рис. 1.2), в строке Папка необходимо указать путь

D:\Student\... и выбрать нужный файл из списка, расположенного ниже. Файлы, содержащие принципиальные схемы устройств, имеют расширение sch.

Открыть		? ×
Папка:	😋 Student	💌 🗈 📑 📰
1 BadB HandoginM Help Sss Student	☐ поля ▮ 1.sch S ▮ 2.sch ∎ lab_2.sch ∎ part1.sch ∎ Schematic1.sch	Schematic2.sch Schematic33.sch Schematic5.sch Schematic6.sch shadow.sch
<u>И</u> мя файла: <u>Т</u> ип файлов:	Schematics (*.sch)	<u>О</u> ткрыть Отмена

Рис. 1.2

1.5. Сохранение файла принципиальной схемы на диске

Нажатие на кнопку I панели инструментов или выбор раздела меню File: File>Save позволяет осуществить сохранение файла принципиальной схемы. На рабочих станциях компьютерного класса кафедры электроники файлы необходимо сохранять в папке D:\Student\.... Если схема сохраняется первый раз, то появляется окно Сохранить как (рис. 1.3), в строке Папка которого необходимо указать путь D:\Student\..., а в строке Имя файла — набрать имя файла (желательно латинскими символами). Если существующую схему после редактирования необходимо сохранить в другом файле, то используется раздел меню File: File>Save as. Как видно (см. рис. 1.3), программа автоматически предлагает вновь создаваемому файлу присвоить имя Schematic1 и расширение sch.

Сохранить как	κ.		? ×
Папка:	Nudent	- 🗈 🖻	
1 BadB HandoginMS Help Sss Student	Поля В 1.sch 2.sch В lab_2.sch В part1.sch В Schematic1.sch	Schematic2.sch Schematic33.sch Schematic5.sch Schematic6.sch	
<u>И</u> мя файла:	Schematic1		Со <u>х</u> ранить
<u>Т</u> ип файла:	Schematics (*.sch)	•	Отмена

Рис. 1.3

1.6. Создание и редактирование принципиальной схемы

С помощью команд разделов меню Edit (Редактирование), Draw (Рисование), View (Просмотр) или с помощью кнопок на панелях инструментов можно создать и отредактировать принципиальную схему устройства. В табл. 1.3 приведены основные команды для создания и редактирования принципиальных схем, а также соответствующие им кнопки панелей инструментов и «горячие клавиши».

Таблица 1.3

			Vara
TC	пиктограмма	н v	комоинация
Команда	кнопки панели	Деиствие	«горячих кла-
	инструментов		ВИШ»
Edit/Cut	*	Удаление выбранного объекта в буфер	Ctrl+X
Edit/Copy	E	Копирование выбранного объекта в бу-	Ctrl+C
		фер	
Edit/Paste		Размещение на схеме объекта, находяще-	Ctrl+V
		гося в буфере	
Edit/Undo	5	Откат назад	Ctrl+Z
Edit/Redo	2	Откат вперед	Ctrl+Y
Edit/Delete	_	Удаление выбранного объекта	Delete
Edit/Select All	_	Выбор всей схемы	_
Edit/Attributes	10	Редактирование атрибутов выбранного	_
		объекта	
Edit/Model	_	Редактирование модели выбранного объ-	_
		екта	
Edit/Rotate	_	Поворот выбранного объекта на 90° про-	Ctrl+R
		тив часовой стрелки	
Edit/Flip	_	Зеркальное отображение выбранного объ-	Ctrl+F
I		екта по горизонтали	
View/In	Q	Увеличение масштаба	Ctrl+I
View/Out	Q	Уменьшение масштаба	Ctrl+O
View/Area	<u>Q</u>	Вывод на весь экран окаймленной части	Ctrl+A
		схемы	
View/Fit	Q	Вывод на весь экран всей схемы	Ctrl+N
Draw/Wire	$\overline{\nabla}$	Провести проводник	Ctrl+W
Draw/Bus	$\overline{\sim}$	Провести шину	Ctrl+B
Draw/Block	E]	Размещение на схеме блока с иерархиче-	_
	_	ской структурой	
Draw/Get New	S	Размещение на схеме нового символа	Ctrl+G
Part			
Draw/Repeat	—	Повторить последнюю команду	Space
Draw/Place	VDCn 🗸	Размещение на схеме символа из списка	Ctrl+P
Part		последних символов	

Основные команды для создания и редактирования принципиальных схем

Нажатием левой кнопки мыши выбираются разделы горизонтального меню, команды ниспадающего меню и кнопки панелей инструментов, а на принципиальных схемах — различные объекты (компоненты, их выводы, проводники, метки и т.п.). Выбранные объекты ярко высвечиваются (обычно красным цветом). В табл. 1.4 указаны правила работы с мышью.

Таблица 1.4

Клавиша мыши	Действие	Функция	
Левая	Одинарный щелчок	Выбор объекта (выбранный объ-	
		ект изменяет окраску)	
	Одинарный щелчок на вы-	Буксировка выбранного объекта	
	бранном объекте и удержи-		
	вание кнопки		
	Двойной щелчок при распо-	Редактирование атрибутов вы-	
	ложении курсора на объекте	бранного объекта	
	Shift+одинарный щелчок	Выбор нескольких объектов	
	Двойной щелчок	Завершение команды	
Правая	Одинарный щелчок	Прерывание команды	
	Двойной щелчок	Повторение предыдущей опции	

Работа с мышью

Функция выбор объекта позволяет указать объект, с которым в дальнейшем будут осуществляться операции редактирования (Edit): буксировка, зеркальное отражение, изменение атрибутов и т.д.

При создании и редактировании принципиальной схемы устройства последовательно осуществляется размещение условных графических обозначений (УГО) или символов компонентов, редактирование параметров компонентов и размещение электрических связей.

1.7. Размещение символов компонентов

Создание схемы начинается с размещения УГО компонентов. Нажатие на кнопку (Draw/Get New Part) открывает диалоговое окно расширенного просмотра компонентов (Part Browser Advanced) (рис. 1.4). Если в строке Part Name указать символ *, то в расположенном под ней окне выводится алфавитный список компонентов, содержащихся во всех подключенных библиотеках. Список компонентов просматривается с помощью линейки прокрутки. Можно также в строке Part Name набрать имя требуемого компонента или его начальные символы. Нужный компонент указывается щелчком курсора, после чего изображение его символа выводится в центральном окне, а имя библиотеки, в которой он находится, — в расположенной выше этого окна строке Library. Одновременно на панели Description выводится краткая характеристика выбранного компонента. Если известно имя библиотеки, где находится нужный компонент, нажимается кнопка Libraries и в открывшемся окне просмотра библиотеки (Library Browser) (рис. 1.5) выбирается требуемая библиотека, а затем и сам компонент.



Рис. 1.4

После выбора компонента из библиотеки его символ необходимо разместить на схеме. Сначала на схеме появляется изображения символа вместе с кур-

Library Browser	×
Part Name: 74121	
Description: Monostable mu	ltivibrator with schmitt-trigg
P <u>a</u> rt 74122 74122 74123 54L121 54L122 54L123 74LS122 74LS123 CD4098B CD4538B copyright	Library 1 shot.slb 7400.slb * 74ac.slb * 74act.slb * 74at.slb * 74as.slb * 74h.slb * 74hc.slb * 74hc.slb * 74hs.slb * 74hs.slb * 74hs.slb * 74s.slb * OK Cancel

Рис. 1.5

сором. Щелчок *левой* кнопки мыши фиксирует положение компонента и после этого его еще раз можно разместить на схеме. Щелчок *правой* кнопки мыши прекращает ввод данного компонента.

Режим размещения символа компонента определяется в диалоговом окне расширенного просмотра компонентов (Part Browser Advanced) (рис. 1.4) с помощью следующих кнопок:

Close — закрыть диалоговое окно;

Place — разместить символ компонента на схеме;

Place&Close — разместить символ компонента на схеме и закрыть диалоговое окно.

Список имен десяти последних символов, размещенных на схеме, заносится в специальный стек (см. рис. 1.1), из которого их можно извлечь по команде **Draw/Place Part** (Ctrl+P) или щелчком левой кнопки мыши по изображению стрелки на панели VDcn .

Для успешного проведения моделирования на схеме должен обязательно присутствовать «общий узел», имеющий нулевой номер, который задается с помощью символа AGND (analog ground — аналоговая земля)!!! Напряжения в других узлах схемы измеряются относительно «общего узла».

1.8. Редактирование параметров компонентов

Все компоненты схемы характеризуются списком параметров (атрибутов), диалоговое окно редактирования которых открывается после двойного щелчка по любой точке, находящейся внутри символа компонента, или после выбора компонента (щелчок по символу) и выполнения команды Edit/Attribute. На рис. 1.6 приведены окна редактирования атрибутов биполярного транзистора и резистора. Символ «а» слева от имени атрибута отмечает атрибуты, назначаемые системой, символ «*» — атрибуты, которые нельзя редактировать в режиме составления схем, а только в режиме редактирования символов.

VT1 PartName: KT315B	×
Name <u>V</u> alue	
PART = KT315B	<u>S</u> ave Attr
 PART=KT315B MODEL=KT315B REFDES=VT1 TEMPLATE=Q^@REFDES %c %b %e @MODEL PKGTYPE= PKGREF=VT1 	C <u>h</u> ange Display <u>D</u> elete
 Include Non-changeable Attributes Include System-defined Attributes 	<u>O</u> K Cancel
VT1 PartName: KT315B	X
VT1 PartName: KT315B Name Value	×
VT1 PartName: KT315B Name Value PART = KT315B	<u>S</u> ave Attr
VT1 PartName: KT315B Name Value PART = KT315B * PART=KT315B * * MODEL=KT315B * * REFDES=VT1 * * TEMPLATE=Q^@REFDES %c %b %e @MODEL PKGREF=VT1	Save Attr Change Display

Рис. 1.6

Ниже представлен список общих атрибутов для компонентов:

*PART — имя компонента (R — резистора, L — индуктивность; С — конденсатор и т.д.);

*MODEL — имя модели данного компонента (модель компонента определяет численные значения параметров его математической модели и находится в библиотечном файле с расширением lib, имя этого файла совпадает с именем библиотечного файла, содержащего УГО компонента);

*REFDES — позиционное обозначение компонента;

РКСТҮРЕ — тип корпуса компонента (данный параметр используется при разработке печатной платы устройства с помощью других модулей OrCAD);

PKGREF — позиционное обозначение корпуса компонента (данный параметр используется при разработке печатной платы устройства с помощью других модулей **OrCAD**);

*TEMPLATE — определяет строку, задающую описание компонента и его параметров для программы моделирования **PSpice**.

Если выключить переключатель Include System-defined Attributes (включить параметры, определяемые системой) (см. рис. 1.6), то в окне редактирования параметров компонентов останутся только параметры, которые могут быть определены пользователем.

Порядок задания параметров следующий: указатель мыши подводится к строке с нужным параметром, двойной щелчок левой клавиши мыши переводит курсор в поле Value, расположенное в верхней строке диалогового окна, где с помощью клавиатуры набирается значение параметра. Ввод значения параметра заканчивается нажатием на кнопку Save Attr (см. рис. 1.6).

На принципиальной схеме рядом с символом компонента выводятся значения его отдельных атрибутов, тех которые указаны в режиме редактирования символов. Причем обязательно отображается позиционное обозначение компонента (REFDES). Отображение других атрибутов на схеме зависит от типа компонента. Для резистора обязательно отображается величина его сопротивления, для конденсатора — величина емкости; для транзисторов (биполярных и полевых) — тип транзистора (КТ315А, КП103А и т.д.). Значение параметра, отображаемого на принципиальной схеме, удобнее редактировать индивидуально, дважды щелкнув по нему. В результате появится диалоговое окно редактирования сопротивления. На рис. 1.7 представлено диалоговое окно редактирования значения сопротивления резистора.



При задании численных значений параметров компонентов можно осуществлять масштабирование чисел с помощью суффиксов, приведенных в табл. 1.5. Допускается к масштабным суффиксам дописывать буквенные символы для улучшения наглядности обозначений. Для разделения целой и дробной частей числа используется десятичная «точка» вместо употребляемой обычно «запятой». **Пример 1.1.** Так, сопротивление 5,1 кОм может быть записано несколькими способами: 5100, 5.1K, 5.1KOM, 5.1KOHM, 5.1E3. При этом допускается присоединять суффикс и к числам, представленным в форме с плавающей точкой.

Таблица 1.5

Масштабные коэффициенты			
Суффикс	Масштабный коэффициент	Наименование	
F	10^{-15}	фемто	
Р	10^{-12}	ПИКО	
N	10^{-9}	нано	
U	10^{-6}	микро	
MIL	$25,4 \cdot 10^{-6}$	мил (0,001 дюйма)	
М	10^{-3}	милли	
K	10 ³	кило	
MEG	10 ⁶	мега	
G	109	гига	
Т	10 ¹²	тера	

Примечание. В программе Schematics прописные и строчные буквы не различаются.

Помимо числовых значений при задании параметров компонентов могут быть использованы идентификаторы параметров, которые заключаются в фигурные скобки {}.

Пример 1.2. Вместо численного значения 5,1 кОм при задании сопротивления резистора можно ввести идентификатор параметра {A}, значение которого определено на принципиальной схеме с помощью специального символа **PARAM** из библиотеки Special.slb (рис. 1.8), который задает директиву моделирования, устанавливающую глобальные параметры (до трех).

Έ/	ĂR	ÁΝ	1ÉT	ĒF	₹Ś:	•	•	•
A					5.	1k	(.	
		•	P	ис	. 1	.8		

Внутри фигурных скобок можно использовать символы **арифметических выражений:** «+» — сложение; «-» — вычитание; «*» — умножение; «/» — деление. Кроме арифметических выражений можно использовать и набор **стандартных функций**, обозначение которых приведено в табл. 1.6.

Нумерация позиционных обозначений компонентов (атрибут компонента REFDES) осуществляется программой Schematics автоматически, если в меню команды Option/Auto-Naming включен режим Enable Auto-Naming. Причем префикс позиционного обозначения компонента (для резистора это символ «R») задан при создании его символа. После размещения на схеме нескольких символов, например резистора, они последовательно получают позиционные обозначения R1, R2, ... с возможностью их последующего редактирования. Если же режим Enable Auto-Naming отключен, то после префикса будет проставляться знак вопроса (для резистора R?).

Таблица 1.6

05			Наличие
Ооозначение	Функция	Комментарий	в программе
функции		-	Probe
ABS(x)	Абсолютное значение х		Да
ACOS(x)	Арккосинус х	Результат в радианах	Нет
ARCTAN(x)	Арктангенс х	Результат в радианах	Дa
ASIN(x)	Арксинус х	Результат в радианах	Нет
ATAN(x)	Арктангенс х	Результат в радианах	Дa
ATAN2(y,x)	Арктангенс у/х	Результат в радианах	Нет
COS(x)	Косинус х	х в радианах	Дa
COSH(x)	Косинус гиперболический х	х в радианах	Нет
DDT(x)	Производная dx/dt	Применяется только при ана-	Д а *
	1 / 1	лизе переходных процессов	, ,
EXP(x)	Экспонента х		Дa
IMG(x)	Мнимая часть х		Да
LIMIT	min, если x <min< td=""><td>Ограничитель с линейной</td><td>Нет</td></min<>	Ограничитель с линейной	Нет
(x,mim,max)	max, если х>тах	областью	
	x, если min <x< max<="" td=""><td></td><td></td></x<>		
LOG(x)	Логарифм натуральный х		Дa
LOG10(x)	Десятичный логарифм х		Дa
M(x)	Модуль х	Эквивалентно ABS(x)	Дa
MAX(x,y)	Максимум из х,у		Дa
MIN(x,y)	Минимум из х,у		Дa
P(x)	Фаза х	Равна 0 для вещественных	Да
		чисел	
PWR(x,y)	Степенная функция x ^y		Дa
PWRS(x,y)	+ x ^y , если х<0		Нет
	- x ^y , если х>0		
R(x)	Действительная часть х		Дa
SDT(x)	Интеграл	Применяется только при ана-	Да**
		лизе переходных процессов	
SGN(x)	Знак х		Дa
SIN(x)	Синус х	х в радианах	Дa
SINH(x)	Синус гиперболический х	х в радианах	Нет
STP(x)	1, если х>0		Нет
	0, если x<=0		
SQRT(x)	\sqrt{X}		Дa
TABLE	Табличная	Задаются координаты точек	Нет
(x,y,x1,y1,)	зависимость	(хі, уі), в промежуточных	
	функции у от х	точках используется пи-	
		нейная аппроксимация	
TAN(x)	Тангенс х	х в радианах	Нет
TANH(x)	Тангенс гиперболический х	х в радианах	Нет

Стандартные функции

* В программе **Probe** данная функция имеет обозначение d(x) ** В программе **Probe** данная функция имеет обозначение s(x)

Использование команды **Draw/Wire** (пиктограмма **)** позволяет разместить требуемые электрические связи. При этом курсор приобретает форму карандаша. Начало цепи, точка излома, точка соединения с другой цепью или выводом компонента фиксируется щелчком *левой* кнопки мыши. Щелчком *правой* кнопки мыши прекращается рисование цепи.

Электрические соединения пересекающихся проводников обозначаются жирной точкой (рис. 1.9,а). Если провести два проводника, не останавливаясь в точке их пересечения, то электрическое соединение не образуется (рис. 1.9,б). Точка соединения автоматически проставляется только для Т-образных соединений проводников. Поэтому для обеспечения электрического контакта пересекающихся проводников необходимо нарисовать первый проводник, затем начать рисовать второй и закончить его (нажатием левой кнопки) в точке пересечения с первым — в результате будет нанесена точка электрического соединения. После этого можно продолжить построение второго проводника от этой точки. При включении параметра **Orthogonal** команды **Options/Display Options**



проводники проводятся только с изломом под прямым углом.

При редактировании схемы возможно перемещать отдельные сегменты проводников. Характер перемещений определяется параметром **Rubberband** в команде **Options/Display Options**. При включении параметра **Rubberband** электрические связи не рвутся, а выбранный сегмент проводника при параллельном перемещении не изменяет

своих размеров, растягивая или сжимая смежные проводники, а при продольном перемещении изменяет свои размеры. Если данный режим отключен, то выбранный сегмент отрывается от смежных и перемещается независимо от них, не изменяя размеров и разрывая электрические связи.

1.10. Создание задания на моделирование

С помощью программы PSpice можно рассчитать следующие характеристики электронных цепей:

режим работы цепи по постоянному току (рассчитываются постоянные напряжения в узлах цепи и постоянные токи ветвей);

режим работы цепи по постоянному току при изменении параметров источников постоянного напряжения или тока; температуры; параметров математических моделей компонентов; глобальных параметров, определенных символом PARAM (пример 1.2);

чувствительность характеристик цепи к изменению параметров компонентов в режиме по постоянному току;

малосигнальные передаточные функции в режиме по постоянному току;

характеристики линеаризованной цепи в частотной области (например: амплитудно-частотные и фазочастотные характеристики усилителя) при воздействии одного или нескольких сигналов;

переходные процессы при воздействии сигналов различной формы; спектральный анализ;

статистические испытания по методу Монте-Карло;

многовариантный анализ любых характеристик схемы при изменении параметров источников постоянного напряжения или тока; температуры; параметров математических моделей компонентов; глобальных параметров.

Директивы моделирования задаются в схемном редакторе Schematics по команде Analysis/Setup или выбором пиктограммы 🗐. В раскрывшемся меню (рис. 1.10) выбирают нужный вид анализа (помечая его галочкой в графе Enabled) и щелчком мыши по кнопке с именем вида анализа раскрывают диалоговое окно задания параметров моделирования.



Рис. 1.10

1.11. Расчет частотных характеристик и уровня шума (АС Sweep)

В диалоговом окне задания параметров режима моделирования **AC Sweep** имеется три раздела (рис. 1.11).

В разделе АС Sweep Туре определяется характер изменения частоты:

Linear — линейная шкала;

Octave — изменение частоты октавами;

Decade — изменение частоты декадами.

В разделе Sweep Parameters задаются параметры диапазона частот:

Total Pts., Pts/Decade, Pts/Octave — общее количество точек при выборе линейного масштаба, количество частотных точек на одну декаду или октаву соответственно;

Start Freq. — начальная частота; End Freq. — конечная частота.

В разделе Noise Analysis устанавливаются параметры расчета спектральной плотности внутреннего шума:

Noise Enabled — включение режима расчета уровня шума;

Output Voltage — выходное напряжение;

I/V Source — имя входного источника напряжения или тока;

Interval — интервал расчета парциальных уровней шума.

Пример 1.3. На рис. 1.11 представлено диалоговое окно задания параметров режима АС Sweep, в котором содержится задание на выполнение расчета только частотных характеристик в диапазоне частот от 1 Гц до 100 МГц, при-



Рис. 1.11

чем расчет будет выполняться в 5 точках на декаду.

Расчет характеристик в частотной области производится после определения режима по постоянному току и линеаризации нелинейных компонентов. Программа выполняет это автоматически, никаких дополнительных директив не требуется. Все независимые источники напряжения V и тока I, для которых заданы параметры АС-сигналов (амплитуды и фазы), являются входными воздействиями. При проведении анализа в частотной области остальные спецификации этих источников, в том числе параметры синусоидального сигнала SIN, не прини-

маются во внимание, они учитываются только при анализе переходных процес-COB.

Необходимым условием для проведения анализа в частотной области является наличие в схеме хотя бы одного независимого источника напряжения или тока, в котором определены параметры АС-сигналов.

Директива для расчета частотных характеристик в текстовом файле имеет вид

.AC [LIN] [OCT] [DEC] <n> <начальная частота> <конечная частота>.

Эта директива задает диапазон частот в пределах <начальная частоma>...<конечная частота>. Параметр LIN устанавливает линейный шаг по частоте, при этом n — общее количество точек по частоте. Параметры ОСТ и DEC устанавливают логарифмический характер изменения частоты октавами или декадами соответственно. Параметр n определяет в таком случае количество точек по частоте в пределах одной октавы или декады соответственно.

Пример текстового задания данной директивы, по которой будет выполняться расчет частотных характеристик в диапазоне частот от 10 кГц до 100 МГц на двадцати точках в пределах каждой декады:

AC DEC 20 10k 100MEG

1.12. Расчет режима по постоянному току при изменении параметров компонентов схемы (**DC Sweep**)

Использование кнопки **DC Sweep** (см. рис. 1.10) позволяет рассчитать режим работы схемы по постоянному току для нескольких значений варьируемых переменных, в качестве которых могут выступать:

параметры независимых источников напряжения или тока;

параметры моделей компонентов;

температура;

глобальные параметры.

При работе с управляющей оболочкой Schematics варьируемые параметры и диапазон их изменения указываются в диалоговых окнах (рис. 1.12), открывающихся после нажатия на кнопку **DC** Sweep в меню выбора директив моделирования (см. рис. 1.10). Причем можно задать изменение двух параметров, т.е. организовать дополнительно вложенный цикл.

В окне основного цикла (см. рис. 1.12,а) имеется два раздела: Sweep Var. Туре и Sweep Type.

В разделе Sweep Var. Туре определяется тип варьируемого параметра:

Voltage Source — источник напряжения;

Temperature — температура;

Current Source — источник тока;

Model Parameter — параметр модели компонента;

Global Parameter — глобальный параметр.

В зависимости от выбранного типа параметра заполняются одна или несколько строк:

Name — имя варьируемого параметра (для параметров типа Voltage Source, Current Source, Global Parameter);

Model Type — тип модели, например RES, DIODE, NPN (для Model Parameter);

Model Name — имя модели, например КТ315А (для Model Parameter); Param. Name — имя параметра (для Model Parameter, Global Parameter).

В разделе Sweep Type определяется тип вариации параметра:

Linear — линейный масштаб;

Octave — логарифмический масштаб октавами;

Decade — логарифмический масштаб декадами;

Value List — в виде списка значений параметра.

Пределы изменения параметров задаются в строках:

Start Value — начальное значение;

End Value — конечное значение;

Increment — приращение;

Pts/Decade (Octave) — количество точек на одну декаду (октаву);

Values — список значений параметра.

Изменение второго параметра можно задать после нажатия кнопки Nested Sweep (см. рис. 1.12,а). Появляется диалоговое окно вложенного цикла, показанное на рис. 1.12,б, структура которого аналогична структуре окна основного цикла. Единственное отличие заключается в наличии панели Enable Nested Sweep, включая и выключая которую, можно включать или отключать соответственно изменение параметра по внутреннему циклу. Для возвращения в окно основного цикла необходимо нажать кнопку Main Sweep.

Пример 1.4. На рис. 1.12,а показано диалоговое окно основного цикла, в котором задано линейное изменение источника напряжения V1 от 0 до 10 В с шагом 0,1 В. На рис. 1.12,б показано диалоговое окно вспомогательного цикла, в котором определено логарифмическое изменение декадами источника тока I2 от 0,001 до 10 мА с анализом в пяти точках на декаду.

			DC Nested Sweep		×
DC Sween		X	Swept Var. Type	Name:	12
- Swept Var. Type			C Voltage Sourci	ridino.	1.2
Voltage Source	<u>N</u> ame:	V1	C Temperature	Model Type:	
C <u>T</u> emperature			Current Source	kladal klamar	
C Current Source	Model Type:		C Model Paramete	woder name:	
C Model Parameter	Mod <u>e</u> l Name:		C Global Parameter	Param. Name:	J
C Global Parameter	Param. Name:		- Sween Tune	_	
			C Linear	Start Value:	0.001m
- Sweep Туре	Start Value:	0	C Octave	End Value:	10m
💽 Linear			Decad	Pts/Decade:	5
C <u>O</u> ctave	End V <u>a</u> lue:		C Value List		1-
C <u>D</u> ecade	Increment:	0.1		Values:	
C Value List	Val <u>u</u> es:		Main Sweep	🔽 Enable Nest	ed Sweep
Nested S <u>w</u> eep	OK	Cancel	0	K Cancel	
	ล			б	

Рис. 1.12

Синтаксис данной директивы в текстовом файле имеет три варианта. Вариант 1:

.DC [LIN] <имя 1-й переменной> <начальное значение> <конечное значение> + <приращение> [<имя 2-й переменной> <начальное значение>

+ <конечное значение> <приращение>].

Вариант 2:

.DC [OCT] [DEC] <имя 1-й переменной> <начальное значение> <конечное значение> + <количество точек> [<имя 2-й переменной> <начальное значение>

+ <конечное значение> <количество точек>].

Вариант 3:

- .DC *<имя 1-й переменной>* LIST *< значение>* [*<имя 2-й переменной> < значение>*]. Характер изменения переменных задается ключевыми словами:
- LIN линейный (ключевое слово LIN можно не указывать);

DEC, ОСТ — логарифмический декадами или октавами;

LIST — список значений.

Примеры текстового задания данной директивы:

- 1. Линейное изменение напряжения источника VIN от 0,5 до 5 В с шагом 0,25 В: .DC VIN 0.5 5.0 0.25
- 2. Линейное изменение напряжения двух источников: .DC VDS 0 10 0.5 VGS 0 5 1

3. Линейное изменение параметра R модели MODRES резистора (тип модели — RES):

.DC RES MODRES(R) 0 10 0.5 VGS 0 5 1

4. Изменение температуры списком значений:

.DC TEMP LIST -50 0 27 60 80

5. Линейное изменение глобального параметра VPOWER:

.DC PARAM VPOWER 7 12 0.5

1.13. Многовариантный расчет любых характеристик схемы при изменении любых ее параметров (**Parametric**)

При работе с управляющей оболочкой Schematics задание варьируемых параметров выполняется в диалоговом окне (рис. 1.13), открывающемся после нажатия на кнопку **Parametric** в меню выбора директив моделирования (см. рис. 1.10). Назначение его полей такое же, как и для директивы **DC** Sweep

Parametric		×
Swept Var. Type	Name:	
© ⊻oltage Source	<u>Trama</u> .	
C <u>I</u> emperature	Model Type: npr	1
 <u>L</u>urrent Source <u>M</u>odel Parameter 	Model Name: KT	315B
C <u>G</u> lobal Parameter	Param. Name: BF	
- Sweep Type	Charles Land	
C Linear	start Value:	
C <u>O</u> ctave	End Value:	
C <u>D</u> ecade	Pts/Octave:	
O Value List		200
OK	Cancel	

Рис. 1.13

(см. рис. 1.12).

В связи с тем, что изменение параметров схемы определяется также и после нажатия кнопок DC Sweep и Temperature, в одном задании на моделирование вместе с многовариантным анализом Parametric можно указывать еще только одно из заданий DC Sweep или Temperature.

Пример 1.5. На рис. 1.13 показано диалоговое окно задания многовариантного анализа, в котором определено изменение параметра BF (максимальный коэффициент передачи по току в активном режиме БТ, включенного по схеме с ОЭ) для модели БТ (прп) с именем КТ315В.

Изменение параметра BF задано в виде списка значений: 100 150 200.

Вариация параметров в текстовом файле назначается директивой .STEP, имеющей три варианта.

```
Вариант 1:
```

.STEP [LIN] <*имя варьируемого параметра*> <*начальное значение*> + <*конечное значение*> <*приращение*>.

Вариант 2:

.STEP [OCT] [DEC] *«имя варьируемого параметра» «начальное значение»* + *«конечное значение» «количество точек»*.

Вариант 3:

.STEP <имя варьируемого параметра> LIST <список значений>.

В связи с тем, что многовариантный анализ производится также с помощью директив .TEMP и .DC, в одном задании на моделирование вместе с директивой .STEP разрешается помещать только одну из них.

Примеры текстового задания директивы .STEP.

- 1. Линейное изменение тока источника I2 от -0,8 до 0,8 A с шагом 0,2 A: .STEP I2 -0.8 0.8 0.2
- 2. Изменение температуры списком значений:

.STEP TEMP LIST -50 0 27 60 80

3. Линейное изменение глобального параметра VPOWER:

STEP PARAM VPOWER 7 12 0.5

При задании изменения глобальных параметров их необходимо предварительно определить по директиве .PARAM.

1.14. Расчет любых характеристик схемы при изменении температуры (**Temperature**)

При работе с управляющей оболочкой Schematics список значений температуры указывается в диалоговом окне (рис. 1.14), открывающемся после нажатия на кнопку **Temperature** в меню выбора директив моделирования (см. рис. 1.10). Численные значения температуры (по шкале Цельсия), разделенные пробелом, заносятся в поле **Temperature(s)** (см. рис. 1.14). Если не

Temperature Analysis 🛛 🔀				
Temperature(s):				
-50 0 50 100				
OK Cancel				

Рис. 1.14

пользоваться данным диалоговым окном, то все расчеты будут проводиться при номинальной температуре Tnom — 27 °C.

Изменение температуры в текстовом файле задается директивой .TEMP, имеющей следующий синтаксис:

.ТЕМР <список значений температуры>.

1.15. Расчет переходных процессов и спектральный анализ (Transient)

Задание параметров расчета переходных процессов задается в диалоговом окне (рис. 1.15), открывающемся после нажатия на кнопку **Transient** в меню выбора директив моделирования (см. рис. 1.10).

В разделе Transient Analysis необходимо определить следующие параметры: Print Step — шаг вывода данных;

Final Time — конечное время расчета;

No-Print Delay — начальный момент времени вывода данных;

Step Ceiling — максимальный шаг интегрирования. Если данный параметр не указан, то максимальное значение шага интегрирования устанавливается равным Final Time/50.

При включении панели **Detailed Bias Pt.** в выходной файл будет выведены результаты расчета по постоянному току. Включение панели **Skip initial transient solution** отменяет расчет режима работы по постоянному току перед моделированием переходных процессов.

Выполнение спектрального анализа задается включением панели Enable Fourier. При этом в разделе Fourier Analysis необходимо задать следующие параметры:

Center Frequency — частота первой гармоники f₁;

Number of harmonics — количество гармоник, учитываемых в преобразовании Фурье n (по умолчанию количество гармоник равно 9; максимальное число гармоник — 100);

Output Vars. — имена переменных, спектр которых должен быть рассчитан.

Transient	x
Transient Analysis	
Print Step:	1u
<u>F</u> inal Time:	10m
<u>N</u> o-Print Delay:	
<u>S</u> tep Ceiling:	1u
Detailed Bias Pt.	
Skip initial transient solu	ution
- Fourier Analysis	
☑ Enable Fourier	
Center Frequency:	1k
Number of <u>h</u> armonics:	5
Output Vars.: VC(VT1]
ОК	Cancel
Drva 1	15



Переходные процессы всегда рассчитываются с момента времени t=0 до момента времени Final Time. Перед началом расчета переходных процессов автоматически рассчитывается режим работы по постоянному току, результаты которого определяют начальные условия для расчета переходных процессов. Если задан параметр No-Print Delay, то вывод результатов расчетов подавляется на интервале времени от t=0 до указанного значения. Параметром No-Print Delay удобно пользоваться, когда необходимо просмотреть форму сигнала уже установившегося процесса, т.е. исключить из рассмотрения промежуток времени, в течение которого устанавливается колебательный процесс.

Спектральный анализ производится с помощью быстрого преобразования Фурье после завершения расчета переходного процесса. Причем спектральному анализу подвергается

промежуток времени длительностью $T=1/f_1$ в конце интервала анализа на участке установившегося процесса. В программе рассчитываются значения постоянной составляющей сигнала и амплитуды его первых n гармоник: A_1 , A_2 ,..., A_n , а также коэффициент нелинейных искажений K (в процентах) по формуле

$$K = \frac{\sqrt{A_2^2 + A_3^2 + ... + A_n^2}}{A_1} 100\%.$$

Результаты спектрального анализа выводятся в выходной файл: **имя файла.out**, где **имя файла** — имя файла, содержащего принципиальную схему анализируемого устройства.

Рекомендации по заданию параметров расчета переходных процессов. Параметр **Final Time** нужно устанавливать такой величины, чтобы можно было наблюдать форму сигнала в течение 3...4 периодов сигнала.

Параметр **Print Step** необходимо задавать такой величины, чтобы на период синусоидального сигнала выводилось 30...40 точек. Для точного измерения длительности фронта или среза прямоугольных импульсов **Print Step** необходимо задать такой величины, чтобы на участок фронта/среза приходилось 5...10 точек.

Если количество точек вывода данных больше 50, то параметр Step Ceiling необходимо задать такой же величины, что и Print Step.

Пример 1.6. Если частота сигнала f=1 кГц, его период T=1/f=1 мс, и в строке **Final Time** нужно указать: 3m (т.е. 3 мс). В этом случае расчет будет проведен в течение трех периодов сигнала.

Для сигнала с периодом T=1 мс шаг вывода данных будет $\Delta t=1 \text{ мc}/40=0,025 \text{ мc}, и в строке$ **Print Step**нужно указать: 25u (т.е. 25 мкс).

Если ожидаемая длительность фронта/среза импульса $t_{\phi}=1$ мкс, то шаг вывода данных будет $\Delta t=1$ мкс/10=0,1 мкс, и в строке **Print Step** нужно указать: 0.1u (т.е. 0,1 мкс).

Пример 1.7. На рис. 1.15 показано диалоговое окно задания параметров расчета переходных процессов и спектрального анализа, в котором указаны:

шаг вывода данных — 1 мкс (**Print Step:** 1u);

конечное время расчета — 10 мс (**Final Time:** 10m);

максимальный шаг интегрирования — 1 мкс (Step Ceiling: 1u).

Задано выполнение спектрального анализа (включена панель Enable Fourier) со следующими параметрами:

частота первой гармоники — 1 кГц (Center Frequency: 1k);

количество учитываемых гармоник — 5 (Number of harmonics: 5);

выполняется спектральный анализ для коллекторного напряжения транзистора VT1 (**Output Vars.:** VC(VT1)).

Синтаксис директивы для задания расчета переходных процессов в текстовом файле имеет вид

.TRAN[/OP] <шаг вывода данных> <конечное время>

+ [<начальный момент времени вывода данных>[<максимальный шаг интегрирования>]].

Суффикс /ОР выводит в выходной файл результаты расчета по постоянному току.

Примеры:

.TRAN 5ms 500ms

.TRAN/OP 5ms 500ms 100ms

.TRAN 5ms 500ms 0ms 0,5ms

1.16. Расчет передаточных функций по постоянному току (**Transfer Function**)

При работе с управляющей оболочкой Schematics задание на расчет малосигнальных передаточных функций по постоянному току задается в диалоговом окне (рис. 1.16), открывающемся после нажатия на кнопку Transfer Function в меню выбора директив моделирования (см. рис. 1.10). В диалоговом окне (см. рис. 1.16) необходимо заполнить два поля:

Output Variable — выходная переменная;

Input Source — входной источник сигнала.

В качестве входного источника должен быть задан независимый источник напряжения или тока, а в качестве выходной переменной — напряжение или ток независимого источника напряжения или тока.

Transfer Function			
<u>O</u> utput Variable: I(V1)			
Input Source: I1			
OK Cancel			
Рис. 1.16			

Передаточные функции рассчитываются после линеаризации цепи в окрестности рабочей точки. Одновременно рассчитываются входное и выходное сопротивления в местах подключения источников. Результатом расчета являются численные значения, которые выводятся в выходной файл имя файла.out, где имя файла — имя файла, содержащего принципиальную схему анализируемого устройства. С помощью программы Probe

результаты такого анализа не могут быть просмотрены.

Данным видом анализа удобно пользоваться при определении дифференциальных параметров активных приборов.

Пример 1.8. На рис. 1.16 в качестве выходной переменной (Output Variable) определен ток источника напряжения V1, а в качестве входного источника (Input Source) — источник тока I1. В данном случае будет рассчитана передаточная функция dI(V1)/dI1, т.е. малосигнальный коэффициент передачи по току от входных зажимов источника I1 к входным зажимам источника V1.

Директива в текстовом файле, задающая расчет малосигнальных передаточных функций в режиме по постоянному току, имеет синтаксис .TF *<выходная переменная*> *<имя источника напряжения или тока*>.

Примеры:

.TF V(5) VIN .TF V(15,14) I(VDRIV)

1.17. Расчет чувствительности режима работы по постоянному току (Sensitivity)

После нажатия на кнопку Sensitivity в меню выбора директив моделирования (см. рис. 1.10) открывается диалоговое окно задания расчета чувствительности режима работы по постоянному току (рис. 1.17). В нем необходимо заполнить одно поле: Output Variable(s) — выходная(ые) переменная(ые), куда вносятся имена выходных переменных, разделенные пробелом. Выходной переменной может быть напряжение любого узла схемы. Причем накладывается одно ограничение: если выходная переменная должна быть током, то допускается использоваться только ток через независимый источник напряжения.



Чувствительность рассчитывается после линеаризации цепи в окрестности рабочей точки. При этом рассчитывается чувствительность каждой из указанных выходных переменных к изменению параметров **всех** компонентов и моделей. Поэтому для больших схем объем результатов расчета чувствительности может быть огромным. Результатом расчета являются численные значе-

ния, которые выводятся в выходной файл имя файла.out, где имя файла — имя файла, содержащего принципиальную схему анализируемого устройства.

Пример 1.9. На рис. 1.17 в качестве выходных переменных (Output Variable(s)) определены: напряжение источника тока I1 (V(I1)) и ток источника напряжения V1 (I(V1)). Если считать, что схема состоит из компонентов R1, R2, C1 и т.д., то по указанному заданию будут рассчитаны чувствительности dV(I1)/dR1, dV(I1)/dR2, dV(I1)/dC1, dI(V1)/dR1, dI(V1)/dR2, dI(V1)/dC1 и т.д.

Для задания в текстовом файле расчета чувствительности режима по постоянному току используется директива .SENS *<выходная переменная>*.

1.18. Запуск программы моделирования на выполнение

Моделирование текущей схемы осуществляется выбором команды Analysis/Simulate (нажатием клавиши F11 или кнопки на панели инструментов). При этом автоматически выполняются команды Analysis/Electrical Rule Check и Analysis/Create Netlist, если они не были выполнены заранее.

По команде Analysis/Electrical Rule Check проверяется наличие в схеме ошибок: неприсоединенных (плавающих) выводов компонентов, совпадающих позиционных обозначений и т.д. При обнаружении ошибок на экран выводится информационное сообщение, пример которого показан на рис. 1.18. В этих сообщениях приводится информация (INFO), предупреждения (WARNING) и ошибки (ERROR). Если выбрать курсором строку с ошибкой (щелчок по левой кнопке мыши) и щелкнуть по строке, содержащей ошибку, то откроется окно со схемой и курсор укажет на схеме связанный с этой ошибкой вывод компонента. Повторно информационное сообщение можно просмотреть по команде File/View Messages (клавиша F10).

По команде Analysis/Create Netlist на основе созданной принципиальной схемы, сохраненной в файле имя файла.sch, создаются список соединений схемы и задание на моделирование, которые автоматически записываются в текстовые файлы: имя файла.net, имя файла.als и имя файла.cir. Файлы списков соединений просматриваются по команде Analysis/Examine Netlist. Ин-

формация об ошибках, содержащихся в схеме и задании на моделирование, заносится в выходной файл имя файла.out. Содержимое выходного файла имя файла.out может быть просмотрено из программы Schematics по команде Analysis/Examine Output.

PSpice Messa	ge Viewer - [D:\	.Cads\0rCad\	Sc1]	
	∾ <u>1</u> 00is <u>w</u> indo ^r 1 — 1 💽 ∧ 1	w <u>H</u> eip		
			Maaaaa Taut	
 INFO WARNING ERROR INFO 	Schematics Schematics Schematics Schematics	01:03PM 01:03PM 01:03PM 01:03PM	Creating PSPICE netlist Port 0 is not connected to anything Floating pin: VT1 pin e Netlist/ERC errors - netlist not created.	
4 Messages: 1 Erro	or, 1 Warning, 2 Inf	o		

Рис. 1.18

После завершения моделирования его результаты, представленные в табличной форме, заносятся в текстовый файл **имя файла.out**; данные для построения графиков заносятся в файл **имя файла.dat**, который используется графическим постпроцессором **Probe** для визуализации результатов расчета.

1.19. Просмотр результатов анализа

Графики результатов моделирования просматриваются с помощью программы **Probe**, которая вызывается автоматически после завершения моделирования, если в меню команды **Analysis/Probe Setup** включена опция **Auto Run Option: Automatically run Probe after simulation**. Автономный вывод **Probe** выполняется командой **Analysis/Run Probe** (или нажатием клавиши **F12**).

Программа **Probe** вызывается в отдельном окне и можно одновременно просматривать графики результатов и принципиальную схему анализируемого устройства. Переход из окна **Schematics** в окно **Probe** для просмотра графиков осуществляется нажатием на кнопку Вс1-РSpine, расположенную на **Панели** задач внизу экрана. Обратный переход в окно **Schematics** осуществляется с помощью кнопки РSpice...

При просмотре результатов анализа удобно пользоваться маркерами, проставляемыми по командам раздела меню Markers в окне Schematics. По этим Маркер тока размещается таким образом, чтобы он указывал на вывод компонента, ток которого необходимо просмотреть.

В разделе меню Markers/Mark Advanced... в окне Schematics можно выбрать и другие полезные маркеры, которые позволяют задать для просмотра следующие параметры: фазу комплексного напряжения или тока (vphase, iphase); разность двух напряжений (VDIFFMARKER); действительную или мнимую составляющую комплексного напряжения или тока (vreal, ireal, vimaginary, iimaginary). Маркером VDIFFMARKER помечаются два узла схемы, разность напряжений между которыми необходимо просмотреть.

После загрузки программы **Probe**, если проводился анализ различных характеристик схемы (**AC Sweep**, **DC Sweep** или **Transient**), появляется окно (рис. 1.19), в котором предлагается выбрать просмотр одной из моделируемых зависимостей.

Analysis Type						
AC	<u>D</u> C	<u>T</u> ransient				
Рис. 1.19						

Если проводился многовариантный анализ (**Pa**rametric или **Temperature**), т.е. изменялся один из параметров схемы или температура, то появляется панель **Available Sections**, на которой приводится перечень значений варьируемого параметра и предлагается вы-

брать одну или несколько секций (рис. 1.20). По умолчанию устанавливается режим **All** — выбор всех секций; для выбора одной или нескольких секций курсором помечают нужные строки и нажимают кнопку **OK**.

Available Sections	
* D:\Cads\OrCad\Schematic2.sch * D:\Cads\OrCad\Schematic2.sch	0.0 Deg
D. Veaus Voreau Schematicz, sch	50.0 Deg
<u>All</u> <u>N</u> one	<u> </u>
Рис. 1.	.20

Если на схеме отсутствуют маркеры, то программе **Probe** необходимо указать, графики каких переменных требуется построить. Это осуществляется по команде **Trace/Add** или с помощью кнопки В этом случае открывается окно выбора переменных (рис. 1.21). Типы переменных, перечень которых приведен в

окне, определяются положением выключателей: Analog (аналоговые переменные), Digital (цифровые переменные), Voltages (напряжения), Currents (токи), Noise

 (V^2/Hz) (спектральная плотность напряжения шума), Alias Names (псевдонимы), Subcircuit Nodes (внутренние узлы макромоделей).

Add Traces			
Simulation Output Variables		Functions or Macros	
8		Analog Operators and Functions	-
* Frequency I(G5) I(R2) I(R3) I(R4) I(R6) I(R7) I(V1) V(\$N_0001) V(\$N_0002) V(\$N_0003) V(\$N_0004) V(0) V(\$G5:0UT+) V(\$R2:2) V(\$R3:1) V[\$R4:1] V[\$R6:1] V[\$R2:1]	Analog Digital Digital Voltages Currents Power Nojse (V?/Hz) Alias <u>Names Subcircuit Nodes 48 variables listed </u>	Analog Operators and Functions	×
		L	
Irace Expression:		<u>O</u> K <u>C</u> ancel	<u>H</u> elp

Рис. 1.21

При выборе переменной курсором ее имя переносится в командную строку **Trace Expression**. В расположенном справа окне **Functions or Macros** можно выбрать математические функции и макросы. Таким образом, можно выбрать несколько переменных и отредактировать образованную строку для записи математического выражения, график которого будет построен после нажатия кнопки **OK**.

На экран выводится координатная сетка графика, по горизонтальной оси которого откладывается независимая переменная, соответствующая выбранному режиму анализа, например, «**Time**» для анализа переходных процессов **Transient**. По желанию пользователя она может изменяться в последующем. На экране может располагаться несколько координатных систем, в каждой из которых можно построить несколько графиков. Активное окно, в котором в данный момент строятся графики, помечается слева надписью «SEL>>». Причем в каждой координатной системе может быть до трех осей Y с различными масштабами.

При записи выражения в строке **Trace Expression** (см. рис. 1.21) необходимо учесть следующее:

1. Не допускается выводить падание напряжения на компонентах в форме V(<имя>) или Vxy(<имя>), необходимо указывать номера узлов, например V(5) или V(23,4). Допустима форма Vx(<имя>), например VE(Q1) — потенциал эмиттера транзистора Q1; V1(R5) — потенциал вывода 1 резистора R5; V(C5:2) — потенциал вывода 2 конденсатора C5. 2. В дополнение к напряжениям и токам доступны варьируемые переменные. В режиме DC это имя варьируемого источника напряжения или тока. В режиме AC — частота, имеющая имя «Frequency». В режиме Transient — время «Time».

3. Для построения нескольких графиков в одной координатной системе имена соответствующих переменных или выражения должны быть разделены пробелом или знаками «,» и «;».

В строке **Trace Expression** можно указать имя одной или нескольких переменных или выражений. При вводе имени только одной переменной на оси автоматически проставляются единицы измерений в соответствии с типом переменной. Например, в режиме **AC Sweep** при построении графика модуля напряжения V(1) ось Y получит размерность в вольтах, а фазы этого напряжения VP(1) — в градусах.

На график можно вывести не только значения отдельных переменных, но и математические выражения, в которых допускаются следующие операции:

+, -, *, / — арифметические операции; ABS(x) - |x|, абсолютное значение x; SGN(x) — знак числа x (+1 при x>0, 0 при x=0 и -1 при x<0); SQRT(x) — \sqrt{x} , корень квадратный из x; EXP(x) - exp(x), экспонента числа х; $LOG(x) - \ln(x)$, натуральный логарифм x; $LOG10(x) - \log(x)$, десятичный логарифм x; M(x) — модуль комплексной переменной х; P(x) — фаза комплексной переменной x (в градусах); R(x) — действительная часть комплексной переменной х; IMG(x) — мнимая часть комплексной переменной х; G(x) — групповое время запаздывания комплексной переменной x (в сек.); $PWR(x,y) - |x|^y$, степенная функция; SIN(x) - sin(x), синус x (x в радианах); COS(x) - cos(x), косинус x (x в радианах); TAN(x) - tg(x), тангенс x (x в радианах);

ATAN(x), ARCTAN(x) - arctg(x), арктангенс x (x в радианах);

d(y) — производная от переменной у по переменной, откладываемой по оси X;

s(y) — интеграл от переменной у по переменной, откладываемой по оси X;

AVG(у) — текущее среднее значение переменной у;

AVGX(y,d) — текущее среднее значение переменной у на отрезке оси Х длины d;

RMS(у) — текущее среднеквадратическое отклонение переменной у;

DB(x) — значение переменной x в децибелах;

MIN(x) — минимальное значение вещественной части переменной х;

МАХ(х) — максимальное значение вещественной части переменной х.

Математические выражения могут редактироваться в процессе их ввода в командной строке или после обнаружения программой **Probe** ошибки. Текст вставляется в отмеченное курсором место и удаляется клавишами **Del** и **Back**-

space. Нажатие клавиш **Shift+Home** выделяет часть строки, начиная от начала строки до первого символа перед курсором, **Shift+End** — от конца строки до первого символа после курсора. Выделенные части удаляются клавишей **Del**.

Для добавления или удаления дополнительной системы координат используются команды меню: Plot/Add Plot to Window и Plot/Delete Plot coorветственно.

Опции команды **Plot/Axis Settings** позволяют управлять установками осей координат графика: изменять диапазон значений; выбирать вид шкалы (линейный или логарифмический) и т.д.

Команды Plot/Add Y Axis и Plot/Delete Y Axis позволяют добавлять или удалять соответственно дополнительные оси Y на графике.

Электронный курсор. Координаты точек на графиках могут считываться с помощью двух электронных курсоров. Дисплей переключается в режим считывания координат по команде Tools/Cursor/Display (кнопка .). В правом нижнем углу экрана появляется окно (рис. 1.22), в котором отображаются текущие координаты двух курсоров (первые две строки) и расстояние между ними (третья строка) по двум осям координат. Курсоры могут быть связаны с одним или двумя графиками аналоговых переменных. Одновременно на временных диаграммах считываются логические состояния всех цифровых переменных.

Probe Cursor					
A1 =	З.6703К,	229.234m			
A2 =	1.9684M,	83.889m			
dif=	-1.9648M,	145.346m			
Рис. 1.22					

В первый момент времени оба курсора помещены в начало первого аналогового графика. Перемещение первого курсора осуществляется с одного графика на другой одновременным нажатием клавиш Ctrl+4 или Ctrl+6, второй — Shift+Ctrl+4 и Shift+Ctrl+6. Перемещение первого

курсора вдоль выбранного графика осуществляется с помощью клавиш 4 и 6 (или \leftarrow , \rightarrow). Каждое нажатие на эти клавиши приводит к перемещению курсора вдоль графика на один пиксел. Если клавиша удерживается в нажатом состоянии, то перемещение происходит блоками по 10 пикселов. Для перехода в начало или конец графика используются клавиши **Ноте** и **End** соответственно. Для перемещения второго курсора используются те же клавиши, но с удерживаемой в нажатом положении клавишей **Shift**.

Положением курсоров можно управлять также с помощью манипулятора мышь: левая кнопка управляет первым курсором, правая — вторым. Нажатие кнопки перемещает электронный курсор к ближайшей по оси X точке на выбранном графике. Если график при данном значении X имеет несколько значений Y, то электронный курсор перемещается в точку, ближайшую к положению курсора мыши. С помощью мыши можно также выбрать график, отмечая курсором его имя под координатной системой. Однако точность позиционирования электронного курсора при управлении с клавиатуры выше.

В меню Cursor имеются команды управления положением курсора: Peak, Trough, Slope, Min, Max, Point и Search Commands. Эти команды изменяют положение того курсора, который с помощью функциональных клавиш или
мыши перемещался последним. Если до их выполнения оба курсора не перемещались, то эти команды изменяют положение первого курсора. Большинство команд перемещает курсор только в одном направлении, совпадающем с направлением его последнего перемещения. Если курсор был неподвижен, то он перемещается вперед. Исключение составляют команды поиска Search Commands, которые могут изменить направление поиска, и команды Min и Max, которые не обращают внимания на направление перемещения по умолчанию. За исключением команд Min и Max остальные команды перемещают курсор от его текущего положения в направлении, заданном по умолчанию. Ниже приведено назначение команд и соответствующие им кнопки панели инструментов:

Peak (木) — перемещение курсора к следующему максимуму функции (с обеих сторон от максимума имеется хотя бы по одной точке с меньшим значением Y);

Trough (*) — перемещение курсора к следующему минимуму функции (с обеих сторон от минимума имеется хотя бы по одной точке с большим значением Y);

Slope (*) — перемещение курсора к следующему максимуму производной от Y (производные могут быть как положительными, так и отрицательными). Курсор обычно перемещается к точке, находящейся посредине между соседними точками данных;

Min (ﷺ) — перемещение курсора к точке на графике, имеющей минимальное значение Y;

Мах (^М) — перемещение курсора к точке на графике, имеющей максимальное значение Y;

Point (³³) — перемещение курсора к точке следующего отсчета;

Search Commands () — ввод одной или нескольких команд для поиска определенной точки на графике и перемещения на нее курсора.

Преобразование Фурье. В окне команды Plot/Axis Settings/X Axis имеется кнопка опции вычисления преобразования Фурье Processing Options/Fourier (рис. 1.23).

Если ее отметить, то после щелчка по клавише ОК производится вычисление быстрого преобразования Фурье (БПФ) всех функций, графики которых выведены на экран дисплея. Этому эквивалентны нажатие на кнопку **F** панели инструментов и выполнение команды Trace/Fourier. Отметим, что в программе **PSpice** имеется специальная директива .FOUR для расчета спектра процесса по последнему периоду его реализации, т.е. спектра процесса в стационарном или близком к стационарному режиме; при этом результаты расчета амплитуды и фазы спектра выводятся в табличной форме. Спектр процесса представляет собой комплексную величину, модуль, фаза, действительная и мнимая части которой выводятся на экран программы **Probe**. Если на экран выведен график частотной характеристики, то рассчитывается обратное преобразование Фурье (т.е. импульсная характеристика). Перед вычислением БПФ программа **Probe** интерполирует отсчеты переменных так, чтобы количество отсчетов было кратно степени 2. Масштабирование спектра производится таким образом, чтобы получить те же результаты, что и при выполнении директивы .FOUR. Так, в результате расчета спектра гармонического сигнала с амплитудой 1 В будет построен график спектра в виде импульса с амплитудой 1 В, причем амплитуда импульса не зависит от длительности интервала анализа Т. Разрешающая способность по частоте равна 1/Т. Если, например, T=100 мкс, то разрешающая способность равна 10 кГц.

Axis Settings	×
XAxis XAxis XGrid YGrid	
Data Range <u>A</u> uto Range <u>U</u> ser Defined	Use Data C Eull Restricted (analog)
UHZ to TUMHZ	Us to 1100us
Scale C Linear C Log	Processing Options
Axis <u>\</u>	<u>/ariable</u>
OK Cancel <u>S</u> ave.	As Default Reset Defaults Help

Рис. 1.23

Установка границ диапазона переменных по оси X (т.е. интервала анализа для вычисления преобразования Фурье) выполняется в строке Use Data/Restricted (см. рис. 1.23).

1.20. Модели аналоговых компонентов

1.20.1. Задание параметров компонентов

Параметры компонентов указываются несколькими способами. Порядок задания параметров при работе с оболочкой **Schematics** описан в подразделе «Редактирование параметров компонентов». При составлении текстового файла это можно осуществить двумя способами:

непосредственно в предложении, описывающем включение компонента в схему;

с помощью директивы .MODEL:

.MODEL <имя модели> [AKO:<имя модели прототипа>] <имя типа модели> + ([<имя параметра>=<значение> [<спецификация случайного разброса + значения параметра>]])

В данной директиве:

<имя модели> — имя модели компонента схемы, состоящее из последовательности символов латинского алфавита и цифр; общая длина имени не должна превосходить 131 символ (рекомендуется не более 8 символов). Например: RSOUR, KT315V, KD226A и т.д.

<имя модели прототипа> — ссылка на имя модели прототипа, что позволяет указывать только значения различающихся параметров.

<имя типа модели> определяет тип компонента. В табл. 1.7 приведены имена типов моделей основных компонентов.

Таблица 1.7

Имена типов моделей основных компонентов

Имя типа модели	Тип компонента
CAP	Конденсатор
D	Диод
IND	Индуктивность
NJF	Полевой транзистор с каналом n-типа
NPN	Биполярный n-p-n-транзистор
PJF	Полевой транзистор с каналом р-типа
PNP	Биполярный p-n-p-транзистор
RES	Резистор

В директиве .MODEL в круглых скобках указывается список значений параметров модели компонента (недостающим в списке параметрам присваиваются значения по умолчанию).

Примеры:

.MODEL RSOUR RES (R=1.5 TC1=0.1 TC2=0.001)

.MODEL KD226 D (IS=1E-10)

.MODEL KT315A NPN (IS=1E-10 BF=50 DEV=5%)

.MODEL CC CAP (C=1 DEV=0.2)

.MODEL KT315B AKO:KT315A NPN (BF=150)

Каждый параметр может принимать случайные значения относительно своего номинального значения в соответствии со значением параметра *<cnецификация случайного разброса значения параметра>*, который учитывается только при статистическом анализе.

Директива .MODEL может быть помещена в файл библиотеки моделей **имя_библиотеки.lib**, доступ к которому осуществляется с помощью директивы .LIB:

.LIB [«имя файла библиотеки»]

В файле библиотеки содержится описание моделей одного или нескольких компонентов, параметры компонента вводятся по директиве .MODEL, или подсхем, описанных директивами .SUBCKT/.ENDS. В этом же файле могут быть помещены комментарии и обращения к другим библиотекам.

Примеры:

.LIB «BIPRUS.LIB» .LIB «D:\PSPICE\LIB\BIPRUS.LIB»

1.20.2. Пассивные компоненты

Резистор. Стандартный резистор из библиотеки УГО имеет имя (**Part**) R и описывается двумя параметрами:

VALUE — номинальное значение сопротивления резистора;

TOLERANCE — относительное отклонение сопротивления резистора от его номинального значения, выраженное в процентах.

В текстовом файле резистор описывается предложением: RXXX <+y3eл> (имя модели] <значение> [TC=<TC1>[,<TC2>]], где XXX — произвольная алфавитно-цифровая последовательность общей длиной не более 7 символов, которая пишется слитно с символом R и вместе с ним образует имя компонента.

Примеры:

1. Резистор сопротивлением 2 кОм с именем R1 включен между узлами 15 и 0: R1 15 0 2K

2. Задание сопротивления резистора и температурного коэффициента сопротивления:

R3 1 2 1.4E4 TC=0.005

3. Задание резистора с помощью его модели:

R12 5 0 RTEMP 5K

.MODEL RTEMP RES (R=3 DEV=5% TC1=0.01)

Параметры модели резистора приведены в табл. 1.8.

Таблица 1.8

Обозначение	Параметр	Размерность	Значение
0003114-011110	Параметр	1 asmephoetb	по умолчанию
R	Масштабный множитель сопротивления		1
TC1	Линейный температурный коэффициент	$^{\circ}C^{-1}$	0
	сопротивления	C	
TC2	Квадратичный температурный коэффици-	$^{\circ}C^{-2}$	0
	ент сопротивления	e	
TCE	Экспоненциальный температурный ко-	%/° C	0
	эффициент сопротивления	707 C	

Параметры модели резистора

Если в описании резистора [*имя модели*] опущено, то его сопротивление равно параметру *<значение>* в омах. Если [*имя модели*] указано и в директиве

.MODEL отсутствует параметр TCE, то сопротивление резистора определяется выражением

< значение $> \cdot \mathbf{R} \cdot [1 + \mathrm{TC1}(\mathrm{T} - \mathrm{Tnom}) + \mathrm{TC2}(\mathrm{T} - \mathrm{Tnom})^2];$

если задан параметр ТСЕ, то сопротивление резистора

< значение > ·R ·1,01^{TCE(T-Tnom)},

где Т — текущее значение температуры, Tnom = 27° С — номинальная температура.

Конденсатор. Стандартный конденсатор из библиотеки УГО имеет имя (Part) С и описывается следующими параметрами:

VALUE — номинальное значение емкости конденсатора;

IC — начальное значение постоянного напряжения на конденсаторе при расчете переходных процессов.

TOLERANCE — относительное отклонение емкости конденсатора от ее номинального значения, выраженное в процентах.

В текстовом файле конденсатор описывается предложением:

CXXX <+ysen > <-ysen > [ums modenu] <shavehue > [IC=<havehue shavehue hanpsmenus>].

Примеры:

C1 15 0 56pF

C2 3 9 0.5pF IC=1.5V

C3 4 6 CMOD 10uF

.MODEL CMOD CAP (C=2.5 TC1=0.01 VC1=0.2)

Параметры модели конденсатора приведены в табл. 1.9.

Таблица 1.9

Обозначение	Параметр	Размерность	Значение
	Параметр	1 domephoe 1b	по умолчанию
С	Масштабный множитель емкости		1
VC1	Линейный коэффициент напряжения	B^{-1}	
VC2	Квадратичный коэффициент напряжения	B^{-2}	
TC1	Линейный температурный коэффициент емкости	$^{\circ}C^{-1}$	0
TC2	Квадратичный температурный коэффи-	$^{\circ}\mathrm{C}^{-2}$	0
	циент емкости		

Параметры модели конденсатора

Если в описании конденсатора [*имя модели*] опущено, то его емкость равна параметру *<значение>* в фарадах, в противном случае она определяется выражением

< значение $> \cdot C(1 + VC1 \cdot V + VC2 \cdot V^2)[1 + TC1(T - Tnom) + TC2(T - Tnom)^2],$

где V — напряжение на конденсаторе при расчете переходных процессов.

Индуктивность. Стандартная индуктивность из библиотеки УГО имеет имя (Part) L и описывается следующими параметрами:

VALUE — номинальное значение индуктивности;

IC — начальное значение постоянного тока через катушку индуктивности при расчете переходных процессов.

TOLERANCE — относительное отклонение индуктивности катушки от ее номинального значения, выраженное в процентах.

В текстовом файле индуктивность описывается предложением LXXX <+yзел> <-yзел> [имя модели] <значение> [IC=<начальное значение тока>].

Примеры: L1 15 0 20mH L2 1 9 2H IC=2 L3 4 12 LMOD 0.03 .MODEL LMOD IND (L=2 DEV=2% IL1=0.1)

Параметры модели индуктивности приведены в табл. 1.10.

Таблица 1.10

Обозначение	Параметр	Размерность	Значение по умолчанию	
L	Масштабный множитель емкости		1	
IC1	Линейный коэффициент тока	A^{-1}		
IC2	Квадратичный коэффициент тока	A ⁻²		
TC1	Линейный температурный коэффициент индуктивности	$^{\circ}C^{-1}$	0	
TC2	Квадратичный температурный коэффи- циент индуктивности	$^{\circ}C^{-2}$	0	

Параметры модели индуктивности

Если в описании [*имя модели*] опущено, то индуктивность равна параметру *<значение>* в генри, в противном случае она определяется выражением *<* значение > \cdot L \cdot (1 + IL1 \cdot I + IL2 \cdot I²)[1 + TC1(T - Tnom) + TC2(T - Tnom)²], где I — ток через катушку индуктивности при расчете переходных процессов.

1.20.3. Независимые источники сигналов

Библиотеки пакета содержат УГО для целого ряда независимых источников сигналов, к которым относятся источники напряжения и тока различного функционального назначения (в плане моделирования) с различной формой сигнала. Имена (Part) источников тока начинаются с буквы I, источников напряжения — с буквы V.

Источники постоянного напряжения (тока) — VDC (IDC) могут использоваться только для проведения расчета цепи по постоянному току (режима покоя) (DC Sweep) и описываются единственным параметром DC, которому присваивается номинальное значение постоянного напряжения (тока).

Источники переменного напряжения (тока) — VAC (IAC) могут использоваться как для проведения расчета цепи по постоянному току, так и для расчета частотных характеристик цепи (AC Sweep). Для проведения расчета цепи по постоянному току необходимо присвоить значение постоянного напряжения (тока) параметру DC. Для расчета частотных характеристик цепи требуется задать значения параметрам: АСМАG — модуль напряжения (тока) источника гармонического сигнала;

ACPHASE — начальная фаза в градусах напряжения (тока) источника гармонического сигнала.

Частоты анализа присваиваются при создании задания по расчету частотных характеристик (AC Sweep).

При анализе переходных процессов (**Transient**) можно использовать один из источников стандартных сигналов:

VSIN (ISIN) — синусоидальный сигнал;

VPULSE (IPULSE) — импульсный сигнал;

VEXP (IEXP) — сигнал экспоненциальной формы;

VPWL (PWL) — кусочно-линейный сигнал;

VSFFM (ISFFM) — гармонический сигнал с синусоидальной частотной модуляцией.

В текстовом файле источники напряжения V и тока I стандартного вида описываются предложениями:

VXXX <+*yзел*> <-*yзел*> [[DC]<*значение*>] [AC<*модуль*>[<*фаза*>]] +[спецификация сигнала]

IXXX <+*yзел*> <-*yзел*> [[DC]<*значение*>] [AC<*модуль*>[<*фаза*>]]

+[спецификация сигнала]

Конструкция [*спецификация сигнала*] используется для задания параметров одного из вышеперечисленных источников стандартных сигналов для анализа переходных процессов.

Примеры:

Источник постоянного тока с силой тока 2 мА

I1 12 0 2MA

источник переменного напряжения с амплитудой 0,001 В для расчета частотной характеристики

VAC 2 5 AC 0.001

источник переменного напряжения с амплитудой 0,001 В и фазой 90 ° для расчета частотной характеристики

VACPH 2 6 AC 0.001 90

источник тока, который может быть использован во всех видах анализа — расчет по постоянному току (2 мА), расчет частотной характеристики (1 мА), синусоидальный сигнал при расчете переходных процессов

I3 20 1 DC 0.002 AC 1MA SIN(0.002 0.05 2.5MEG)

Источник синусоидального сигнала — VSIN (ISIN) описывается параметрами, которые приведены в табл. 1.11.

*TSTOP — конечное время анализа переходного процесса (параметр Final Time).

Синусоидальная функция описывается выражением

$$y(t) = \begin{cases} y_0 + y_a \sin \frac{2\pi\phi}{360} & \text{при } 0 \le t \le t_d; \\ y_0 + y_a e^{-(t-t_d)d_r} \sin \left(2\pi f \left(t - t_d \right) - \frac{2\pi\phi}{360} \right) & \text{при } t \ge t_d. \end{cases}$$

Конструкция [спецификация сигнала] для синусоидального сигнала имеет вид SIN (<постоянная составляющая> <амплитуда> <частота> +<задержка> <коэффициент затухания> <фаза>)

Пример задания в текстовом файле источника синусоидального напряжения для всех видов анализа:

V2 4 6 DC 5 AC 0.001 SIN (0 0.05 100K 1U 0.0001 90)

Таблица 1.11

	Параметры источника гармонического сигнала				
Параметр	Обозначение	Описание	Размерность	Значение по	
1 1			1	умолчанию	
VOFF	Vo	Постоянная составляющая	В или А		
(IOFF)	50				
VAMPL	y _a	Амплитуда	В или А		
(IAMPL)	5 u				
FREQ	f	Частота	Гц	1/TSTOP*	
TD	t _d	Задержка	c	0	
DF	d _f	Коэффициент затухания	1/c	0	
PHASE	φ	Фаза	град.	0	

Источник импульсного сигнала — VPULS (IPULS) описывается параметрами, которые приведены в табл. 1.12.

Таблица 1.12

Параметры источника импульсного сигнала					
Параметр	Обозначение	Описание	Размерность	Значение по	
				умолчанию	
VOFF	У1	Начальное значение	В или А		
(IOFF)	- 1				
VAMPL	¥2	Максимальное значение	В или А		
(IAMPL)					
TD	t _d	Начало переднего фронта	c		
TR	t _r	Длительность переднего фрон-	с	1/TSTEP [*]	
	1	та			
TF	tf	Длительность заднего фронта	c	1/TSTEP*	
TAU	τ	Длительность плоской части	с	1/TSTOP ^{**}	
		импульса			
Т	Т	Период повторения	с	1/TSTOP**	

*TSTEP — шаг вывода на печать результатов расчета переходных процессов (параметр **Print Step**);

**TSTOP — конечное время анализа переходного процесса (параметр Final Time).

Конструкция [спецификация сигнала] для импульсного сигнала имеет вид PULSE (<начальное значение> <максимальное значение> +<начало переднего фронта> <длительность переднего фронта>

+<длительность заднего фронта> <длительность импульса> <nepuod>).

Пример описания источника тока импульсной формы:

ISW 10 5 PULSE (1A 5A 1Sec .1S .4S .5S 2S)

ſ

Источник сигнала экспоненциальной формы — VEXP (IEXP) описывается параметрами, которые приведены в табл. 1.13.

Экспоненциальная функция описывается выражением

$$y(t) = \begin{cases} y_1 & \text{при } 0 \le t \le t_d; \\ y_1 + (y_2 - y_1) \begin{pmatrix} 1 - e^{\frac{-(t - t_d)}{t_{cr}}} \end{pmatrix} & \text{при } t_d \le t \le t_r; \\ y_1 + (y_2 - y_1) \begin{pmatrix} -e^{\frac{-(t - t_d)}{t_{cr}}} + e^{\frac{-(t - t_r)}{t_{fr}}} \end{pmatrix} & \text{при } t_r \le t \le \text{TSTOP}. \end{cases}$$

Конструкция [спецификация сигнала] для экспоненциального сигнала имеет вид

EXP <начальное значение> <максимальное значение> +<начало переднего фронта><постоянная времени переднего фронта> +<начало заднего фронта> <постоянная времени заднего фронта >)

Пример описания источника напряжения экспоненциальной формы: V3 6 1 EXP (0.03 1 2NS 20NS 40NS 20NS)

Таблица 1.13

Π		0		2
параметр	Ооозначение	Описание	Размерность	значение по
				умолчанию
V1 (I1)	У1	Начальное значение	В или А	
V2 (I2)	У2	Максимальное значение	В или А	
TD1	t _d	Начало переднего фронта	с	0
TC1	t _{cr}	Постоянная времени	c	TSTEP*
		переднего фронта		
TD2	t _r	Начало заднего фронта	c	t _d +1/TSTEP
TC2	t _{fr}	Постоянная времени заднего	c	1/TSTEP
		фронта		

Параметры источника сигнала экспоненциальной формы

*TSTEP — шаг вывода на печать результатов расчета переходных процессов (параметр **Print Step**).

Источник синусоидального сигнала с частотной модуляцией — VSSFM (ISSFM) описывается параметрами, которые приведены в табл. 1.14.

Синусоидальная функция с частотной модуляцией описывается выражением

$$y(t) = y_0 + y_a \sin[2\pi f_c t + \sin(2\pi f_m t)].$$

Конструкция [*спецификация сигнала*] для синусоидального сигнала с частотной модуляцией имеет вид

SFFM (<постоянная составляющая> <амплитуда> <частота несущей> +<индекс частотной модуляции> <частота модуляции>)

```
Пример:
IMOD 10 5 SFFM (2 1 8Hz 4 1Hz)
```

Таблица 1.14

Параметры источника гармонического сигнала с частотной модуляцией

Параметр	Обозначение	Описание	Размерность	Значение по
				умолчанию
VOFF	У0	Постоянная составляющая	В или А	
(IOFF)				
VAMPL	y _a	Амплитуда	В или А	
(IAMPL)	- u			
FC	f _c	Частота несущей	Гц	1/TSTOP*
MOD	m	Индекс частотной модуляции		0
FM	f _m	Частота модуляции	Гц	1/TSTOP

*TSTOP — конечное время анализа переходного процесса (параметр Final Time).

Источник сигнала кусочно-линейной формы — VPWL (IPWL) описывается парами значений T1, V1(I1); ... T8, V8(I8), представляющих собой координаты точек излома кусочно-линейной функции напряжения (тока) от времени.

Конструкция [*спецификация сигнала*] для сигнала кусочно-линейной формы имеет вид

PWL [TIME_SCALE_FACTOR=<значение>] [VALUE_SCALE_FACTOR=<значение>] +(точки отсчета).

Параметры TIME_SCALE_FACTOR VALUE_SCALE_FACTOR являются масштабными коэффициентами для времени и значения (тока или напряжения) соответственно.

В секции (точки отсчета) помещается одна из следующих конструкций:

 $(< t_n, y_n >)$ — задание координат точек;

FILE <имя файла> — задается чтение координат точек из файла;

REPEAT FOR $<m>(<t_n, y_n>)$ ENDREPEAT — задается повторение m раз сигнала, заданного парами значений $<t_n, y_n>$;

REPEAT FOREVER (<t $_n, y_n$ >) ENDREPEAT — задается бесконечное повторение сигнала заданного парами значений <t $_n, y_n$ >.

Примеры:

V1 1 2 PWL (0,1) (1.2,5) (1.4,2) (2,4) (3,1)

V2 3 4 PWL REPEAT FOR 5 (1,0) (2,1) (3,0) ENDREPEAT

V3 5 6 PWL REPEAT FOR 5 FILE DATA1. TAB ENDREPEAT

Источники стандартных сигналов могут использоваться во всех видах анализа. Для их использования в режиме расчета по постоянному току (Bias Point Detail или DC Sweep) необходимо задать параметр DC — постоянную составляющую источника напряжения или тока, а при использовании для расчета частотных характеристик (AC Sweep) необходимо задать параметр AC — амплитуду источника гармонического сигнала.

1.20.4. Управляемые источники сигналов

Управляемые источники напряжения и тока могут быть как линейными, так и нелинейными. Существует четыре их разновидности:

 $u = e(u_{VIID})$ — источник напряжения, управляемый напряжением (ИНУН);

 $i = f(i_{vnp})$ — источник тока, управляемый током (ИТУТ);

 $i = g(u_{v \Pi p})$ — источник тока, управляемый напряжением (ИТУН);

 $u = h(i_{vnp})$ — источник напряжения, управляемый током (ИНУТ).

Линейные управляемые источники (E, F, G, H) описываются зависимостями $u = e \cdot u_{ynp}$, $i = f \cdot i_{ynp}$, $i = g \cdot u_{ynp}$, $u = h \cdot i_{ynp}$, где е и f — коэффициенты передачи по напряжению и току; h и g — сопротивление и проводимость прямой передачи; u_{ynp} , i_{ynp} — управляющие напряжение и ток соответственно. Управляемым током служит ток независимого источника напряжения.

Для определения линейных управляемых источников необходимо задать единственный параметр **Gain**, определив тем самым либо коэффициент передачи, либо сопротивление или проводимость прямой передачи.

В текстовом файле управляемые источники напряжения и тока описываются следующими предложениями:

ИНУН:

ЕXXX <+yзел> <-yзел> <+yправляющий узел> <- управляющий узел> +<коэффициент передачи>

ИТУТ:

FXXX <+*yзел*> <-*yзел*> <*имя управляющего источника напряжения*> +<*коэффициент передачи*>

ИТУН:

GXXX <+yзел> <-yзел> <+yправляющий узел> <- yправляющий узел> +<коэффициент передачи>

ИНУТ:

Н*XXX* <+*yзел*> <-*yзел*> <*имя управляющего источника напряжения*> +<*коэффициент передачи*>

Примеры задания линейных управляемых источников:

ELIN 1 3 5 6 3.8

F1 3 6 V4 7

Нелинейные управляемые источники (EPOLY, FPOLY, GPOLY, HPOLY) при одномерном управлении описываются степенным полиномом вида

 $y = P_1 x_1 + P_2 x_1^2 + \dots$,

где x₁ — управляющая переменная (u_{упр} или i_{упр}); у — функция (u или i); P_n — коэффициенты полинома.

Для определения нелинейных управляемых источников необходимо задать параметр **COEFF**. При этом в поле **Value** необходимо ввести значения коэффициентов полинома P₁, ..., P_n, разделив их пробелами.

УГО управляемых источников сигнала имеют четыре вывода. Выводы управления должна быть подключены или к узлам, напряжение между которыми является управляющим, при управлении напряжением, или в разрыв цепи, по которой протекает ток управления, при управлении током.

В текстовом файле нелинейные управляемые источники напряжения и тока описываются следующими предложениями:

ИНУН:

EXXX <+yзел> <-yзел> POLY(<n>) <<+yправляющий yзел> +<- управляющий yзел>> <коэффициент передачи> ИТУТ:

FXXX <+*y*3*e*л> <-*y*3*e*л> POLY(<*n*>) <<+*ynp*а*в*ляющий y3*e*л>

+<- управляющий узел>> <коэффициент передачи> ИТУН:

GXXX <+yзел> <-yзел> POLY(<n>) <<+ynравляющий узел>

+<- управляющий узел> <коэффициент передачи> ИНУТ:

 $HXXX <+ y3e_n > <- y3e_n > POLY(<n>) <<+ управляющий у3e_n >$

+<- управляющий узел> <коэффициент передачи>

где п — число управляемых переменных.

Примеры задания линейных управляемых источников:

ENONLIN 11 13 POLY(2) (3 0) (4 6) 0.0 16 0.2 0.008

```
FNLIN 3 6 POLY(2) V4 V1 0.7 5 4.5 3.2 4.3
```

В описаниях рассмотренных линейных и нелинейных управляемых источников сигнала не допускается использование параметров и функций. Для этих целей можно воспользоваться зависимыми источниками сигнала с нелинейными передаточными функциями.

Зависимые источники сигнала с нелинейными передаточными функциями (EVALUE — источник напряжения, GVALUE — источник тока), в отличие от рассмотренных, позволяют использовать параметры и любые функции: узловых потенциалов; токов через независимые источники напряжения и времени. Для этого требуется задать параметр EXPR, введя требуемое алгебраическое выражение, зависящее от узловых потенциалов, разности узловых потенциалов, токов через независимые источники напряжения и времени в строку Value. Для текущего времени используется ключевое слово TIME.

В текстовом файле нелинейные передаточные функции описываются следующими предложениями:

EXXX <+yзел> <-yзел> VALUE={<выражение>} GXXX <+yзел> <-yзел> VALUE={<выражение>} В фигурных скобках приводится требуемое алгебраическое выражение.

Примеры: ESIG 2 0 VALUE={50MV*SIN(6.28*100K*TIME)*V(3,5)} G2 6 1 VALUE={V(5) I(VP)}

Управляемые источники с передаточной функцией, заданной с помощью преобразования Лапласа (ELAPLACE — источник напряжения, GLAPLACE — источник тока), используются для описания частотнозависимых коэффициентов передачи при расчете частотных характеристик. Для этого требуется задать управляющее напряжение или ток (через независимый источник напряжения) — параметр EXPR, введя в строку Value, а также задать передаточную функцию XFORM, набрав в строке Value требуемое выражение, в котором для обозначения j2πf необходимо использовать латинскую букву «s».

Пример 1.10. На рис. 1.24 показано диалоговое окно редактирования параметров управляемого источника тока с передаточной функцией, заданной преобразованием Лапласа. Параметр **EXPR** определяет управляющий ток, которым является ток независимого источника напряжения V1. Параметр **XFORM** определяет передаточную функцию вида

$$G(f) = \frac{100}{1 + \frac{s}{6280000}} = \frac{100}{1 + j\frac{2\pi f}{2\pi 10^6}}$$

Данный источник может быть использован в физической эквивалентной Тобразной схеме замещения транзистора с ОЭ для моделирования частотной зависимости его усилительных свойств: коэффициент усиления по току в схеме с ОЭ на низких частотах $h_{213} = 100$; предельная частота коэффициента усиления по току в схеме с ОЭ $f_{h_{212}} = 1 M \Gamma \mu$.



Рис. 1.24

В текстовом файле передаточные функции управляемых источников, заданные преобразованием Лапласа, описываются следующими предложениями: EXXX <+y3eл> <-y3eл> LAPLACE {<выражение>}= +{<nередаточная функция в s-области>} GXXX <+yзел> <-yзел> LAPLACE {<выражение>}= +{<nередаточная функция в s-области>}

Пример текстового представления, соответствующий приведенному выше заданию с помощью **Schematics**: G1 5 0 LAPLACE {I(V1)}={100/(1+s/6280000)}

1.20.5. Полупроводниковые приборы

Математические модели полупроводниковых приборов описываются большим числом параметров, задаваемых с помощью директивы .MODEL. Директива .MODEL помещается в описание анализируемой схемы или в файл библиотеки, доступ к которому осуществляется по директиве .LIB. Строка, описывающая полупроводниковый прибор, содержит его имя, номера узлов подключения, имя модели и коэффициент кратности AREA, с помощью которого можно имитировать параллельное включение нескольких одинаковых приборов.

Диод описывается предложением DXXX <yзел анода> <yзел катода> <имя модели> [<коэффициент AREA>] Модель диода задается строкой

.MODEL <имя модели> D[(параметры модели)]

Пример:

D1 5 6 KD226

.MODEL KD226 D(Is=168.1E-10 N=1.8 Rs=0.5 Ikf=0 Xti=3)

Биполярный транзистор описывается предложением

QXXX <узел коллектора> <узел базы> <узел эмиттера> [<узел подложки>] + <имя модели> [<коэффициент AREA>]

Модели биполярного транзистора задаются в виде

.MODEL <имя модели> NPN[(параметры модели)]

.MODEL <имя модели> PNP[(параметры модели)]

Полевой транзистор с управляющим p-n-переходом описывается предложением

JXXX <узел стока> <узел затвора> <узел истока> <имя модели> + [<коэффициент AREA>]

Модели биполярного транзистора задаются в виде .MODEL <имя модели> NJF[(параметры модели)]

.MODEL <имя модели> PJF[(параметры модели)]

Параметры математических моделей полупроводникового диода, биполярного транзистора, полевого транзистора с управляющим p-n-переходом приведены в табл. 1.15 — 1.17.

Таблица 1.15

Параметры	молели	полуп	роволнив	ового	лиола
Tupuneipbi	тодоли	11051 9 11	роводнии	00000	дпода

Имя		Размер-	Значение по		
параметра	Описание параметра	ность	умолчанию		
Параметры, описывающие статический режим работы (ВАХ)					
BV	Обратное напряжение пробоя (положительная величина)	В	∞		
IBV	Начальный ток пробоя, соответствующий на- пряжению BV (положительная величина)	А	10 ⁻¹⁰		
IBVL	Начальный ток пробоя низкого уровня	А	0		
IKF	Предельный ток при высоком уровне инжекции	А	∞		
IS	Ток насыщения при температуре 27°С	А	10^{-14}		
ISR	Параметр тока рекомбинации	А	0		
N	Коэффициент неидеальности ВАХ		1		
NBV	Коэффициент неидеальности ВАХ на участке пробоя		1		
NBVL	Коэффициент неидеальности ВАХ на участке пробоя низкого уровня		1		
NR	Коэффициент неидеальности ВАХ для тока ISR		2		
RS	Объемное сопротивление	Ом	0		
	Параметры, описывающие динамический режим	работы			
СЈО	Барьерная емкость при нулевом смещении	Φ	0		
FC	Коэффициент нелинейности барьерной емкости прямосмещенного перехода		0,5		
М	Коэффициент нелинейности барьерной емкости обратносмещенного перехода		0,5		
TT	Время переноса заряда	с	0		
VJ	Контактная разность потенциалов	В	1		
	Параметры, описывающие влияние температ	уры	•		
EG	Ширина запрещенной зоны	эB	1,11		
TBV1	Линейный температурный коэффициент BV	$^{\circ}C^{-1}$	0		
TBV2	Квадратичный температурный коэффициент ВV	$^{\circ}\mathrm{C}^{-2}$	0		
TIKF	Линейный температурный коэффициент IKF	°C ⁻¹	0		
TRS1	Линейный температурный коэффициент RS	$^{\circ}C^{-1}$	0		
TRS2	Квадратичный температурный коэффициент RS	$^{\circ}C^{-2}$	0		
T_ABS	Абсолютная температура	°C			
T_MEASURD	Температура измерений	°C			
T_REL_GLOBAL	Относительная температура	°C			
T_REL_	Разность между температурой диода и модели-	°C			
LOCL	прототипа				
XTI	Температурный коэффициент тока насыщения		3		
	Шумовые параметры				
AF	Показатель степени в формуле фликер-шума		1		
KF	Коэффициент фликер-шума		0		

Таблица 1.16

Параметры модели БТ

Имя	Описание параметра	Размерность	Значение по
параметра			умолчанию
	2	$\frac{3}{3}$	4
BF	Параметры, описывающие статическии режим рас Максимальный коэффициент передачи тока в активном режиме в схеме с ОЭ (без учета токов утечки)	оты (ВАХ)	100
BR	Максимальный коэффициент передачи тока в инверсном режиме в схеме с ОЭ		1
GAMMA	Коэффициент легирования эпитаксиальной об- ласти		10 ⁻¹¹
IKF (IK)*	Ток начала спада зависимости BF от тока кол- лектора в активном режиме	А	∞
IKR*	Ток начала спада зависимости BR от тока эмит- тера в инверсном режиме	А	∞
IRB*	Ток базы, при котором сопротивление базы уменьшается на 50% полного перепада между RB и RBM	A	×
IS	Ток насыщения при температуре 27°С	А	10 ⁻¹⁶
ISC (C4)*	Ток насыщения утечки перехода база-коллектор	Α	0
ISE (C2)*	Ток насыщения утечки перехода база-эмиттер	А	0
ISS	Обратный ток p-n-перехода подложки	Α	0
NC*	Коэффициент неидеальности коллекторного перехода		1,5
NE*	Коэффициент неидеальности эмиттерного перехода		1,5
NF	Коэффициент неидеальности в активном режиме		1
NK	Коэффициент, определяющий множитель Q _b		0,5
NR	Коэффициент неидеальности в инверсном режиме		1
NS	Коэффициент неидеальности перехода подложки		1
RB	Объемное сопротивление базы (максимальное) при нулевом смещении эмиттерного перехода	Ом	0
RBM*	Минимальное сопротивление базы при боль- ших токах	Ом	RB
RC	Объемное сопротивление коллектора	Ом	0
RCO	Сопротивление эпитаксиальной области	Ом	0
RE	Объемное сопротивление эмиттера	Ом	0
VAF (VA)*	Напряжение Эрли в нормальном режиме	В	∞
VAR (VB)*	Напряжение Эрли в инверсном режиме	В	∞
	Параметры, описывающие динамический режим	м работы	
CJC	Емкость коллекторного перехода при нулевом смещении	Φ	0
CJE	Емкость эмиттерного перехода при нулевом смещении	Φ	0
CJS (CCS)	Емкость коллектор-подложка при нулевом смещении	Φ	0

Продолжение табл. 1.16

1	2	3	4		
FC	Коэффициент нелинейности барьерных емко- стей прямосмещенных переходов		0,5		
GAMMA	Коэффициент легирования эпитаксиальной об- ласти		10 ⁻¹¹		
ITF	Ток, характеризующий зависимость TF от тока коллектора при больших токах	А	0		
MJC (MC)	Коэффициент, учитывающий плавность кол- лекторного перехода		0,33		
MJE (ME)	Коэффициент, учитывающий плавность эмит- терного перехода		0,33		
MJS (MS)	Коэффициент, учитывающий плавность пере- хода коллектор-подложка		0		
PTF	Дополнительный фазовый сдвиг на граничной частоте транзистора $f_{\Gamma p} = 1/(2\pi TF)$	градус	0		
QCO	Множитель, определяющий заряд в эпитакси- альной области	Кл	0		
TF	Время переноса заряда через базу в нормальном режиме	с	0		
TR	Время переноса заряда через базу в инверсном режиме	с	0		
VJC (PC)	Контактная разность потенциалов коллектор- ного перехода	В	0,75		
VJE (PE)	Контактная разность потенциалов эмиттерного перехода	В	0,75		
VJS (PS)	Контактная разность потенциалов перехода коллектор-подложка	В	0,75		
VO	Напряжение, определяющее перегиб зависимо- сти тока эпитаксиальной области	В	10		
VTF	Напряжение, характеризующее зависимость TF от смещения база-коллектор	В	x		
XCJC	Коэффициент расщепления емкости коллек- торного перехода СЈС		1		
XCJC2	Коэффициент расщепления емкости коллек- торного перехода СЈС		1		
XTF	Коэффициент, определяющий зависимость TF от смещения база-коллектор		œ		
Параметры, описывающие влияние температуры					
EG	Ширина запрещенной зоны	эВ	1,11		
TRB1	Линейный температурный коэффициент RB	°C ⁻¹	0		
TRB2	Квадратичный температурный коэффициент RB	$^{\circ}C^{-2}$	0		
TRC1	Линейный температурный коэффициент RC	°C ⁻¹	0		
TRC2	Квадратичный температурный коэффициент RC	$^{\circ}C^{-2}$	0		

Окончание табл. 1.16

1	2	3	4		
TRE1	Линейный температурный коэффициент RE	$^{\circ}C^{-1}$	0		
TRE2	Квадратичный температурный коэффициент RE	$^{\circ}C^{-2}$	0		
TRM1	Линейный температурный коэффициент RBM	$^{\circ}C^{-1}$	0		
TRM2	Квадратичный температурный коэффициент RBM	$^{\circ}C^{-2}$	0		
T_ABS	Абсолютная температура	°C			
T_MEASURED	Температура измерений	°C			
T_REL_ GLOBAL	Относительная температура	°C			
T_REL_ LOCAL	Разность между температурой транзистора и модели-прототипа	°C			
XTB	Температурный коэффициент BF и BR		0		
XTI (PT)	Температурный коэффициент IS		3		
Шумовые параметры					
AF	Показатель степени, определяющий зависи- мость спектральной плотности фликер-шума от тока через переход		1		
KF	Коэффициент, определяющий спектральную плотность фликер-шума		0		

* Только для модели Гуммеля–Пуна

Таблица 1.17

Параметры модели полевого транзистора с управляющим p-n-переходом

Имя параметра	Описание параметра	Размерность	Значение по умолчанию
1	2	3	4
AF	Показатель степени, определяющий зависи- мость спектральной плотности фликер-шума от тока через переход		1
ALPHA	Коэффициент ионизации	В	0
BETA	Крутизна	A/B	10^{-4}
BETATCE	Температурный коэффициент ВЕТА	%/°C	0
CGD	Емкость перехода затвор-сток при нулевом смещении	Φ	0
CGS	Емкость перехода затвор-исток при нулевом смещении	Φ	0
FC	Коэффициент нелинейности емкостей пере- ходов при прямом смещении		0,5
IS	Ток насыщения p-n-перехода затвор-канал	Α	10 ⁻¹⁴
ISR	Параметр тока рекомбинации p-n-перехода затвор-канал	А	0

Окончание табл. 1.17

1	2	3	4
KF	Коэффициент, определяющий спектральную		0
	плотность фликер-шума		
LAMBDA	Параметр модуляции длины канала	1/B	0
М	Коэффициент нелинейности барьерной емко-		0,5
	сти p-n-перехода		
Ν	Коэффициент неидеальности p-n-перехода		1
	затвор-канал		
NR	Коэффициент эмиссии для тока ISR		2
PB	Контактная разность потенциалов p-n-	В	1
	перехода		
RD	Объемное сопротивление области стока	Ом	0
RS	Объемное сопротивление области истока	Ом	0
T_ABS	Абсолютная температура	°C	
T_MEASURED	Температура измерения	°C	
T_REL_	Относительная температура	°C	
GLOBAL			
T_REL_	Разность между температурой транзистора и	°C	
LOCAL	модели-прототипа		
VK	Напряжение ионизации перехода затвор-канал	В	0
VTO	Пороговое напряжение	В	-2
VTOTC	Температурный коэффициент VTO	B/°C	0
XTI	Температурный коэффициент тока IS		3

Редактирование параметров математических моделей полупроводниковых приборов при работе с управляющей оболочкой **Schematics** осуществляется в следующей последовательности:

на принципиальной схеме необходимо выбрать компонент, параметры которого требуется изменить, выполнив одинарный щелчок по левой клавише мыши, когда указатель находится на компоненте;

выбрать раздел меню Edit/Model, после чего на экране появится диалоговое окно редактирования модели компонента (рис. 1.25) (в данном случае биполярного транзистора KT315B);



в окне редактирования модели компонента необходимо выбрать кнопку Edit Instance Model (Text) — редактирование текстового представления параметров модели;

в появившемся окне (рис. 1.26) с использованием линейки прокрутки находится требуемый па-

раметр и изменяется его значение, указанное после знака «равно».

Если данная модель не содержит значения требуемого параметра, то его можно определить в новой строке, соблюдая синтаксис рассмотренной директивы **.MODEL**. Как видно (см. рис. 1.26), модели с новыми значениями параметров автоматически присваивается другое имя — КТ315В-Х. Причем по умолчанию новая модель сохраняется в библиотечном файле с расширением **.lib**, но с тем же именем, что и у файла, содержащего принципиальную схему: E:\OrCAD\Schematic2.lib. Параметру модели можно назначить не только числовое значение, но и присвоить значение параметра, заданного директивой .PARAM при помощи символа PARAM. При этом идентификатор параметра помещается в фигурные скобки.

Пример: В строке

.model KT315B-X NPN(Is=61.01f Xti=3 Vaf=57.37 Bf={S} Ise=72.68f) параметру модели транзистора BF присвоено значение параметра S, определяемого директивой

.PARAM S=150

Edit Model Text	×
Copied From	Save To
Model Name: KT315B-X	Library E:\0rCAD\Schematic2.lib
Library: E:\\UserLib\biprus.lib	
.model KT315B-X NPN(Is=61.01f Xti=3 Eg=1.11 Vaf=57.37 Bf=204 Ne=1.305 Is=72.68f Ikf=97.79m Xtb=1.5 Br=.2181 Nc=2 Isc=0 Ikr=0	
Expand AKO(s)	<u>IK</u> Cancel <u>H</u> elp

Рис. 1.26

2. ИСПОЛЬЗОВАНИЕ МАТЕМАТИЧЕСКОГО ПАКЕТА МАТНСАD ПРИ МОДЕЛИРОВАНИИ ЭЛЕКТРОННЫХ ПРИБОРОВ

Математический пакет MathCAD является мощной системой программирования, позволяющей проводить сложные математические вычисления, осуществлять графический вывод результатов вычислений, работать с текстами. Math-CAD представляет пользователю возможности электронной таблицы одновременно с интерфейсом текстового процессора. Ввод уравнений в MathCAD полностью совпадает с привычной типографской математической записью. Причем ряд особенностей позволяют работать с ним практически без подготовки:

рабочее окно MathCAD имеет вид, стандартный для любого Windowsприложения, и включает строку заглавия, меню команд, панели инструментов, рабочую область документа и линейку прокрутки;

при задании выражений и уравнений используется привычный способ математической записи, если существует общепринятый способ изображения уравнения, математической операции или графика, то он используется в MathCAD;

для создания простых математических выражений достаточно их просто напечатать с помощью клавиатуры, ввод уравнений облегчается рядом специальных панелей инструментов, содержащих более редкие операторы;

для задания вычисления интеграла, производной, построения графика необходимо просто заполнить свободные поля в предлагаемых бланках.

В табл. 2.1 приведен список основных операторов MathCAD.

Таблица 2.1

Операция	Обозначение	Клавиши	Описание
1	2	3	4
Группирование операторов	(X)	1	Изменяет порядок выполнения действий
Нижний индекс	v _n	[Возвращает обозначенный элемент век- тора
Двойной индекс	A _{m,n}	[Возвращает обозначенный элемент матрицы
Верхний индекс	A ⁿ	[Ctrl]6	Извлекает столбец с номером n из мас- сива A, возвращает вектор
Факториал	n!	!	Возвращает значение, равное $n \cdot (n-1) \cdot (n-2) \cdot \cdot 1$. Целое число n не может быть отрицательным
Комплексное со- пряжение	$\overline{\mathrm{X}}$	"	Меняет знак мнимой части Х
Транспонирова- ние	A^{T}	[Ctrl]1	Возвращает матрицу, строки которой — столбцы матрицы А, а столбцы — стро- ки А; А может быть вектором или мат- рицей

Список операторов MathCAD

Продолжение табл. 2.1

1	2	3	4
Степень	z^{W}	^	Возводит z в степень w
Степени матрицы, обращение матриц	M ⁿ	^	n-я степень квадратной матрицы M (используется умножение матриц); n должно быть целым; M ⁻¹ есть обра- щение M; другие отрицательные сте- пени — степени обращения; возвра- щает квадратную матрицу
Изменение знака	-X	_	Умножает X на –1
Суммирование эле- ментов	$\sum v$	[Ctrl] 4	Суммирует элементы вектора v; воз- вращает скаляр
Квадратный корень	\sqrt{z}	\	Возвращает положительный квадрат- ный корень для положительного z; главное значение для невещественных z
Корень n-й степени	$\sqrt[n]{z}$	[Ctrl] \	Возвращает корень n-й степени z; воз- вращает вещественный корень, когда возможно
Абсолютное значе- ние	$ \mathbf{z} $		Возвращает $\sqrt{\text{Re}(z)^2 + \text{Im}(z)^2}$
Длина вектора	v		Возвращает длину вектора v: $\sqrt{v \cdot v}$, если все элементы в v вещественны; возвращает $\sqrt{v \cdot \overline{v}}$, если вектор v со- держит комплекснозначные элементы
Детерминант	M		Возвращает детерминант (определи- тель) квадратной матрицы М, резуль- тат — скаляр
Деление	$\frac{X}{z}$	/	Делит выражение X на ненулевой скаляр z; если X — массив, делит каждый элемент на z
Умножение	X · Y	*	Возвращает произведение X и Y, если и X и Y — скаляры; умножает каждый элемент Y на X, если Y — массив и X — скаляр; возвращает скалярное произведение, если X и Y — векторы одного размера; выполняет умножение матриц, если X и Y — матрицы соот- ветствующих размеров
Векторное произве- дение	u × v	[Ctrl]8	Возвращает векторное произведение для векторов с тремя элементами и и v
Суммирование	$\sum_{i=m}^{n} X$	[Ctrl] [Shift]4	Выполняет суммирование X по i = m, m=1,,n; X может быть любым выра- жением; m и n должны быть целыми числами
Произведение	$\prod_{i=m}^{n} X$	[Ctrl] [Shift]3	Выполняет перемножение X по i = m, m=1,,n; X может быть любым выра- жением; m и n должны быть целыми числами

Продолжение табл. 2.1

1	2	3	4
Суммирование по	5		Возвращает суммирование Х по лис-
лискретному аргу-	$\sum X$	\$	кретному аргументу і. Х может быть
менту	i	Ŷ	пюбым выражением
Перемножение по			Возвращает произвеление Х по лис-
лискретному аргу-	X	#	кретному аргументу і. Х может быть
менту	i		пюбым выражением
Monity			Возвращает определенный интеграл от
	_		f(t) по интервалу [a, b]: а и b должны
	b		быть вещественными скалярами: все
Интеграл	$\int f(t)dt$	&	f(t) кроме переменные в $f(t)$ кроме переменной
	a		t лолжны быть определены: $f(t)$ лолж-
			ца быть скаларной функцией
			Booppaulaet upoulapoulute of $f(t)$ to t:
			bosspatiat inpussodity of $f(t)$ not the property of $f(t)$ in the property of $f(t)$ is the property of $f(t)$ in the property of $f(t)$ is the pr
Произродина	$\frac{d}{d} f(t)$	2	все переменные в г (t) должны оыть
производная	$\frac{dt}{dt}$	<u>'</u>	определены, переменная с должна
			f(t) нолучие реорранисть сконар
			П(т) должна возвращать скаляр
			от функции f(t) по t: рее перемении е р
			f(t) лолжиц бить определени: пере-
	n		и() должны овіть определены, пере-
Производная n-го	$\frac{d^{II}}{f(t)}$	[Ctrl]?	f(t) должна возвращать скаляром, функ-
порядка	$\frac{1}{dt^n}$	[Cui]?	для (с) должна возвращать скаляр, п
	at		численного вычисления или положи-
			тельным целым для символьного вы-
			числения
			Сложение, если Х, Ү — скаляры; по-
			элементное сложение, если X и Y —
Сложение	X+Y	+	векторы или матрицы одного размера;
			если Х — массив и Ү — скаляр, до-
			бавляет Ү к каждому элементу Х
			Вычитание, если Х, Ү — скаляры; по-
			элементное вычитание; если Х и Ү —
Вычитание	X–Y	-	векторы или матрицы одного размера;
			если Х — массив и Ү — скаляр, вычи-
			тает Ү из каждого элемента Х
Сложение с перено-	X	[Ctrl][Entor]	То же самое, что и сложение; перенос
СОМ	+Y		чисто косметический
Присваивание	a:=	:	Определяет переменную или функцию
Dooyury man	Δ-	_	Выводит на экран значение перемен-
Результат	A-	_	ной или функции
			Показывает, что переменная а
Диапазон значений	a:=x,yz	;	принимает значения от х до z с шагом
			у-х; нажатию клавиши «;»
	- -		соответствует символ «»; х может
			быть как меньше z, так и больше
			Возвращает 1, если х>у, иначе 0; х и у
Больше чем	x>y	>	должны быть вещественными скаля-
	2		рами

Окончание табл. 2.1

1	2	3	4
Меньше чем	X <y< td=""><td><</td><td>Возвращает 1, если x<y, 0;="" td="" x="" y="" быть="" вещественными="" должны="" и="" иначе="" скаля-<=""></y,></td></y<>	<	Возвращает 1, если x <y, 0;="" td="" x="" y="" быть="" вещественными="" должны="" и="" иначе="" скаля-<=""></y,>
			рами
Больше либо равно	X≥y	[Ctrl]0	Возвращает 1, если х≥у, иначе 0; х и у должны быть вещественными скаля- рами
Меньше либо равно	x≤y	[Ctrl]9	Возвращает 1, если х≤у, иначе 0; х и у должны быть вещественными скаля- рами
Не равно	z≠w	[Ctrl]3	Возвращает 1, если z≠w, иначе 0; z и w должны быть скалярами
Равно	X=Y	[Ctrl]=	Возвращает 1, если X=Y, иначе 0; по- является как полужирное = на экране

Советы по набору операторов. Можно избежать необходимости помнить комбинации клавиш, соответствующих каждому оператору. Для ввода операторов могут быть использованы панели операторов. Чтобы открыть панели операторов, используются кнопки на математической панели инструментов, расположенной ниже меню. Каждая кнопка открывает панель операторов, сгруппированных по общему назначению. Пиктограммы на кнопках панели оператора указывают, какой оператор появляется при нажатии на данную кнопку. При задержке указателя мыши над кнопкой появляется надпись, указывающая назначение этой кнопки. Чтобы вставить оператор из панели, укажите мышью в рабочей области документа, где необходимо поместить оператор, затем нажмите на кнопку необходимого оператора на палитре.

Запуск пакета MathCAD на выполнение осуществляется двойным



щелчком левой кнопки мыши на ярлыке программы ^{Mathcad 2000} на рабочем столе или с помощью кнопки Пуск: Пуск>CADs>MathCAD>Mathcad 2000 Professional Sional Русская версия.

Операции с файлами (создание, открытие, сохранение) осуществляются с помощью стандартных для Windows-приложений кнопок на панели инструментов или команд раздела меню Файл: Новый, Открыть, Закрыть, Сохранить, Сохранить Как.... На рабочих станциях компьютерного класса кафедры электроники файлы необходимо сохранять в папке D:\Student\.... Файлы, содержащие документы MathCAD, имеют расширение .mcd.

Местоположение выражения, уравнения, графика в рабочей области документа MathCAD задается маркером в виде «крестика» – +, который перемещается клавишами со стрелками \rightarrow , \leftarrow , \uparrow , \downarrow . Альтернативный вариант: курсор мыши размещается в нужной позиции и нажимается ее левая клавиша.

Константы и переменные определяются в MathCAD с помощью оператора присваивания, который набирается клавишей «:». Чтобы определить, например, переменную t, необходимо набрать «t:». При этом на экране появится:

. Далее в свободном поле, обозначенном в виде прямоугольника, необходимо задать численное значение или набрать требуемое выражение. Для разделения целой и дробной частей числа используется десятичная «точка» вместо употребляемой обычно «запятой». MathCAD читает рабочий документ сверху вниз и слева направо, поэтому заданную переменную можно использовать в вычислениях в документе ниже и правее выражения, в котором она определена.

При проведении повторяющихся вычислений необходимо использовать дискретные переменные. Дискретные переменные принимают целый диапазон значений, который задается при ее определении. Например, необходимо задать переменную t, включающую целые числа от 1 до 100. Для этого после обозначения переменной «t» и оператора присваивания «:» необходимо указать нижнюю границу диапазона значений — 1, далее через запятую второе значение из диапазона — 2 и после нажатия клавиши «;» вводится верхняя граница диапазона — 100. Последовательность нажатия клавиш следующая —

«t:1,2;100», при этом на экране появится выражение — t := 1,2.. 100

Функция в MathCAD определяется так же, как и переменная с помощью оператора присваивания. После обозначения функции в круглых скобках необходимо набрать обозначение аргумента. Если определяется функция несколь-

ких переменных, то аргументы набираются через запятую. Например: s(x) := 1

или (s(x, y) :=). В свободном поле после знака := необходимо набрать требуемое выражение. Причем все используемые в функции переменные или константы (кроме аргумента) должны быть определены в документе левее и выше выражения, определяющего функцию.

Чтобы вычислить и вывести на экран значение функции от некоторого значения аргумента необходимо после строки с определением функции набрать ее обозначение, указав в скобках значение аргумента, и ввести оператор результата — знак равенства «=«. Если же аргумент определен как дискретная переменная, то, набрав обозначение функции в общем виде и оператор результата — «=», получим целую таблицу со значениями функции.

Для создания графика в MathCAD (в декартовой системе координат) необходимо, щелкнуть мышью в нужном месте рабочей области документа, задав положение левого верхнего угла графика, и в разделе меню Вставить выбрать График>Х-Ү участок. При использовании панелей инструментов нужно на математической панели включить кнопку Графика — и после появления соответствующей панели нажать кнопку Х-Ү участок — Сорячая» клавиша для построения графика в декартовой системе координат — символ «@». В документе появится декартова система координат, показанная на рис. 2.1, с полями ввода в виде черных прямоугольников, в которых требуется задать аргумент (нижнее поле) и функцию (левое поле).



Рис. 2.2

В одной системе координат можно одновременно строить несколько графических зависимостей. Для этого требуемые функции нужно ввести через запятую в поле рядом с вертикальной осью координат. Причем под обозначениями функций будет приведен образец линии, которой изображена соответствующая графическая зависимость. Если вторая функция имеет другой аргумент, то в поле под горизонтальной осью также через запятую вводится второй аргумент. Обычно аргументом является дискретная переменная или вектор (строка). Размеры графика можно изменять, растягивая его курсором мыши за нижний правый угол, середину правой или нижней границы.

Можно изменять внешний вид графика — форматировать. Для этого необходимо выполнить двойной щелчок левой кнопки мыши по области графика. При этом появится диалого-

вое окно форматирования, показанное на рис. 2.2. В разделе меню X-Y Axes, отмечая соответствующие поля, можно изменять форматирование осей координат, т.е. включать и выключать следующие возможности: логарифмический масштаб (Log Scale), рисование линий координатной сетки (Grid Lines), оцифровку оси (Numbering), автомасштабирование оси (Autoscale), рисование фоновых линий (Show Markers), автомасштабирование координатной сетки (Auto Grid). При выключении автомасштабирования координатной сетки можно установить число интервалов в поле Number of Grids. Кнопки в поле Axes Stile позволяют выбрать внешний вид системы координат, задав рамку (Boxed), пересекающиеся оси (Crossed) или отключить их совсем (None).

В разделе меню **Traced** можно изменить внешний вид графической зависимости (цвет, тип линии, ширину и т.д.), а в разделе **Labels** задать название графика и обозначения осей.



Для просмотра координат некоторой точки графика необходимо щелкнуть левой кнопкой мыши по графику и в разделе меню **Форматирование** выбрать **График>Трейс**. Появится диалоговое окно **Х-Ү Тгасе**, показанное на рис. 2.3. Необходимо поместить указатель мыши внутрь декартовой системы координат и щелкнуть левой кнопкой. Появится перекрестие, которое будет переме-

щаться между точками графической зависимости, при этом в полях X-Value и Y-Value будут выводиться координаты точек. Если поле Track Data Points не будет отмечено, то можно считывать координаты произвольной точки в данной системе координат. Нажатие на кнопки Copy X и Copy Y позволяет скопировать координаты точки (отдельно) в буфер обмена.

Ввод информации из файлов данных осуществляется с помощью функций READ(«имя файла»), READPRN(«имя файла»), где имя файла — имя файла данных, которое может включать полный путь к файлу. По умолчанию MathCAD ищет файл с данными в той же директории, где находится файл с рабочим документом.

Числа в файлах данных могут быть целыми — 5, –3, 10; десятичными числами с плавающей запятой — 2.45, 133.555 или с экспоненциальной записью — 5.2E–2 (для числа $5,2 \cdot 10^{-2}$). Файлы данных — файлы, набранные в текстовом редакторе и сохраненные в формате ASCII. Причем числовые данные отделяются друг от друга символом «пробел» или «возврат каретки».

Функция **READ(«имя файла»)** позволяет считать из файла данных вектор. Выражение с данной функцией имеет вид

 $v_i := READ$ («имя файла»).

Функция **READPRN(«имя файла»)** считывает из файла матрицу. Каждая строка файла данных становится строкой матрицы. Число элементов в каждой строке должно быть одинаково. Выражение с данной функцией имеет вид A:=READPRN(«имя файла»).

Решение одного уравнения с одним неизвестным осуществляется с использованием функции root(f(z),z). Аргументами функции являются выражение f(z) и переменная z, входящая в выражение. Функция находит значение переменной z, при котором выражение f(z) обращается в ноль. Выражение f(z) должно быть определено либо до использования функции root, либо непосредственно в ней. Переменной z перед использованием функции root необходимо присвоить численное значение, которое MathCAD будет использовать в качестве начального приближения при поиске корня уравнения f(z) = 0. Если уравнение имеет несколько корней, то выбор начального приближения будет влиять на результат, возвращаемый MathCAD.

Пример. Для решения уравнения $e^x = x^2$ с помощью MathCAD необходимо выполнить несколько этапов. 1. Зададим начальное приближение для переменной х. Введем х:3.

2. Определим выражение, которое необходимо обратить в ноль. Исходное выражение представим в виде $e^{x} - x^{2} = 0$. Левая часть данного выражения будет являться аргументом функции **root**.

$$\mathbf{x} := \mathbf{0} \\ \mathbf{a} := \operatorname{root} \left(\mathbf{x}^2 - \mathbf{e}^{\mathbf{x}}, \mathbf{x} \right) \\ \mathbf{a} = -0.704$$

3. Определим переменную а как корень уравнения. Введем a:root([Space]-e^x[Space],x).

4. Выведем решение уравнения на экран. Введем a=. Вид документа MathCAD, содержащего решение,

Рис. 2.4

показан на рис. 2.4. Решение системы уравнений в MathCAD осуще-

ствляется с использованием решающего блока, который

ограничивается ключевым словом Given сверху, и выражением, содержащим функцию Find(z1, z2, ..., zn), снизу, где z1, z2, ..., zn — искомые неизвестные. В решающем блоке помещается система уравнений. Между правыми и левыми часуравнений системы необходимо использовать оператор ТЯМИ «Равно»

> (см. табл. 2.1), который набирается одновременным нажатием клавиш [Ctrl]=.

$$x := 0$$

Given
$$x^{2} = e^{x}$$

$$a := find(x)$$

$$a = -0.703$$

Если в функции Find только один аргумент, то она возвращает решение одного уравнения, расположенного между ключевым словом Given и функцией Find, в виде скалярной величины. Если в функции Find несколько аргументов, то она возвращает ответ в виде вектора.

Пример. На рис. 2.5 показан вид документа MathCAD, в котором решается рассмотренное ранее уравнение $e^{x} = x^{2}$, но уже с использованием решающего блока Given.



Рис. 2.5 Рассмотрим пример построения с помощью MathCAD графика вольт-амперной характеристики реального р-п-перехода I = f(U), которая описывается следующим выражением:

$$I(U) = I_0 \cdot \left(e^{\frac{\mathbf{q} \cdot (U - \mathbf{r}_s \cdot \mathbf{I})}{\mathbf{k} \cdot \mathbf{T}}} - 1 \right), \tag{2.1}$$

где I — ток p-n-перехода; U — напряжение, приложенное к p-n-переходу; r_s – объемное сопротивление p- и n-областей перехода; q — заряд электрона; k постоянная Больцмана; Т — абсолютная температура перехода; I₀ — обратный ток насыщения p-n-перехода. Как видно из выражения (2.1), для построения графика зависимости I = f(U) для требуемых значений U необходимо решать нелинейное уравнение. На рис. 2.6 приведен документ MathCAD, в котором с помощью решающего блока Given организовано многократное решение уравнения (2.1), и представлен график ВАХ р-п-перехода с учетом объемного сопротивления областей полупроводниковой структуры.



Рис. 2.6

Поиск минимума функции нескольких переменных в MathCAD можно осуществить с помощью функции Minerr(z1, z2, ..., zn), которая используется так же, как и функция Find(z1, z2, ..., zn), т.е. совместно с решающим блоком Given. Между ключевым словом Given и выражением, содержащим функцию Minerr(z1, z2, ..., zn), должна быть записана система уравнений, число которых равно числу переменных минимизируемой функции. Одно из уравнений данной системы должно содержать в левой части минимизируемую функцию, а в правой после оператора «Равно» ([Ctrl]=) — ноль. Остальные уравнения системы — фиктивные, которые представляют собой заведомо верные равенства. MathCAD требует, чтобы число уравнений совпадало с числом неизвестных. Функция Minerr(z1, z2, ..., zn) возвращает вектор со значениями переменных, которые дают минимальное из найденных значений минимизируемой функции.

Пример документа MathCAD, в котором находится минимум функции двух переменных $y(x, z) = 2 \cdot (x-1)^2 + 5 \cdot (z-2)^2 + 2$ с использованием функции **Minerr(z1, z2, ..., zn)**, показан на рис. 2.7.

Определение минимизируемой функции: $y(x,z) := 2 \cdot (x-1)^2 + 5 \cdot (z-2)^2 + 2$ Определение начального приближения: x := 0 z := 0Решающий блок с функцией Minerr: Given y(x,z) = 0 1 = 1 - фиктивное уравнение a := minerr(x,z) $a = \begin{pmatrix} 1 \\ 2 \end{pmatrix}$ - ответ y(1,2) = 2 - проверка решения

Рис. 2.7

3. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 1 ИЗУЧЕНИЕ МАТЕМАТИЧЕСКИХ МОДЕЛЕЙ ПОЛУПРОВОДНИКОВОГО ДИОДА

Цель занятия

1. Изучить математические модели полупроводникового диода.

2. Изучить алгоритм определения основных параметров нелинейной математической модели диода по его вольт-амперной характеристике (BAX).

3. С помощью математического пакета MathCAD по BAX заданного диода определить основные параметры его модели и исследовать влияние температуры на BAX диода.

Краткие теоретические сведения

Основной характеристикой диода является ВАХ — зависимость тока, протекающего через диод, от напряжения, приложенного к нему. ВАХ р-п-перехода, который является основой большинства полупроводниковых диодов, описывается следующим математическим выражением:

$$I(U) = I_0(T) \cdot \left(e^{\frac{q \cdot U}{k \cdot T}} - 1 \right) = I_0(T) \cdot \left(e^{\frac{U}{\varphi_T}} - 1 \right), \tag{3.1}$$

где I — ток через переход; U — напряжение на переходе; q — элементарный заряд (q=1,602 · 10⁻¹⁹ Kл); k — постоянная Больцмана (k=1,38 · 10⁻²³ $\frac{Д_{K}}{K}$); T — температура перехода, выраженная в кельвинах; I₀ — обратный ток перехода (ток насыщения); $\phi_{T} = \frac{k \cdot T}{q}$ — тепловой потенциал, который является функцией температуры (при T=300 K $\phi_{T}(300 \text{ K}) \approx 26 \text{ MB}$). Выражение (3.1), которое качественно очень хорошо отражает основные свойства диода, является простейшей математической моделью диода. График BAX, описываемой выражением (3.1), показан на рис. 3.1. жением (3.1), показан на рис. 3.1.



Температура оказывает сильное влияние на ВАХ. Причем в первую очередь это влияние обусловлено зависимостью обратного тока диода от температуры. При увеличении температуры на 10 °С обратный ток диода из германия увеличивается в 2 раза, а диода из кремния — в 2,5 раза. Такое поведение обратного тока обусловлено ростом числа носителей заряда в полупроводнике при увеличении температуры. Это влияние описывается следующими выражениями:

 $T_2 - T_1$

$$I_0(T_2) = I_0(T_1) \cdot 2^{\frac{T_2 - T_1}{10}}$$
 — для германия; (3.2)

$$I_0(T_2) = I_0(T_1) \cdot (2,5)^{-10}$$
 — для кремния. (3.3)



На рис. 3.2 показаны графики ВАХ кремниевого диода для двух значений температуры $T_2 > T_1$. Рост числа свободных носителей заряда в полупроводнике, а также уменьшение ширины запрещеной зоны полупроводника с ростом температуры приводят к росту прямого тока через диод при фиксированном напряжении на нем или уменьшению прямого напряжения на диоде при фиксированном токе. Это влияние температуры на прямую ветвь ВАХ описывается температуры напряжения на прямую ветвь ВАХ описывается температуры на прямую ветвы ва соста температуры на прями соста температуры на прямую ветвы ва соста температуры на прями соста температуры на прямую ветвы ва соста температуры на прями соста температуры на прями соста температуры на прями соста температуры на прямую ветвы ва соста температуры на прями соста температуры на

ТКН, численно равным отношению изменения падения напряжения на прямосмещенном диоде ΔU_{np} к изменению температуры ΔT , вызвавшему изменение напряжения, при фиксированном прямом токе диода (см. рис. 3.2):

$$TKH = \frac{U_{\pi p2} - U_{\pi p1}}{T_2 - T_1} = \frac{\Delta U_{\pi p}}{\Delta T} \Big|_{I_{\pi p} = \text{const}}$$
(3.4)

Для большинства диодов ТКН $\approx -2 \text{ мB}/^{\circ} \text{C}$.

При работе в режиме по постоянному току диод характеризуется статическим сопротивлением (сопротивлением постоянному току) R_{d} , равным отношению постоянной составляющей напряжения на диоде U_{d} к постоянной составляющей тока диода I_{d} :

$$R_{\pi} = \frac{U_{\pi}}{I_{\pi}} = \operatorname{ctg}\alpha.$$
(3.5)

Геометрической интерпретацией статического сопротивления является котангенс угла наклона прямой, соединяющей начало координат и рабочую точку диода на графике BAX (см. рис. 3.1).

Рабочая точка (режим покоя) характеризуется или значением постоянного напряжения на диоде U_{d} , или значением постоянного тока диода I_{d} , поскольку между ними существует однозначная связь (3.1). Поскольку диод нелинейный прибор, то статическое сопротивление является функцией рабочей точки:

 $R_{\pi} = R_{\pi}(U_{\pi})$ или $R_{\pi} = R_{\pi}(I_{\pi})$.

Эквивалентной схемой диода по постоянному току является резистор с сопротивлением, равным статическому сопротивлению диода.

При работе по переменному току в режиме малого сигнала, когда амплитуды переменных составляющих напряжения на диоде и тока диода много меньше по-

стоянных составляющих $U_m \ll U_d$, $I_m \ll I_d$, диод характеризуется дифференциальным сопротивлением $r_{du\phi}$, равным отношению малого изменения напряжения к малому изменению тока, вызванного изменением напряжения. В пределе, когда $\Delta U \rightarrow 0$, $r_{du\phi}$ есть производная от напряжения по току:

$$\mathbf{r}_{\mu\mu\phi} = \frac{\mathbf{U}_{\mathrm{m}}}{\mathbf{I}_{\mathrm{m}}} = \frac{\Delta \mathbf{U}}{\Delta \mathbf{I}} = \frac{\partial \mathbf{U}}{\partial \mathbf{I}} = \operatorname{ctg}\beta.$$
(3.6)

Геометрической интерпретацией дифференциального сопротивления является котангенс угла наклона касательной, проведенной к графику ВАХ в рабочей точке (см. рис. 3.1). Дифференциальное сопротивление является функцией рабочей точки:

 $\mathbf{r}_{\mu\mu\phi} = \mathbf{r}_{\mu\mu\phi}(\mathbf{U}_{\mu})$ или $\mathbf{r}_{\mu\mu\phi} = \mathbf{r}_{\mu\mu\phi}(\mathbf{I}_{\mu})$.

Физический смысл параметра «дифференциальное сопротивление» — сопротивление диода переменному току.

Эквивалентной схемой диода по переменному току, если не учитывать емкости p-n-перехода, является резистор с сопротивлением, равным дифференциальному сопротивлению диода.

Если из (3.1) выразить зависимость U(I) и продифференцировать его по I, то получим аналитическое выражение для дифференциального сопротивления:

$$r_{\mu\mu\phi} = \frac{\frac{K \cdot I}{q}}{I(U) + I_0(T)} = \frac{\phi_T}{I(U) + I_0(T)} \approx \frac{\phi_T}{I(U)}.$$
(3.7)

Приближенное равенство в (3.7) справедливо при прямом смещении диода, когда обратным током диода $I_0(T)$ в знаменателе можно пренебречь по сравнению с прямым током.

Таким образом, диод обладает различным сопротивлением для постоянного и переменного тока. При прямом смещении сопротивление диода переменному току меньше сопротивления постоянному току, при обратном смещении сопротивление диода переменному току больше сопротивления постоянному току.



Рис. 3.3

Рассмотренные математические модели диода являются упрощенными, ими удобно и просто пользоваться при проведении инженерных расчетов радиоэлектронной аппаратуры, выполняемой на дискретных компонентах. В данных моделях диод рассматривается как идеальный р-п-переход. Однако ВАХ реального диода, как показано на рис. 3.3, отличается от ВАХ идеального р-п-перехода: прямой ток реальдиода меньше ного тока, рассчитываемого по (3.1); на обратной ветви ВАХ реального диода имеется участок резкого роста обратного тока — участок пробоя диода. Отличие прямых ветвей ВАХ реального диода и идеального p-n-перехода обусловлено падением напряжения $\Delta U_{d} = I_{np}r_{s}$ при протекании прямого тока I_{np} через последовательное сопротивление потерь диода r_{s} , которое включает суммарное объемное сопротивление p- и n-области, сопротивление контактных соединений и выводов диода. Таким образом, к p-n-переходу диода прикладывается напряжение на ΔU_{d} меньше, а значит, меньше и ток перехода. Рассмотренные модели диода также не учитывают наличие емкостных свойств — барьерной и диффузи-онной емкости.



Рис. 3.4

Программный модуль Pspice A/D системы OrCAD использует нелинейную модель диода, которая точно описывает работу диода как по постоянному току, так и по переменному току в режиме малого и большого сигнала. Эквивалентная схема, соответствующая этой модели, изображена на рис. 3.4. Ток диода I определяется напряжением, приложенным к переходу U, и описывается выражением

$$I(U) = I_0 \cdot (e^{\overline{n \cdot \varphi_t}} - 1) - I_{\text{проб}}, \qquad (3.8)$$

где n — коэффициент неидеальности ВАХ;

ΤI

 $I_{\text{проб}}$ — обратный ток пробоя.

Обратный ток пробоя определяется формулой

$$I_{\text{проб}} = \begin{cases} 0; & \text{при} \quad U \ge (1 + U_{\text{проб}}), \\ I_{\text{проб0}} \cdot (1 + U_{\text{проб}} - U)^{\text{E}}; & \text{при} \quad U \le (1 + U_{\text{проб}}), \end{cases}$$
(3.9)

где U_{проб} — напряжение пробоя; I_{проб 0} — ток насыщения пробоя, Е — параметр степенного закона тока пробоя.

Емкость перехода представляет собой сумму барьерной и диффузионной емкостей:

$$C = C_{\delta a p} + C_{\mu \phi}. \tag{3.10}$$

Зависимость барьерной емкости (обусловленной наличием обедненного слоя диода) от напряжения на переходе — вольт-фарадная характеристика (ВФХ) — описывается выражением

$$C_{\text{бар}} = \begin{cases} C_0 \cdot \left(1 + \frac{|U|}{\varphi_{\kappa}}\right)^{-\gamma}; & \text{при } U \le 0.8 \times \varphi_{\kappa}, \\ C_0 \times 0.2^{-\gamma}; & \text{при } U > 0.8 \times \varphi_{\kappa}, \end{cases}$$
(3.11)

где ϕ_{κ} — контактная разность потенциалов p-n-перехода; C₀ — максимальное значение барьерной емкости (при U = 0); γ — коэффициент, зависящий от распределения концентрации легирующей примеси в переходе (для резкого пере-

хода $\gamma=1/2$, для плавного перехода $\gamma=1/3$). В (3.11) напряжение на переходе берется по модулю, поскольку барьерная емкость зависит от обратного напряжения U < 0.

Диффузионная емкость, отражающая процессы накопления носителей заряда в p- и n-областях диода, определяется по формуле

$$C_{\mu\mu\phi} = t_{\pi p} \cdot \frac{\partial I}{\partial U} = \frac{t_{\pi p}}{r_{\mu\mu\phi}} \approx \frac{t_{\pi p} \cdot I(U)}{\varphi_{T}}, \qquad (3.12)$$

где t_{пр} — время пролета носителей заряда через диод или время жизни неосновных носителей заряда в базе диода. Базой называется менее легированная из двух областей полупроводниковой структуры диода.

В табл. 1.15 данного практикума приведена полная система параметров модели диода, используемая программным модулем Pspice A/D пакета OrCAD. Параметры модели разбиты на группы, каждая из групп параметров отражает то или иное свойство или характеристику диода: параметры, описывающие статический режим работы, т.е. ВАХ диода; параметры, описывающие динамический режим работы, т.е. его емкостные свойства, определяющие длительность переходных процессов; параметры, описывающие влияние температуры. В зависимости от типа диода по функциональному назначению или от точности, предъявляемой к результатам моделирования, ряд параметров может не использоваться, им присваиваются значения по умолчанию. При моделировании выпрямительного диода необходимо иметь параметры, описывающие прямую ветвь ВАХ и его емкостные свойства. При моделировании стабилитрона необходимо знать параметры, описывающие как прямую ветвь ВАХ, так и обратную – участок пробоя, который является в данном случае рабочим участком. При моделировании варактора необходимо знать как параметры ВАХ, так и параметры, описывающие его барьерную емкость.

Важной задачей, которую должен уметь решать разработчик аппаратуры, использующий пакет **OrCAD**, является алгоритм определения параметров модели прибора по его справочным данным, поскольку в его собственных библиотеках математических моделей диодов имеются модели не для всей номенклатуры приборов.

Алгоритм определения основных параметров математической модели диода I_0 , n, r_s , ϕ_{κ} и γ по его ВАХ и ВФХ рассмотрим на примере СВЧ диода с барьером Шоттки ВАТ54W фирмы Philips Semiconductors.

График прямой ветви ВАХ диода в полулогарифмическом масштабе показан на рис. 3.5 сплошной линией. Из-за падения напряжения на последовательном сопротивлении r_s связь между током диода I и напряжением на его зажимах U_d (см. рис. 3.4) описывается следующим выражением:

$$I(U_d) = I_0 \left[e^{\frac{q(U_d - I \times r_s)}{n \times k \times T}} - 1 \right].$$
(3.13)

При низком уровне тока падением напряжения на сопротивлении r_s можно пренебречь, а уравнение (3.13) можно упростить:

$$I(U_d) = I_0 \cdot e^{\frac{qU_d}{nkT}}.$$
(3.14)

Прологарифмировав правую и левую части (3.14), можно получить выражение

$$\log_{10}(\mathbf{I}) \approx \log_{10}(\mathbf{I}_0) + \frac{\mathbf{q}}{\mathbf{n} \cdot \mathbf{k} \cdot \mathbf{T} \cdot \ln(10)} \mathbf{U}_d, \qquad (3.15)$$

из которого следует, что графиком функции $\log_{10}(I)$ в полулогарифмическом масштабе является прямая с наклоном $\frac{q}{n \cdot k \cdot T \cdot \ln(10)}$, пересекающаяся с осью ординат в точке $\log_{10}(I_0)$. На рис. 3.5 график выражения (3.15) показан штриховой линией.

Таким образом, чтобы определить значения коэффициента неидеальности ВАХ n и обратного тока насыщения I_0 , необходимо провести прямую, аппроксимирующую ВАХ диода при низких уровнях тока, определить тангенс ее угла наклона и точку пересечения с осью ординат.



Изменению тока диода от значения I = 0,01 мА до значения I = 0,1 мА (см. рис. 3.5), соответствует изменение $\Delta \log_{10}(I_1) = 1$. Тогда коэффициент неидеальности ВАХ п находится из выражения

$$\frac{q}{nkT \cdot ln(10)} = \frac{1}{\Delta U_1},$$
(3.16)
r.e. $n = \frac{q \cdot \Delta U_1}{k \cdot T \cdot ln(10)} \approx 16,784328 \cdot \Delta U_1 \text{ при T} = 300 \text{ K}.$
При изменении напряжения на $\Delta U_1 = 0.05$ В: n $\approx 16.784328 \cdot 0.05 \approx 0.84$.

Обратный ток насыщения определяется по величине тока в точке пересечения прямой, аппроксимирующей ВАХ при низких уровнях тока, с осью ординат. Из рис. 3.5 определяем значение $I_0 \approx 1 \times 10^{-7}$ А.

Второй способ определения n и I_0 заключается в решении системы из двух нелинейных уравнений, составленной на основании уравнения (3.8) (при $I_B=0$), по известным координатам двух точек ВАХ диода при низких уровнях тока (I_1 , U_{d1}), (I_2 , U_{d2}):

$$\log_{10}(I_1) \approx \log_{10}(I_0) + \frac{q}{n \cdot k \cdot T \cdot \ln(10)} U_{d1};$$
 (3.17)

$$\log_{10}(I_2) \approx \log_{10}(I_0) + \frac{q}{n \cdot k \cdot T \cdot \ln(10)} U_{d2}.$$
 (3.18)

Последовательное сопротивление диода r_s определяется по разности между падением напряжения на реальном диоде и идеальном p–n–переходе – ΔU_2 при высоком уровне тока I_2 (см. рис. 3.5):

$$r_{\rm s} = \frac{\Delta U_2}{I_2} \,. \tag{3.19}$$

Из рис. 3.5 определяем $\Delta U_2 = 0,2$ В при токе $I_2 = 0,1$ А, тогда $r_s = 0,2/0,1 = 2$ Ом.

Причем по экспериментальной ВАХ диода можно не только определить значения параметров I_0 , n, r_s , но и найти их оптимальные значения, т.е. такие значения, которые лучше всего приближают ВАХ, рассчитанную по выражению (3.13), к экспериментальной. Для этого необходимо минимизировать функцию ошибки, равную сумме квадратов нормированных разностей между значениями тока в точках экспериментальной $I_{3kci}(U)$ и рассчитанной по (3.13)

 $I_{paci}(U)$ ВАХ диода:

$$f(I_0, n, r_s) = \sum_{i=1}^{N} \left(\frac{I_{3\kappa c \, i}(U) - I_{pac \, i}(U)}{I_{3\kappa c \, i}(U)} \right)^2, \qquad (3.20)$$

где N — число точек на ВАХ диода. Такие вычисления можно легко провести с использованием математического пакета MathCAD.

Параметры ϕ_{κ} и γ зависят от технологии изготовления диода и типа перехода и могут быть определены с использованием двух точек на кривой ВФХ, которые соответствуют большим обратным напряжениям. ВФХ описывается выражением (3.11), а график ее показан на рис. 3.6.

При больших обратных напряжениях на диоде выражение в скобках можно упростить:

$$1 + \frac{|U|}{\varphi_{\kappa}} \approx \frac{|U|}{\varphi_{\kappa}}, \qquad (3.21)$$

тогда из выражения (3.11) следует, что

$$\frac{C_1}{C_2} \approx \left(\frac{U_2}{U_1}\right)^{\gamma},\tag{3.22}$$

где C_1 и C_2 — емкости при обратных напряжениях U_1 и U_2 соответственно (см. рис. 3.6). Тогда

$$\gamma \approx \frac{\ln(C_1/C_2)}{\ln(U_2/U_1)}.$$
(3.23)

После определения $\gamma ~\phi_\kappa$ может быть найдено с использованием формулы





Рис. 3.6

Пример документа MathCAD для определения параметров нелинейной математической модели диода и их оптимальных значений по экспериментальной BAX с комментариями приведен ниже.

1. Чтение файла данных ivd.txt, содержащего ВАХ диода:

IV:=READPRN («ivd.txt») VDC:= IV⁽⁰⁾ IDC:= IV⁽¹⁾ NI:= rows(VDC) i:= 0,1..N1-1 k:= $1.38 \cdot 10^{-23}$ q:= $1.6 \cdot 10^{-19}$ T:= 300 $\phi t(T):= \frac{k \cdot T}{q}$ 2. Решающий блок для вычисления n и I₀: n:= 0.8 Io:= $5 \cdot 10^{-9}$ — начальное приближение Given

$$\begin{split} & \operatorname{Io} \cdot \left(e^{\frac{\operatorname{VDC}_2}{\operatorname{n} \cdot \phi t(T)}} - 1 \right) - \operatorname{IDC}_2 = 0 \qquad \operatorname{Io} \cdot \left(e^{\frac{\operatorname{VDC}_0}{\operatorname{n} \cdot \phi t(T)}} - 1 \right) - \operatorname{IDC}_0 = 0 \\ & \begin{pmatrix} n \\ \operatorname{Io} \end{pmatrix} &:= \operatorname{Find}(n, \operatorname{Io}) \\ & n = 0.897553 \qquad \operatorname{Io} = 1.273964 \cdot 10^{-7} - paccчитанные значения. \\ & 3. Onucanue BAX идеального p-n-nepexoda: \\ & \operatorname{Id}_i &:= \operatorname{Io} \cdot \left(e^{\frac{\operatorname{VDC}_i}{\operatorname{n} \cdot \phi t(T)}} - 1 \right) \end{split}$$

4. Расчет последовательного сопротивления диода r_s :

$$Ud(I) := \ln\left(\frac{I+Io}{Io}\right) \cdot n \cdot \phi t(T) \qquad Rs := \frac{VDC_9 - Ud(IDC_9)}{IDC_9}$$

Rs = 1.921126

5. Для расчета ВАХ по (3.13) необходимо многократно решать данное нелинейное уравнение, что осуществляется с помощью функции root, предназначенной для решения уравнения:

)

$$i \coloneqq 0, 1..N1 - 1 \qquad x \coloneqq IDC_0$$

$$f(Io, n, Rs, VDCn) \coloneqq root \left[Io \cdot \left[e^{\frac{VDCn - x \cdot Rs}{nm \cdot \phi t(T)}} - 1 \right] - x, x \right]$$

$$IDCn_i \coloneqq f(Io, n, Rs, VDC_i)$$

6. Графики ВАХ (рис. 3.7): экспериментальной — IDC, идеальной по выражению (3.1) — Id, теоретической с учетом r_s (3.13) — IDCn:



Рис. 3.7

Анализ: выражение (3.1) адекватно описывает ВАХ реального диода только в области малых токов; с помощью (3.13) можно получить адекватное описание всей ВАХ диода.

7. Определение функции среднеквадратического отклонения:

$$SSE(Io, n, Rs) := \sum_{i} \left[\frac{f(Io, n, Rs, VDC_{i}) - IDC_{i}}{IDC_{i}} \right]^{2}$$

SSE(Io, n, Rs):= 0.509879 — значение среднеквадратического отклонения до оптимизации.

1 = 1

2 = 2

8. Расчет оптимальных значений параметров модели:

Given SSE(Io, n, Rs) = 0 $\begin{pmatrix} Io \\ n \\ Rs \end{pmatrix} := Minerr(Io, n, Rs)$

n = 0.911426 Io = $1.273964 \cdot 10^{-7}$ Rs = 2.187723 — значения параметров модели после оптимизации;

SSE(Io, n, Rs) = 0.284268 — значение среднеквадратического отклонения после оптимизации.

9. Расчет ВАХ диода с оптимальными значениями параметров:

 $IDCopt_i := f(Io, n, Rs, VDC_i)$

10. Графики ВАХ (рис. 3.8): экспериментальной — IDC, теоретической (3.13) с оптимальными значениями параметров — IDCn:



Puc. 3.8

Анализ: после проведения оптимизации уменьшилась величина среднеквадратического отклонения SSE, как видно из графиков, BAX модели диода с оптимальными параметрами лучше аппроксимирует экспериментальную BAX.

Порядок выполнения задания

1. С использованием математического пакета MathCAD по заданной экспериментальной ВАХ диода рассчитайте параметры математической модели диода I_0 , n, r_S. Оптимизируйте значения этих параметров. Координаты точек прямой ветви ВАХ (U, I), измеренные при $t = 20^{\circ}$ С, содержатся в файлах VAH1.TXT, VAH2.TXT, ..., VAH10.TXT в каталоге D:\STUDENT\....

Как можно показать, что ВАХ, рассчитанная по (3.13) с оптимальными значениями параметров I_0 , n, r_s , лучше аппроксимирует экспериментальную ВАХ, чем со значениями параметров до оптимизации?

2. Постройте с использованием выражения (3.1) и зависимости (3.3) графики прямой и обратной ветвей ВАХ для двух значений температуры 0 и 50°С для диапазонов напряжения от -100 до 0 В и от 0 до 0,8 В. Определите величину ТКН при значении прямого тока $I_{np} = 20$ мА.

Как изменяется обратный ток диода с ростом температуры?

3. Постройте зависимости статического сопротивления по выражению (3.5) и дифференциального сопротивления по выражению (3.7) от напряжения на диоде при прямом и обратном смещении для температуры 20°С. Диапазоны значений напряжения задать, как в п.2.

Сравните между собой статическое сопротивление диода и дифференциальное при прямом и при обратном смещении диода.

Контрольные вопросы

1. Чем обусловлена зависимость обратного тока диода от температуры?

2. Чем объясняется влияние температуры на прямую ветвь ВАХ диода?

3. Какой физический смысл имеет параметр ТКН?

4. Когда в качестве эквивалентной схемы диода можно использовать его дифференциальное сопротивление?

5. Какой физический смысл имеет параметр диода — дифференциальное сопротивление?

6. Чем обусловлено наличие в полной эквивалентной схеме диода последовательного сопротивления?

7. Как можно графически определить обратный ток насыщения диода по его ВАХ?

8. Как графически определяется коэффициент неидеальности ВАХ?

9. Как можно графически определить последовательное сопротивление диода?

10. Чем обусловлено наличие емкости в эквивалентной схеме диода?

11. При проведении каких расчетов необходимо учитывать емкость диода?

12. При проведении каких расчетов диод можно представить резистором с сопротивлением, равным статическому сопротивлению диода?

13. Каким параметром моделируется накопление носителей заряда в базе диода?

14. Для какого типа перехода параметр $\gamma = 1/2$?

15. Как по графику ВФХ диода определить параметр C_0 ?

16. Как можно по графику ВФХ диода определить значения параметров γ и ϕ_{κ} ?

4. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 2 ИСПОЛЬЗОВАНИЕ ВЫПРЯМИТЕЛЬНЫХ ДИОДОВ И СТАБИЛИТРОНОВ

Цель занятия

1. Изучить основные характеристики и параметры выпрямительных диодов и стабилитронов.

2. Выполнить инженерный расчет элементов простейших схем выпрямителя и параметрического стабилизатора напряжения.

3. Провести математическое моделирование разработанных схем с помощью пакета проектирования аналоговых и цифровых устройств OrCAD. Сравнить результаты моделирования на ЭВМ с исходными данными и результатами инженерного расчета.

4. С помощью пакета OrCAD исследовать влияние элементов схемы на основные характеристики устройств.

Краткие теоретические сведения

Выпрямительные диоды предназначены для преобразования переменного напряжения или тока низкой частоты (50...20000 Гц) в постоянное напряжение или ток. Принцип действия выпрямительных диодов основан на использовании резкой асимметрии вольт-амперной характеристики (BAX) p-n-



Рис. 4.1

перехода.

Устройство простейшего однополупериодного выпрямителя показано на рис. 4.1, а форма входного и выходного напряжения и тока диода — на рис. 4.2. При действии положительной полуволны входного напряжения диод VD открыт, его сопротивление мало $R_{дпp} \ll R_{H}$, а амплитудные значения прямо-

го тока диода и тока нагрузки определяются только сопротивлением нагрузки и амплитудой входного напряжения:

$$I_{HM} = I_{AM} \approx \frac{U_{BXM}}{R_{H}}.$$
(4.1)

Амплитудное значение выходного напряжения определяется амплитудой входного напряжения

$$U_{BbIX m} = U_{BX m} - U_{\mathcal{A} \Pi p} \approx U_{BX m}, \qquad (4.2)$$

поскольку падение напряжения на прямосмещенном диоде мало и его значение определяется прямым током диода. Для кремниевых диодов $U_{d np} = 0,5...1,4B$, а для германиевых $U_{d np} = 0,2...0,5B$.



Рис. 4.2

При действии отрицательной полуволны входного напряжения диод VD закрыт, его сопротивление велико $R_{d \ o o p} >> R_{H}$, через нагрузку протекает обратный ток диода, величина которого практически не зависит от обратного напряжения $I_{H} = I_{o o p}$ и определяется материалом, из которого изготовлен диод, и площадью поперечного сечения рп-перехода. Для кремниевых диодов $I_{o o p}$ лежит в диапазоне от единиц наноампер до единиц микроампер, а для германиевых — от десятых долей до сотен микроампер.

Форма выходного напряжения и тока нагрузки (см. рис. 4.2) пульсирующая, с амплитудами пульсаций, равными амплитудным значениям выходного напряжения и

тока диода. Амплитуда обратного напряжения, которое прикладывается к диоду при действии отрицательной полуволны, равна амплитуде входного напряжения:

 $U_{m \text{ obp}} = U_{BX m} - I_{obp} R_{H} \approx U_{BX m}.$ (4.3)

Постоянное напряжение такой формы для многих применений оказывается непригодным. Рассмотренную схему дополняют конденсатором, включенным параллельно нагрузке (рис. 4.3), что позволяет при правильном выборе емкости конденсатора существенно уменьшить амплитуды пульсаций выходного



напряжения и тока нагрузки (рис. 4.4).

При действии положительной полуволны входного напряжения конденсатор С заряжается прямым током диода, а при действии отрицательной разряжается через нагрузку. Амплитуда импульсов тока диода оказывается много больше максимальных значе-

ний тока нагрузки (см. рис. 4.4), что обусловлено малой длительностью импульсов, поскольку заряд конденсатора происходит только в те промежутки





среднее значение тока диода равно току нагрузки:

$$I_{\mu cp} = \frac{1}{T} \int_{0}^{T} i_{\mu}(t) dt \approx I_{\mu m}.$$
 (4.4)

Пользуясь известным выражением

$$i_{c}(t) = C \frac{du_{c}(t)}{dt}, \qquad (4.5)$$

связывающим мгновенные значения тока конденсатора $i_c(t)$ с напряжением на нем $u_c(t)$, определим величину емкости C, которая позволяет обеспечить амплитуду пульсаций на нагрузке $\Delta U_{вых}$ при токе нагрузки I_{hm} . После замены дифференциалов $du_c(t)$ и dt конечными приращениями $\Delta U_{вых}$ и Δt_{pa3p} , с учетом того, что разряд конденсатора происходит в течение промежутка времени, равного практически целому периоду входного напряжения $\Delta t_{pa3p} \approx T = 1/f$, получим выражение для емкости конденсатора:

$$C = \frac{I_{H m}}{\Delta U_{BbIX} f},$$
 (4.6)

где f — частота входного напряжения.

В схеме однополупериодного выпрямителя с конденсатором амплитуда обратного напряжения, которое прикладывается к диоду при действии отрицательной полуволны, определяется удвоенной амплитудой входного напряжения, поскольку напряжение на катоде диода U_k с помощью конденсатора поддерживается постоянным и равным $\approx U_{BXm}$, а напряжение на аноде U_a периодически уменьшается до $-U_{BXm}$:

$$U_{m \text{ obp}} = U_{\kappa} - U_{a} = U_{BX m} + U_{BX m} \approx 2U_{BX m}.$$

$$(4.7)$$



Широко используется мостовая схема выпрямителя, показанная на рис. 4.5. Это двухполупериодный выпрямитель, поскольку в отличие от предыдущей схемы ток через нагрузку протекает в течение обоих полупериодов входного напряжения. Схема включает диодный мост, состоящий из четырех диодов. Переменное

напряжение подается в одну диагональ моста, а нагрузка подключена к другой. Поэтому при действии положительной полуволны входного напряжения откры-





ты диоды VD2, VD3, а при действии отрицательной полуволны — VD1, VD4.

Форма выходного напряжения и тока нагрузки при емкости конденсатора C = 0 показана на рис. 4.6. При емкости $C \neq 0$ амплитуда выходного напряжения и тока нагрузки уменышается (рис. 4.7). Причем разряд конденсатора происходит в течение промежутка времени равного практически половине периода входного напряжения $\Delta t_{pa3p} \approx T/2 = 1/(2 \cdot f)$. Поэтому требуемая емкость конденсатора определяется согласно выражению

$$C = \frac{I_{H m}}{2\Delta U_{BHY} f}.$$
 (4.8)

То есть в мостовой схеме выпрямителя для обеспечения требуе-

мого уровня пульсаций выходного напряжения при заданном токе нагрузки необходим конденсатор с емкостью в два раза меньшей, чем в схеме однополупериодного выпрямителя.

В мостовой схеме выпрямителя с конденсатором амплитуда обратного напряжения, которое прикладывается к одному диоду при действии отрицательной полуволны, практически равна амплитуде входного напряжения:

$$U_{m o \delta p} \approx U_{BX m}$$

Это объясняется тем, что обратное напряжение прикладывается не к одному диоду, как в однополупериодном выпрямителе, а к двум последовательно







I_д, мА





включенным.

Использовать выпрямительные диоды на высоких частотах не представляется Это возможным. обусловлено соизмеримостью длительности переходных процессов при переключении диода с прямого включения на обратное с периодом входного напряжения. Переходные процессы обусловлены наличием диффузионной и барьерной емкостей р-п-перехода. В момент переключения диода наблюдается бросок обратного тока, т.е. диод обладает низким обратным сопротивлением, которое устанавливается до своего нормального (достаточно высокого) значения в течение конечного промежутка времени.

На рис. 4.8 показана форма выходного напряжения и тока нагрузки однополупериодного выпрямителя (см. рис. 4.1) на диоде КД226А при частоте входного напряжения $f = 100 \,\mathrm{kTu}$. Напряжение и ток такой формы (см. рис. 4.8) нельзя назвать постоянными, поскольку в течение значительной части периода через нагрузку протекает ток в другом направлении.

Таким образом, основными параметрами выпрямительных диодов, по которым их подбирают для работы в схемах выпрямителей, являются:

максимально допустимый прямой ток I_{пр макс};

максимально допустимый импульсный прямой ток I_{примакс};

максимально допустимое обратное напряжение U_{обр макс};

время обратного восстановления диода t_{вос обр} — время переключения диода с заданного прямого тока на заданное обратное напряжение от момента прохождения тока через нулевое значение до момента достижения обратным током заданного значения.

<u>Полупроводниковый стабилитрон</u> — полупроводниковый диод, напряжение на котором сохраняется с определенной точностью при протекании через него тока в заданном диапазоне, предназначенный для стабилизации постоянного напряжения. Принцип действия стабилитрона основан на использовании участка электрического пробоя на обратной ветви ВАХ р-n-перехода. График ВАХ стабилитрона представлен на рис. 4.9. Если обратный ток стабилитрона лежит в диапазоне $I_{\rm cт\ MuH}...I_{\rm ct\ Makc}$, то обратное напряжение практически не изменяется (см. рис. 4.9). При токе стабилитрона $I_{\rm ct\ MuH}$ напряжение на нем сильно зависит от величины тока, а при $I_{\rm ct\ Makc}$ электрический пробой переходит в



Рис. 4.9

тепловой.

Пробой p-n-перехода — явление резкого увеличения дифференциальной проводимости p-n-перехода при достижении обратным напряжением (током) критического для данного прибора значения. Необратимые изменения в переходе не являются необходимым следствием пробоя.

Электрический пробой р-пперехода — пробой р-п-перехода, обусловленный лавинным размножением носителей заряда или туннельным эффектом.

Лавинный пробой p-n-перехода электрический пробой p-n-перехода, вызванный лавинным размножением носителей заряда под действием сильного элек-

трического поля.

Туннельный пробой р-п-перехода — электрический пробой р-п-перехода, вызванный туннельным эффектом.

Тепловой пробой р-п-перехода — пробой р-п-перехода, вызванный ростом числа носителей заряда в результате нарушения равновесия между выделяемым в p-n-переходе и отводимым от него теплом.

Устройство, предназначенное для стабилизации постоянного напряжения, в котором используется стабилитрон, называется **параметрическим стабили**затором напряжения, поскольку его характеристики полностью определяются параметрами стабилитрона. Схема такого стабилизатора напряжения представлена на рис. 4.10. Нагрузка подключена параллельно стабилитрону, при этом напряжение на ней остается постоянным с определенной степенью точности. При этом ток стабилитрона, который задается гасящим или балластным рези-



стором R_{Γ} , должен лежать в диапазоне $I_{\text{ст мин}}...I_{\text{ст макс}}$.

Требуемую величину сопротивления резистора R_г легко найти, составив для данной схемы уравнения по законам Кирх-гофа:

$$I_{\rm R} = I_{\rm cT} + I_{\rm H},$$
 (4.10)

$$U_{BX} = I_R R_{\Gamma} + U_{BbIX}. \qquad (4.11)$$

После подстановки (4.10) в (4.11) получим

$$R_{\Gamma} = \frac{U_{BX} - U_{BbIX}}{I_{OT} + I_{U}}.$$

Обычно разработчики задаются током стабилитрона из следующего условия: $I_{ct \text{ мин}} \leq I_{ct} \leq I_{ct \text{ макс}} - I_{H}$, (4.13)

которое должно выполняться, чтобы стабилитрон не выходил из строя при отключении нагрузки. В этом случае ток стабилитрона возрастает на величину тока нагрузки I_н.

Важным параметром стабилизатора напряжения является коэффициент стабилизации, равный отношению изменения входного напряжения к изменению выходного напряжения:

$$K_{cT} = \frac{\Delta U_{BX}}{\Delta U_{BMX}}, \qquad (4.14)$$

который позволяет оценить стабилизирующие свойства устройства. В реальных схемах его величина достигает нескольких десятков $K_{ct} = 30...60$.

Выражение для коэффициента стабилизации легко получить, воспользовавшись эквивалентной схемой параметрического стабилизатора напряжения по переменному току, показанной на рис. 4.11. Данная схема отличается от реальной тем, что стабилитрон в ней представлен его эквивалентом по переменному току — дифференциальным сопротивлением r_{cT} , а к входу схемы подключен источник переменного напряжения с амплитудой ΔU_{BX} . Для схемы (см. рис. 4.11) можно записать:

$$K_{cT} = \frac{\Delta U_{BX}}{\Delta U_{BbIX}} = \frac{\frac{R_{H}r_{cT}}{R_{H} + r_{cT}} + R_{\Gamma}}{\frac{R_{H}r_{cT}}{R_{H} + r_{cT}}}.$$
(4.15)

Поскольку обычно $\,r_{_{CT}}<< R_{_{\rm H}}\,$ и $\,r_{_{CT}}<< R_{_{\Gamma}}$, то

$$K_{cT} \approx \frac{R_{\Gamma}}{r_{cT}}.$$
(4.16)

Таким образом, для улучшения стабилизирующих свойств стабилизатора напряжения необходимо: увеличивать сопротивление гасящего резистора и использовать стабилитрон с меньшим значением дифференциального сопротивления. Однако увеличение R_г должно сопровождаться увеличением уровня постоянного входного напряжения, что приведет к уменьше-



Рис. 4.11

нию коэффициента полезного действия схемы.

Основными параметрами стабилитрона являются:

напряжение стабилизации U_{ст} — падение напряжения на стабилитроне при протекании заданного тока стабилизации;

минимальный I_{ст мин} и максималь-

ный І_{ст макс} токи стабилитрона;

температурный коэффициент напряжения стабилизации, численно равный отношению относительного изменения напряжения стабилизации стабилитрона, выраженного в процентах, к абсолютному изменению температуры окружающей среды при постоянном значении тока стабилизации

$$\alpha_{\rm Ucr} = \frac{\Delta U_{\rm cr}}{U_{\rm cr} \Delta T} 100 \,\%, \,(\%/^{\circ}{\rm C}); \tag{4.17}$$

дифференциальное сопротивление стабилитрона, определяемое на участке пробоя,

$$\mathbf{r}_{\rm cT} = \frac{\Delta U_{\rm cT}}{\Delta I_{\rm cT}} = \frac{U_{\rm cT \ Makc} - U_{\rm cT \ MH}}{I_{\rm cT \ Makc} - I_{\rm cT \ MH}}.$$
(4.18)

Порядок выполнения задания

1. Выполнить инженерный расчет стабилизированного источника напряжения, схема которого представлена на рис. 4.12. Исходные данные для расчета приведены в табл. 4.1. Расчеты проводить в рабочей тетради. После получения численных значений параметров элементов (сопротивлений и емкостей) необходимо выбрать их номинальные значения согласно рядам ГОСТа (прил. 1). Значения резисторов выбирать из ряда, соответствующего допустимому отклонению ± 5 %, конденсаторов — ± 20 %. При проведении всех последующих расчетов оперировать только номинальными значениями.





Рис.	4.	12	
I IIV.		1 4	

Таблица 4.1

Исходные данные для расчета

№ варианта	Выходное напряжение U _{вых} , В	Ток нагрузки I _н , мА	Амплитуда пульсаций выходного напряжения ΔU _{вых} , мВ
1	3,3	40	10
2	3,3	160	50
3	3,9	150	50
4	4,7	30	10
5	5,6	100	30
6	6,8	20	10
7	6,8	100	30
8	10	40	10
9	22	20	10
10	30	15	5

Примечание. Для нечетных номеров вариантов необходимо рассчитать стабилизированный источник напряжения с однополупериодной схемой выпрямителя (рис. 4.12,а), для четных — с мостовой схемой (рис. 4.12,б).

1.1. Выбрать необходимый стабилитрон из следующих условий $U_{ct} = U_{вых}$ и $I_{ct makc} > I_{H}$. Типы и параметры стабилитронов приведены в табл. 4.2. Переписать параметры стабилитрона в рабочую тетрадь.

1.2. Задаться коэффициентом стабилизации из диапазона значений $K_{cT} = 30...60$. Если $I_H \ge 80 \text{ мA}$, выбрать $K_{cT} = 30$; если $I_H < 80 \text{ мA}$, то $K_{cT} = 60$.

1.3. Воспользовавшись выражением (4.14), по заданному $\Delta U_{\text{вых}}$ и выбранному $K_{\text{ст}}$ рассчитать амплитуду пульсаций на входе стабилизатора $\Delta U_{\text{вх ст}}$.

1.4. Согласно (4.16) рассчитать сопротивление гасящего резистора R_{r} , обеспечивающего требуемый коэффициент стабилизации K_{cr} .

1.5. Выбрать рабочий ток стабилитрона I_{ст} из условия (4.13).

1.6. Пользуясь (4.10), вычислить ток гасящего резистора I_R.

1.7. Рассчитать сопротивление нагрузки R_н:

 $R_{\rm H} = \frac{U_{\rm BMX}}{I_{\rm H}}.$

1.8. Определить необходимое постоянное напряжение на входе стабилизатора U $_{\rm BX\,cT}$ (4.10).

1.9. Пользуясь (4.17), рассчитать температурный уход выходного напряжения стабилизатора $\Delta U_{\text{вых T}} = \Delta U_{\text{ст}}$ при изменении температуры на $\Delta T = +50^{\circ} \text{ C}$.

1.10. Результаты расчета стабилизатора напряжения свести в табл. 4.3.

Таблица 4.2

Тип	U _{ct} ,	I _{ст мин} ,	I _{ст макс} ,	r _{ct} ,	$\alpha_{\rm Uct}$,
стабилитрона	В	мА	мА	Ом	%/°C
КС133А	3,3	3	81	20	-0,11
КС433А	3,3	3	229	10	-0,1
КС439А	3,9	3	212	10	-0,1
КС147А	4,7	3	58	25	-0,09
КС456А	5,6	3	167	10	+0,05
KC168A	6,8	3	45	20	+0,06
КС468А	6,8	3	142	5	+0,065
КС510А	10	1	79	20	+0,08
KC522A	22	1	37	20	+0,1
KC530A	30	1	27	25	+0,1

Параметры стабилитронов

Таблица 4.3

		mapa		eraonismisar	opa manp	///////////////////////////////////////	. 171			
Тип	U _{BX CT} ,	$\Delta U_{BX CT}$,	U _{вых} ,	$\Delta U_{B \text{ bix } T}$,	ΔU_{BHX} ,	I _{ct} ,	I _R ,	Кст	R _H ,	R _Γ ,
стабили- трона	В	мВ	В	мВ	мВ	мА	мА		Ом	Ом

Параметры стабилизатора напряжения

1.11. Следующие параметры стабилизатора напряжения являются исходными для расчета выпрямителя:

$$\begin{split} U_{\rm b b x \ b b i \pi p} &= U_{\rm b x \ c \tau}; \\ \Delta U_{\rm b b i x \ b b i \pi p} &= \Delta U_{\rm b x \ c \tau}; \\ I_{\rm H \ b b i \pi p \ m} &= I_{\rm R}. \end{split}$$

1.12. Определить необходимую амплитуду входного напряжения выпрямителя:

 $U_{\text{BX m}} = U_{\text{BX cT}} + \Delta U_{\text{BX cT}} + U_{\pi p},$

где U_{np} — падение напряжения на прямосмещенном диоде выпрямителя. При расчетах можно принять $U_{np} \approx 1B$. В случае мостовой схемы выпрямителя необходимо учесть, что последовательно с нагрузкой и источником сигнала включено два выпрямительных диода. Округлить полученное значение U_{bxm} в большую сторону до ближайшего целого значения, выраженного в вольтах.

1.13. Рассчитать емкость конденсатора на выходе выпрямителя C, используя (4.6) для однополупериодной схемы и (4.8) для мостовой схемы. Частоту входного напряжения принять $f = 50\Gamma \mu$.

1.14. Определить амплитуду обратного напряжения на диоде выпрямителя по (4.7) для однополупериодной схемы выпрямителя и по (4.9) для мостовой схемы.

1.15. Пользуясь данными табл. 4.4, выбрать необходимый выпрямительный диод с учетом соотношений $I_{\rm H \, Bып \, p \, m} < I_{\rm np \, Makc}$, $U_{\rm m \, oбp} < U_{\rm oбp \, Makc}$. Переписать параметры диода в рабочую тетрадь.

Таблица 4.4

Тип диода	I _{пр макс} , А	I _{пр и макс} , А	U _{обр макс} , В	t _{обр вос} , мкс
КД226А	1,7	10	100	0,25
КД226Б	1,7	10	200	0,25
КД226В	1,7	10	400	0,25
КД226Г	1,7	10	600	0,25
КД226Д	1,7	10	800	0,25

Параметры выпрямительных диодов

1.16. Результаты расчета выпрямителя свести в табл. 4.5.

Таблица 4.5

Тип диода	С, мкФ	U _{т обр} , В	U _{BX m} , B

Параметры выпрямителя

2. Пользуясь программой OrCAD, выполнить моделирование разработанного устройства и сравнить результаты моделирования с результатами инженерных расчетов. В рабочей тетради записать результаты моделирования и дать ответы на вопросы.

2.1. Собрать схему рассчитанного стабилизатора напряжения (см. рис. 4.10), провести анализ по постоянному току для различных значений напряжения входного источника (**DC Sweep**) и определить, в каком диапазоне входных напряжений $U_{BX MUH} \dots U_{BX MAKC}$ схема будет работоспособна. В качестве входного источника использовать источник постоянного напряжения (**VDC**) и установить диапазон изменения его напряжения от 0 до $3U_{BX cT}$. Вывести график зависимости $I_{cT} = f(U_{BX})$, работоспособность схемы определить по выполнению условия $I_{CT MUH} < I_{CT} < I_{CT MAKC}$.

Как изменится диапазон рабочих входных напряжений стабилизатора U_{вх мин}...U_{вх макс} при увеличении, уменьшении R_г в два раза?

2.2. Собрать схему рассчитанного источника стабилизированного напряжения, изображенную на рис. 4.12,а или рис. 4.12,б, в зависимости от схемы выпрямителя и провести анализ во временной области (**Transient**). В качестве входного источника использовать источник синусоидального напряжения (**Vsin**) и установить его параметры, как показано в табл. 4.6.

Таблица 4.6

Обозначение	Параметр	Размерность	Значение
DC	Напряжение при выполнении анализа по	В	0
	постоянному току (DC)		
AC	Напряжение при выполнении расчета	В	0
	частотных характеристик (AC Sweep)		
VOFF	Постоянная составляющая	В	0
VAMPL	Амплитуда	В	U _{BX m}
FREQ	Частота	Гц	50
TD	Задержка	с	0
DF	Коэффициент затухания	с	0
PHASE	Фаза	градусы	0

Установка параметров источника синусоидального напряжения

Расчеты проводить для диапазона времени от 0 до 1000 мс (соответствует 50 периодам входного напряжения), а вывод результатов на экран осуществлять в диапазоне от 900 до 1000 мс (соответствует 46...50 периодам). Это обусловлено необходимостью окончания переходных процессов, связанных с наличием конденсатора на выходе выпрямителя. Расчеты и построение графиков проводить с шагом дискретизации по времени 0,01 мс. Для этого в окне задания параметров моделирования (Analysis\Setup\Transient) установить следующие параметры анализа:

Print step — 0.01ms, Final Time — 1000ms, No printed delay — 900ms, Step ceiling — 0.01ms.

Пользуясь возможностями программы для просмотра графических зависимостей результатов моделирования (**Probe**), определить следующие параметры устройства:

уровень постоянного напряжения на выходе U_{вых мод};

амплитуда пульсаций на выходе $\Delta U_{\text{вых мод}}$;

уровень постоянного напряжения на входе стабилизатора U_{вх ст мод};

амплитуда пульсаций на входе стабилизатора $\Delta U_{\text{вх ст мод}}$;

амплитуда обратного напряжения на диоде выпрямителя U_{m обр мод};

амплитуда импульсов прямого тока диода выпрямителя $\,I_{\,np\,u}\,.$

Для определения постоянных уровней необходимо задать выполнение преобразования Фурье для требуемых напряжений. Результаты преобразования Фурье можно просмотреть в выходном файле.

Выполнить анализ во временной области для двух значений температур 27°С и 77°С. Для этого в окне (Analysis\Setup\Temperature) задать через пробел значения температуры 27 и 77. Определить изменение выходного напряжения, обусловленное изменением температуры $\Delta U_{\text{вых Т мод}}$.

Сравнить результаты моделирования с результатами инженерных расчетов, сделать выводы. Если не удалось достичь заданных требований, необходимо объяснить, по какой причине. Проанализировать, параметры каких элементов необходимо изменить для достижения поставленной задачи.

2.3. Установить частоту источника входного напряжения f=100 кГц. В окне задания параметров моделирования (Analysis\Setup\Transient) изменить параметры анализа:

Print step — 0.1us,

Final Time — 2500us,

No printed delay — 2000us,

Step ceiling — 0.1us.

Уменьшить емкость конденсатора в 2000 раз.

Определить уровни постоянного выходного напряжения и напряжения на входе стабилизатора.

Сравнить данные результаты с результатами, полученными при частоте входного напряжения f=50 Гц, объяснить причины различия.

Контрольные вопросы

1. Какое свойство p-n-перехода используется для выпрямления переменного тока?

2. Поясните принцип действия однополупериодного выпрямителя.

3. Почему отличается амплитудное значение обратного напряжения, которое прикладывается к диоду в однополупериодной схеме выпрямителя и мостовой схеме?

4. Как изменится амплитуда пульсаций выходного напряжения выпрямителя с конденсатором фильтра, если уменьшить сопротивление нагрузки?

5. Почему диод типа КД226 нельзя использовать для выпрямления напряжения с частотой 100 кГц?

6. Назовите основные параметры выпрямительных диодов.

7. Для чего используется конденсатор в схемах выпрямителей?

8. Какое свойство p-n-перехода используется для стабилизации напряжения с помощью стабилитрона?

9. Как можно увеличить коэффициент стабилизации параметрического стабилизатора напряжения? Как это отразится на других параметрах стабилизатора?

10. Как изменится ток стабилитрона, если увеличить (уменьшить) сопротивление резистора R_{Γ} (см. рис. 4.10)?

11. Что произойдет, если ток стабилитрона превысит его максимальное значение $I_{ct\mbox{ max}}$?

5. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 3 ИЗУЧЕНИЕ МАТЕМАТИЧЕСКИХ МОДЕЛЕЙ БИПОЛЯРНОГО ТРАНЗИСТОРА

Цель занятия

1. Изучить основные математические модели биполярного транзистора (БТ).

2. Выполнить расчет дифференциальных h-параметров БТ по семействам его ВАХ и параметров малосигнальной Т-образной эквивалентной схемы замещения.

3. С помощью пакета OrCAD исследовать влияние параметров Т-образной эквивалентной схемы замещения на частотные свойства транзистора.

Краткие теоретические сведения

Математическая модель БТ, как и любого другого электронного прибора, с той или иной степенью точности описывает его электрические свойства с помощью математических выражений или эквивалентных схем. Электрические характеристики эквивалентных схем, состоящих из более простых элементов (диодов, управляемых источников тока, резисторов, конденсаторов и др.), для определенных режимов работы и диапазонов рабочих частот оказываются близкими к характеристикам реальных приборов. Поэтому математические модели используются при проведении проектирования радиоэлектронных схем на основе БТ для расчета характеристик и параметров как самого прибора, так и всей схемы в целом. Степень точности математической модели зависит от числа ее параметров или элементов эквивалентной схемы. Чем сложнее модель, тем она точнее, но тем более сложно ею пользоваться. Очень важно знать не только систему параметров каждой модели, но и диапазон ее применимости.

Существующие модели транзисторов можно разделить на два вида: нелинейные модели и малосигнальные (линейные). Нелинейные модели предназначены для математического описания БТ, работающего в режиме большого сигнала, когда амплитудные значения переменных составляющих токов транзистора $I_{6 m}$, $I_{k m}$, $I_{9 m}$ и напряжений между его выводами $U_{69 m}$, $U_{K9 m}$ соизмеримы с уровнем постоянных составляющих токов I_6 , I_k , I_9 и напряжений U_{69} , U_{K9} :

$$\begin{split} & I_{\delta m} \approx I_{\delta}, \quad I_{\kappa m} \approx I_{\kappa}, \quad I_{\Im m} \approx I_{\Im}; \\ & U_{\delta \Im m} \approx U_{\delta \Im}, \qquad U_{\kappa \Im m} \approx U_{\kappa \Im}. \end{split}$$

В режиме большого сигнала БТ работает в таких устройствах, как мощные усилительные каскады, генераторы синусоидальных и импульсных сигналов, различные импульсные и цифровые устройства. Кроме того, нелинейные модели позволяют рассчитывать статические ВАХ БТ.

Малосигнальные модели используются при описании устройств, в которых транзистор работает в активном режиме на линейных участках ВАХ. К ним относятся малосигнальные (линейные) усилительные каскады. В этом случае амплитудные значения переменных составляющих токов транзистора $I_{\delta m}$, $I_{\kappa m}$, $I_{\mathfrak{g} m}$ и напряжений между его выводами $U_{\delta\mathfrak{g} m}$, $U_{\kappa\mathfrak{g} m}$ много меньше уровня постоянных составляющих токов I_{δ} , I_{κ} , $I_{\mathfrak{g}}$ и напряжений $U_{\delta\mathfrak{g}}$, $U_{\kappa\mathfrak{g}}$:

$$\begin{split} &I_{\delta m} << I_{\delta}, \ I_{\kappa m} << I_{\kappa}, \ I_{\vartheta m} << I_{\vartheta}; \\ &U_{\delta \vartheta m} << U_{\delta \vartheta}, \quad U_{\kappa \vartheta m} << U_{\kappa \vartheta}. \end{split}$$

Модель Эберса — Молла является наиболее распространенной нелинейной моделью, ее вариант для n-p-n-транзистора показан на рис. 5.1. Диод VD1 моделирует свойства эмиттерного перехода, а диод VD2 — коллекторного. ВАХ диодов аппроксимируются выражениями:



Рис. 5.13

(5.1)

где I_{э0}, I_{к0} — параметры модели, имеющие смысл тепловых обратных токов насыщения эмиттерного и коллекторного переходов; n₁, n₂ — коэффициенты неидеальности ВАХ эмиттерного и коллекторного переходов БT: $\phi_T = kT/q$ — тепловой потенциал микрочастицы, при температуре Т=300 К тепловой потенциал принимает значение $\phi_T \approx 26 \text{ мB}; \text{ k}$ постоянная Больцмана; Т — абсолютная температура перехода; q — элементарный заряд. Положительными считаются токи I₁, I₂ и напряжения U'бэ, U'бк, соответствующие прямым

включениям переходов. Положительные направления токов во внешних выводах эмиттера, базы и коллектора совпадают с направлениями токов в активном режиме. (Система индексов имеет следующий смысл: $U_{\delta 9} = U_{\delta} - U_{9}$, $U_{\delta K} = U_{\delta} - U_{K}$, где U_{9} , U_{δ} и U_{K} — потенциалы эмиттера, базы и коллектора. При перемене порядка индексов изменяется знак, например $U_{\delta 9} = -U_{9\delta}$).

Источники токов отображают взаимодействие переходов. Источник тока $h_{215}I_1$, подключенный параллельно диоду VD2, учитывает передачу тока из эмиттера в коллектор, а источник тока $h_{215u}I_2$ — из коллектора в эмиттер. Токи I_1 , I_2 , если они положительны, имеют смысл токов инжекции через переходы.

Заметим, что в первом приближении токи $h_{216}I_1$, $h_{216u}I_2$ не зависят от напряжения, действующего в той цепи, в которую включен соответствующий источник тока. Параметры модели h_{216} и h_{216u} являются статическими коэффициентами передачи по току в схеме с общей базой (ОБ) в активном и инверсном режиме работы БТ и определяются соответственно соотношениями

$$h_{21b} = (I_{\kappa} - I_{\kappa \bar{0}0})/I_{3},$$

$$\mathbf{h}_{21\mathbf{b}\mathbf{u}} = (\mathbf{I}_{\mathfrak{H}} - \mathbf{I}_{\mathfrak{H}}) / \mathbf{I}_{\kappa} ,$$

где $I_{\kappa \delta 0}$, $I_{3\delta 0}$ — обратные или тепловые токи коллекторного и эмиттерного переходов. В транзисторе выполняется соотношение взаимности $h_{215}I_{30} = h_{215u}I_{\kappa 0}$, поэтому только три из четырех параметров являются независимыми.

Таким образом, в модели (см. рис. 5.1) диоды VD1, VD2 отображают инжекцию (экстракцию) носителей через эмиттерный и коллекторный переходы. Параметр h_{215} и источник тока $h_{215}I_1$ отражают инжекцию электронов из эмиттера в базу, их перенос через базу в коллектор, а также нежелательную инжекцию дырок из базы в эмиттер. Аналогично параметр h_{215u} и источник тока $h_{215u}I_2$ отражают инжекцию электронов из коллектора в базу, их перенос через базу в эмиттер и инжекцию дырок из базы в коллектор. Токи эмиттера и коллектора (см. рис. 5.1) связаны с внутренними токами модели соотношениями

$$I_{9} = I_{1} - h_{215\mu}I_{2}, \qquad (5.3)$$

$$I_{\kappa} = h_{21B}I_1 - I_2.$$
 (5.4)

Подставив (5.1)–(5.2) в (5.3)–(5.4), получаем систему уравнений, связывающих токи БТ с напряжениями:

$$I_{3} = I_{30} \left[\exp(U'_{\delta 3} / (n_{1} \phi_{T})) - 1 \right] - h_{21 \delta \mu} I_{\kappa 0} \left[\exp(U'_{\delta \kappa} / (n_{2} \phi_{T})) - 1 \right];$$
(5.5)

$$I_{\kappa} = h_{215} I_{30} [\exp(U'_{63} / (n_1 \phi_T)) - 1] - I_{\kappa 0} [\exp(U'_{6\kappa} / (n_2 \phi_T)) - 1];$$
(5.6)
$$I_{\sigma} = I_{\sigma} - I_{\sigma} = (1 - h_{215}) I_{\sigma 0} [\exp(U'_{\sigma \sigma} / (n_1 \phi_T)) - 1] - 1] - 1$$

$$-(1 - h_{215\mu})I_{\kappa0}[\exp(U'_{\delta\kappa}/(n_2\phi_T)) - 1].$$
(5.7)

Из этих уравнений можно получить аналитические выражения для любого семейства ВАХ БТ в любой схеме включения.

Резисторы г'_э, г'_б, г'_к моделируют суммарное сопротивление: объемного сопротивления, омического контакта и вывода эмиттера, базы и коллектора соответственно. Из-за падения напряжения, обусловленного протеканием через них токов выводов БТ, токи диодов VD1 и VD2 определяются не внешними напряжениями U_{63} и U_{6k} , а внутренними U'_{63} и U'_{6k} . Конденсаторы $C_{3 \, 6ap}$, $C_{\kappa \, 6ap}$, $C_{3 \, d\phi}$, $C_{\kappa \, d\phi}$ — моделируют барьерные и диффузионные емкости эмиттерного и коллекторного переходов транзистора, т.е. отражают инерционные свойства переходов при работе БТ с переменными сигналами. Барьерные и диффузионные емкости зависят от напряжений U'_{63} и $U'_{6\kappa}$, поэтому в модели используются либо усредненные постоянные значения емкостей – параметры

модели, либо для повышения точности зависимости $C_{\delta ap}(U)$, $C_{d\phi}(U)$, что приводит к увеличению числа параметров модели.

Рассмотренная модель Эберса — Молла не учитывает некоторых особенностей работы реального транзистора: ток рекомбинации эмиттерного перехода, эффект модуляции толщины базы, эффекты высокого уровня инжекции, токи термогенерации и утечки переходов и др. Поэтому точность модели невелика, а ее применимость ограничена. Для повышения точности модели в нее вводят дополнительные элементы, учитывающие те или иные эффекты, перечисленные выше, и получают более сложные модификации исходной модели. Однако при усложнении модели ее точность хотя и возрастает, но возникают трудности экспериментального определения все большего числа параметров, многие из которых не могут быть измерены непосредственно. Поэтому применяемые для расчета электронных схем модифицированные модели Эберса — Молла представляют компромисс между точностью и сложностью.

Малосигнальная Т-образная эквивалентная схема замещения БТ с ОБ в активном режиме показана на рис. 5.2. Она получена из модели Эберса — Молла (см. рис. 5.1) путем замены диодов VD1 и VD2 резисторами r_3 , r_k , сопротивления которых равны дифференциальным сопротивлениям эмиттерного и коллекторного переходов. Кроме того, исключены резисторы r'_3 , r'_k , имеющие малое сопротивление, источник тока $h_{215u}I_2$ и конденсатор $C_{\kappa \, д\phi}$, поскольку при обратном смещении коллекторного перехода ток I_2 очень мал, а диффузионная емкость коллекторного перехода отсутствует.



Рис. 5.14

Следует помнить, что при заданных постоянных составляющих тока эмиттера и напряжения на коллекторе параметры модели постоянны, однако они могут изменяться при изменении постоянных составляющих.

При анализе усилительных устройств на БТ, включенном по схеме с общим эмиттером (ОЭ), данной эквивалентной схемой (см. рис. 5.2) неудобно

пользоваться, поскольку выходной ток I_k определяется током общего вывода I_9 . Используя теорему об эквивалентном генераторе тока, после соответствующих преобразований можно получить эквивалентную схему для включения с ОЭ, показанную на рис. 5.3. В данной схеме ток управляемого источника определяется входным током базы I_6 . При этом коллекторный переход описыва-

ется резистором с сопротивлением меньше дифференциального сопротивления коллекторного перехода $r_{\kappa}^* = r_{\kappa} / (1 + h_{213})$ и конденсатором с емкостью больше барьерной емкости коллекторного перехода $C_{\kappa}^* = C_{\kappa} \cdot (1 + h_{213})$. В данных выражениях h_{213} — статический коэффициент передачи по току в схеме с ОЭ.

Конденсаторы, моделирующие емкости p-n-перехода (см. рис. 5.2, 5.3), при рассмотрении работы БТ на низких частотах из схем можно исключить ввиду малой величины их емкости. На низких частотах их реактивное сопротивление оказывается очень большим и не влияет на работу усилителя. На высоких частотах их реактивное сопротивление уменьшается и становится соизмеримым с сопротивлениями переходов, поэтому они включаются в эквивалентную схему БТ на высоких частотах.



Рис. 5.15

Формальная модель (система h-параметров). Транзистор можно рассматривать как четырехполюсник (рис. 5.4), связь между напряжениями и токами которого описывается двумя функциями, в общем случае — нелинейными. В режиме малого сигнала статические характеристики БТ можно считать линейными, а значит, линейными будут и функциональные зависимости переменных составляющих токов и напряжений. Поэтому в режиме малого сигнала БТ можно рассматривать как линейный четырехполюсник, который в общем случае описывается различными системами параметров Z, Y, H и т.д.

Если в качестве независимых переменных выбрать входной ток I_1 и выходное напряжение U_2 , тогда функциональные зависимости будут иметь вид $U_1 = f(I_1, U_2)$, $I_2 = f(I_1, U_2)$. Для малых приращений токов и напряжений, используя теорему Тейлора в первом приближении, получим

$$\Delta U_1 = \frac{\partial U_1}{\partial I_1} \Delta I_1 + \frac{\partial U_1}{\partial U_2} \Delta U_2; \quad \Delta I_2 = \frac{\partial I_2}{\partial I_1} \Delta I_1 + \frac{\partial I_2}{\partial U_2} \Delta U_2.$$
(5.8)

Приращения токов и напряжений можно рассматривать как гармонические колебания с комплексными амплитудами \dot{I}_1 , \dot{U}_2 , \dot{I}_2 , \dot{U}_1 . Частные производные обозначим h_{11} , h_{12} , h_{21} , h_{22} и получим уравнения четырехполюсника в следующем виде:

$$\dot{U}_1 = h_{11}\dot{I}_1 + h_{12}\dot{U}_2; \qquad \dot{I}_2 = h_{21}\dot{I}_1 + h_{22}\dot{U}_2.$$
 (5.9)



Рис. 5.16

Физический смысл h-параметров вытекает из данной системы уравнений: $h_{11} = \dot{U}_1/\dot{I}_1$ — входное сопротивление в режиме короткого замыкания на выходе $\dot{U}_2 = 0$ для переменного тока; $h_{21} = \dot{I}_2/\dot{I}_1$ — коэффициент прямой передачи по току в режиме короткого замыкания на выходе $\dot{U}_2 = 0$ для переменного тока; $h_{12} = \dot{U}_1/\dot{U}_2$ — коэффициент обратной

связи по напряжению в режиме холостого хода по входу $\dot{I}_1 = 0$ для переменного тока; $h_{22} = \dot{I}_2 / \dot{U}_2$ — выходная прводимость в режиме холостого хода по входу $\dot{I}_1 = 0$ для переменного тока.

Значения h-параметров зависят от рабочей точки, частоты сигнала (на высоких частотах они носят комплексный характер), а также от схемы включения БТ, в обозначении имеется третий индекс — б, э, к для схем включения ОБ, ОЭ, ОК соответственно.

На низких частотах, когда емкостными составляющими токов транзистора можно пренебречь ввиду их малости, h-параметры являются действительными величинами и представляют собой дифференциальные параметры, которые легко определяются по семействам ВАХ транзистора.

Система h-параметров БТ широко используется в инженерных методах расчета малосигнальных (линейных) усилителей. Как будет показано ниже, по значениям h-параметров БТ можно рассчитать основные параметры усилительного устройства. Поэтому важно уметь определять их значения в требуемой рабочей точке.

На рис. 5.5 показан графический способ определения h-параметров БТ, включенного по схеме с ОЭ. В заданной рабочей точке A на линейном участке семейства входных характеристик строим треугольник, проведя прямые параллельно оси абсцисс и ординат до пересечения со следующей характеристикой. Значения приращения токов и напряжений позволяют определить параметры h_{11э} и h_{12э} согласно выражениям:

$$h_{119} = \frac{\Delta U_{69}}{\Delta I_{6}} \bigg|_{U_{K9} = \text{const}} = \frac{U_{69} "-U_{69}'}{I_{6} "-I_{6}'} \bigg|_{U_{K9} = U_{K9} "},$$
(5.10)

$$h_{129} = \frac{\Delta U_{69}}{\Delta U_{K9}} \Big|_{I_{6} = \text{const}} = \frac{U_{69}" - U_{69}'}{U_{K9}" - U_{K9}'} \Big|_{I_{6} = I_{6}'}.$$
(5.11)

Параметры h_{213} , h_{223} определяются по семейству выходных характеристик. Обратите внимание на различие в обозначении статического коэффициента передачи по току в схеме с ОЭ h_{213} и дифференциального параметра h_{213} . Через точку А' на семействе выходных ВАХ, соответствующей точке А на семействе входных ВАХ, проводим вертикальную прямую до пересечения с соседней характеристикой и находим ΔI_{κ} и ΔI_{6} . Задав приращение напряжения U_{κ_3} и оставаясь на кривой, соответствующей току базы I_{6}' , находим ΔI_{κ} . Тогда h_{213} , h_{223} вычисляем по формулам

$$h_{219} = \frac{\Delta I_{\kappa}}{\Delta I_{\delta}} \bigg|_{U_{\kappa9} = \text{const}} = \frac{I_{\kappa}^{\,\,\text{'''}} - I_{\kappa}^{\,\,\text{''}}}{I_{\delta}^{\,\,\text{''}} - I_{\delta}^{\,\,\text{''}}} \bigg|_{U_{\kappa9} = U_{\kappa9}^{\,\,\text{''}}}, \tag{5.12}$$

$$h_{229} = \frac{\Delta I_{\kappa}}{\Delta U_{\kappa9}} \Big|_{I_{6} = \text{const}} = \frac{I_{\kappa}' - I_{\kappa}''}{U_{\kappa9}' - U_{\kappa9}''} \Big|_{I_{6} = I_{6}'}.$$
(5.13)



Рис. 5.17

Элементы малосигнальной Т-образной эквивалентной схемы БТ с ОЭ, соответствующие определенной рабочей точке, можно определить по h-параметрам, найденным в ней:

$$r'_{\delta} = h_{119} - (1 + h_{219})r_{9}; \qquad r_{\kappa}^{*} = 1/h_{229}; \qquad (5.14)$$

$$r_{3} = h_{123}/h_{223};$$
 $h_{213} = h_{213}.$ (5.15)

На практике по графикам очень трудно определить h_{123} , поэтому сопротивление r_3 лучше рассчитать, пользуясь выражением для дифференциального сопротивления эмиттерного перехода $r_3 = \phi_T/I_3$, где I_3 — ток эмиттера в рабочей точке.

Модель Гуммеля — **Пуна**. При автоматизированном моделировании БТ на ЭВМ на первое место по сравнению с вычислительной простотой выходит точность моделей. Математические модели БТ, предназначенные для автомати-

зированного проектирования, должны обеспечивать высокую точность как для большого, так и для малого сигнала, а описывающие их параметры должны достаточно легко определяться и проверяться. Чтобы описать эффекты, не учитываемые моделью Эберса — Молла, систему уравнений (5.5)–(5.7) следует дополнить соответствующими членами. Гуммель и Пун продемонстрировали относительно простые методы, с помощью которых эту систему уравнений можно модифицировать таким образом, чтобы описать три важных эффекта второго порядка: 1) рекомбинацию в области объемного заряда эмиттерного перехода при малых напряжениях смещения эмиттер — база; 2) снижение коэффициента усиления по току, наблюдаемое при больших токах; 3) влияние расширения области объемного заряда (эффект модуляции ширины базы или эффект Эрли) на ток связи между эмиттером и коллектором. Эти эффекты второго порядка вызывают отклонение реальных характеристик приборов от идеальных, как показано на рис. 5.6. Цифры (см. рис. 5.6) соответствуют нумерации эффектов в тексте. В результате такой модификации с включением указанных эффектов получается модель Гуммеля — Пуна, удобная для автоматизированного моделирования. Модель Гуммеля — Пуна используется в модуле **PSpice** пакета **OrCAD**. Перечень параметров этой модели приведен в табл. 1.16, а эквивалентная схема БТ, соответствующая данной модели, показана на рис. 5.7. Обозначения элементов (рис. 5.7) соответствуют обозначениям параметров модели БТ в модуле **PSpice.**



Снижение коэффициента передачи по току при больших токах (эффект больших токов) описывается в модели Гуммеля — Пуна такими параметрами, как ток начала спада зависимости h_{213} от тока коллектора в активном и инверсном режиме (IKF, IKR). Параметр IKF определяется координатой точки пересечения прямой, аппроксимирующей зависимость $I_{\kappa} = f(U_{63})$ при больших токах, с осью токов, как показано на рис. 5.6,а. Эффект модуляции ширины базы учитывается такими параметрами, как напряжение Эрли в активном и инверсном режиме (VAF, VAR). Параметр VAF определяется координатой точки пересечения прямых, аппроксимирующих выходные характеристики БТ с ОЭ на участке активно-

го режима, с осью напряжений, как показано на рис. 5.6,б. Параметры IKF, IKR, VAF, VAR входят в выражение для заряда базы Q_b (см. рис. 5.7).

Рекомбинация в области объемного заряда эмиттерного перехода при малых напряжениях смещения эмиттер — база (рис. 5.6,а) в модели Гуммеля — Пуна учитывается следующим образом. Токи эмиттерного и коллекторного переходов представляются суперпозицией тока идеального и неидеального переходов, что на эквивалентной схеме (см. рис. 5.7) представляено четырьмя диодами.



Рис. 5.19

Частотные свойства БТ. Параметры транзистора и в первую очередь его усилительные свойства в значительной степени зависят от частоты усиливаемого сигнала. Причинами этого являются инерционность процессов переноса инжектированных носителей из эмиттера транзистора в коллектор, а также наличие емкостей и сопротивлений переходов транзистора.

При усилении сигнала с частотой f = 1/T, если время пролета носителей соизмеримо с периодом усиливаемых колебаний $t_{np} \sim T$, то происходит запаздывание коллекторного тока по отношению к эмиттерному. Момент времени, соответствующий максимальному значению тока коллектора, отстает от момента времени в точке максимума тока эмиттера, как показано на рис. 5.8. Это приводит к появлению фазового сдвига $\varphi = 2\pi f t_{np}$ между током эмиттера и током коллектора на векторной диаграмме, которая показана на рис. 5.9. Коэффициенты передачи по току в схеме с ОБ и ОЭ становятся комплексными величинами:

$$\dot{h}_{216} = \frac{\dot{I}_{\kappa}}{\dot{I}_{9}} = |h_{216}|e^{j\phi_{h_{216}}}; \qquad \dot{h}_{219} = \frac{\dot{I}_{\kappa}}{\dot{I}_{6}} = |h_{219}|e^{j\phi_{h_{219}}}. \qquad (5.16)$$

Сравнение векторных диаграмм для токов БТ на низких (рис. 5.9,а) и высоких частотах (рис. 5.9,б) показывает, что появление такого фазового сдвига приводит к росту амплитуды тока базы, а значит, к уменьшению значения модуля коэффициента передачи по току в схеме с ОБ.

Частотные зависимости комплексных коэффициентов передачи по току в схемах с ОБ и ОЭ описываются следующими выражениями:

$$\dot{h}_{216}(f) = \frac{h_{216}}{1 + j\frac{f}{f_{h_{216}}}}; \qquad \dot{h}_{219}(f) = \frac{h_{219}}{1 + j\frac{f}{f_{h_{219}}}}, \qquad (5.17)$$

где $j = \sqrt{-1}$; h_{215} , h_{219} — статические коэффициенты передачи по току БТ в схеме с ОБ и ОЭ соответственно; $f_{h_{216}}$, $f_{h_{219}}$ — предельные частоты коэффициентов передачи по току в схеме с ОБ и ОЭ соответственно.

Предельной частотой коэффициента передачи по току в схеме с ОБ (ОЭ) $f_{h_{216}}$ ($f_{h_{219}}$) называется частота, на которой модуль коэффициента передачи по току в схеме с ОБ (ОЭ) уменьшается в $\sqrt{2}$ раз по сравнению с его низкочастотным значением.

Частотные зависимости модулей комплексных коэффициентов передачи по току в схемах с ОБ и ОЭ описываются выражениями

$$|\mathbf{h}_{216}|(\mathbf{f}) = \frac{\mathbf{h}_{216}}{\sqrt{1 + \left(\frac{\mathbf{f}}{\mathbf{f}_{h_{216}}}\right)^2}}; \qquad |\mathbf{h}_{219}|(\mathbf{f}) = \frac{\mathbf{h}_{219}}{\sqrt{1 + \left(\frac{\mathbf{f}}{\mathbf{f}_{h_{219}}}\right)^2}}. \tag{5.18}$$

На рис. 5.10 показаны графики зависимостей модуля и фазы комплексных коэффициентов передачи по току в схемах с ОБ и ОЭ. На низких частотах фаза комплексных коэффициентов передачи по току стремится к 0, на высоких частотах к –90°, а на частоте, равной предельной, фаза равна –45°.

Предельная частота в схеме с ОБ значительно выше, чем в схеме с ОЭ:

 $f_{h_{21\delta}} = f_{h_{21\vartheta}} (1 + h_{21\delta})(1 + m),$ где m=0,2...0,6.



Частотные свойства БТ описываются еще одним параметром f_{гр} — граничной частотой коэффициента передачи по току в схеме с ОЭ, на которой модуль коэффициента передачи по току в схеме с ОЭ старавным единице новится (рис. 5.10). Из данного опредеустанавливается легко ления связь между граничной частотой и предельной частотой коэффициента передачи по току в схеме с ОЭ. Из (5.18) можно записать

$$h_{219}|(f_{rp}) = \frac{h_{219}}{\sqrt{1 + \left(\frac{f_{rp}}{f_{h_{219}}}\right)^2}} = 1,$$

тогда, если пренебречь в подкоренном выражении 1, получим

$$f_{rp} \approx h_{219} f_{h_{219}}$$
. (5.20)

Уменьшение модуля ко-

эффициента передачи по току БТ с ростом частоты приводит к уменьшению коэффициентов усиления по напряжению и мощности усилителей на их основе. Наибольшую частоту, при которой транзистор способен генерировать колебания в схеме автогенератора, называют максимальной частотой генерации f_{макс}. Ее связь с граничной частотой описывается выражением

$$f_{MAKC} = \sqrt{\frac{f_{rp}}{8\pi r'_{6} C_{\kappa \, \delta ap}}}.$$
(5.21)

Коэффициент усиления по мощности БТ на частоте f_{макс} становится равным единице, т.е. транзистор на частотах выше f_{макс} теряет способность усиливать электрические сигналы.

Механизм влияния емкостей переходов БТ на его усилительную свойства с ростом частоты сигнала заключается в следующем. Уменьшение реактивного сопротивления емкостей переходов с ростом частоты приводит к уменьшению входного и выходного сопротивления БТ, а значит, и к уменьшению амплитуды полезного сигнала на входе и выходе усилителя, т.е. к уменьшению коэффициента усиления по напряжению.

(5.19)

Для повышения рабочего диапазона частот БТ необходимо:

уменьшать их геометрические размеры — ширину базы и площади поперечного сечения переходов, уменьшая тем самым время пролета и емкости переходов;

увеличивать скорость движения инжектированных носителей путем неравномерного легирования базы (для создания дополнительного ускоряющего поля в ней); использования полупроводниковых материалов с большей подвижностью носителей (арсенид галлия, фосфид индия);

уменьшать сопротивление базы, используя в структуре БТ гетеропереход, в котором односторонняя инжекция из эмиттера в базу возможна при концентрации примеси в базе большей, чем в эмиттере.

Упрощенная эквивалентная малосигнальная схема усилителя на БТ с ОЭ показана на рис. 5.11. Основой ее является малосигнальная Т-образная эквивалентная схема замещения БТ, которая дополнена сопротивлением нагрузки $R_{\rm H}$ и источником переменного сигнала $E_{\rm c}$, имеющим внутреннее сопротивление $R_{\rm F}$. В данной схеме отсутствуют конденсаторы, моделирующие емкости эмиттерного перехода ввиду их малости. Коэффициент усиления по напряжению усилителя в области средних частот определяется выражением

$$K_{u} = \frac{U_{BbIX}}{E_{c}} = \frac{h_{219} \cdot R_{H}}{h_{119}} \frac{h_{119}}{h_{119} + R_{\Gamma}} = \frac{h_{219} \cdot R_{H}}{h_{119} + R_{\Gamma}}.$$
 (5.22)



Рис. 5.11

Порядок выполнения задания

1. Для заданного БТ с использованием пакета **OrCAD** построить семейства входных $I_{\delta} = f(U_{\delta 3})$ и выходных $I_{\kappa} = f(U_{\kappa 3})$ ВАХ для схемы с ОЭ и рассчитать его h-параметры в заданной рабочей точке $I_{\delta 0}$, $U_{\kappa 30}$ (табл. 5.1).

1.1. Для построения семейства входных ВАХ БТ со структурой n-p-n необходимо создать документ Schematics, содержащий схему, показанную на рис. 5.12,а. Для транзистора p-n-p-типа необходимо изменить полярность подключения источников напряжения на противоположную. В схеме использовать источники постоянного напряжения — VDC.

1.2. Установить параметры анализа **DC Sweep**, задав линейное изменение источника входного напряжения $V1 = U_{69}$ от 0 до 0,9 В с шагом 0,01 В. Установить параметры анализа **Parametric**, задав изменение источника выходного напряжения $V2 = U_{K9}$ списком значений: 0, U_{K90} и $2U_{K90}$.

Таким образом организовать два цикла вычислений. Внутренний задает изменение напряжения база-эмиттер U_{бэ}, а внешний — изменение напряжения коллектор — эмиттер U_{кэ}.

1.3. Запустить выполнение анализа схемы. Вывести на экран графики зависимостей $I_6 = f(U_{69})$ при $U_{K9} = const.$ Установить подходящий предел графика по оси тока базы ($I_{6 \text{ макс}} = 3I_{60}$). Пользуясь двумя электронными курсорами программами **Probe**, рассчитать h-параметры БТ. Свести в таблицу в рабочей тетради координаты точек графика, по которым проводился расчет, а также полученные значения h-параметров.

Можно ли, пользуясь полученными графиками, рассчитать параметр $h_{12\mathfrak{3}}\mathit{?}$ Почему?

1.4. Для построения семейства выходных ВАХ со структурой n-p-n необходимо создать другой документ **Schematics**, содержащий схему, показанную на рис. 5.12,6. Для транзистора p-n-p-типа необходимо изменить полярность подключения источников на противоположную. Использовать источники постоянного тока и напряжения — IDC, VDC.



1.5. Установить параметры анализа **DC Sweep**, задав линейное изменение источника выходного напряжения $V1 = U_{\kappa_3}$ от 0 до $2U_{\kappa_30}$ с шагом 0,05 В. Установить параметры анализа **Parametric**, задав изменение источника входного тока $I1 = I_6$ списком значений 0,5 I_{60} , I_{60} , 1,5 I_{60} . Организованы два вычислительных цикла. Внутренний цикл задает изменение напряжения коллектор-эмиттер U_{κ_3} , а внешний цикл — изменение тока базы I_6 .

1.6. Запустить выполнение анализа схемы. Вывести на экран графики зависимостей $I_{\kappa} = f(U_{\kappa 3})$ при $I_{\delta} = \text{const}$. Установить при необходимости требуемые пределы графика по осям координат. Пользуясь двумя электронными курсорами программами **Probe**, рассчитать h-параметры. Свести в таблицу в рабочей тетради координаты точек графика, по которым проводился расчет, а также полученные значения h-параметров.

2. Рассчитать значения элементов малосигнальной Т-образной эквивалентной схемы БТ с ОЭ (см. рис. 5.3) и нарисовать ее в рабочей тетради.

2.1. Пользуясь выражениями (5.14)–(5.15), рассчитать значения параметров r_{6} , r_{κ}^{*} . Значение r_{9} рассчитать по известному току эмиттера в рабочей точке $I_{9} \approx I_{\kappa}$.

2.2. С помощью (5.18), пользуясь данными прил. 2, по известному значению $|h_{213}|$ на частоте f рассчитать значение предельной частоты коэффициента передачи по току в схеме с ОЭ — $f_{h_{213}}$. Записать выражение для частотной зависимости $\dot{h}_{213}(f)$. Рассчитать значение C_{κ}^{*} по известному C_{κ} (прил. 2).

2.3. Нарисовать в рабочей тетради эквивалентную схему БТ и подписать на ней значения всех элементов. Не включать в схему конденсаторы, моделирующие эмиттерный переход.

3. Пользуясь программой **OrCAD**, с помощью упрощенной эквивалентной малосигнальной схемы усилителя на БТ с ОЭ, изучить влияние емкости конденсатора C_k^* на частотные зависимости его коэффициентов усиления по напряжению $|K_u|(f)$ и току $|K_i|(f)$.

3.1. Нарисовать в рабочей тетради упрощенную эквивалентную схему усилителя на БТ (см. рис. 5.11), используя значения для E_c , R_r и R_h из табл. 5.1 и полученную эквивалентную схему БТ. Рассчитать значение коэффициента усиления по напряжению в области средних частот (5.22).

3.2. Создать документ Schematics, содержащий эквивалентную схему усилителя, показанную на рис. 5.13. Задать требуемые значения параметров элементов схемы. В качестве источника напряжения V1 использовать источник VAC, предназначенный для расчета частотных характеристик (AC Sweep). В качестве источника тока, моделирующего усилительные свойства БТ, использовать управляемый источник тока (GLAPLACE) с частотнозависимой передаточной функцией. В качестве управляющего тока задать ток источника напряжения V1 — I(V1) (см. пример 1.10 в п. 1.20.4). Значение емкости конденсатора C1 определить с помощью глобального параметра $\{a\}$, используя элемент схемы **Рагамеters** (см. пример 1.2 в подразд. 1.8).

3.3. Установить параметры анализа **AC Sweep**, задав изменение частоты по декадам в диапазоне от 10 до 10^9 Гц, 10 точек на декаду. Установить параметры анализа **Parametric**, задав список значений глобального параметра {**a**}. В качестве элементов списка используйте следующие значения: $0,01C_{\kappa}^*$, C_{κ}^* и $10 C_{\kappa}^*$.

Таблица 5.1

No	Тип	I _б , мкА	U _{кэ} , В	Е _с , мВ	R _г , Ом	R _н , Ом
варианта	БТ	Ū.		•	-	
1	КТ315Г	60	5	1	100	1000
2	КТ337Б	100	6	5	200	2000
3	KT342A	25	8	2	50	3000
4	КТ347А	75	5	0,5	150	500
5	КТ349Б	30	9	3	200	1500
6	КТ358Б	35	10	2	300	2000
7	КТ361Г	60	6	1	100	1000
8	КТ3102Г	10	9	0,5	50	2500
9	КТ3107Г	20	12	3	200	1500
10	KT3117A	70	15	1	300	500

Исходные данные для расчета



3.4. Запустить выполнение анализа схемы. Вывести на экран частотные зависимости коэффициента передачи по току

$$K_i = \frac{I_{\kappa}}{I_{\delta}} = \frac{I(\kappa S)}{I(V1)},$$

где I(R5) — ток резистора R5, I(V1) — ток источника напряжения V1, и коэффициента усиления по напряжению

$$K_{u} = \frac{U_{BbIX}}{E_{c}} = \frac{V(1)}{V1(V1)},$$
 где

V(1) — напряжение в узле 1, V1(V1) — напряжение вывода 1 источника V1 (рис. 5.13). Необходимо пользоваться возможно-

стью программы **Probe** строить графики математических выражений, включающих напряжения и токи схемы (см. подразд. 1.19).

Записать значения коэффициента усиления по току и напряжению для плоских участков характеристик $K_{i\,max}$, $K_{u\,max}$. Определить значения верхних граничных частот коэффициентов усиления по току и напряжению для различных значений C_{κ}^{*} , соответствующих уровням $K_{i\,max}/\sqrt{2}$, $K_{u\,max}/\sqrt{2}$.

Как влияет увеличение емкости конденсатора C^{*}_к на частотную зависимость коэффициента усиления по току и напряжению усилителя? Сравнить значения коэффициента усиления по току и напряжению для плоского участка частотных характеристик, полученные в результате моделирования, с расчетными значениями. Объяснить причину различия, если они имеются.

Контрольные вопросы

1. При выполнении каких условий БТ работает в режиме малого сигнала?

2. При выполнении каких условий БТ работает в режиме большого сигнала?

3. Для каких целей используется модель Эберса — Молла?

4. Можно ли использовать модель Эберса — Молла для описания работы БТ в режиме насыщения?

5. Какие эффекты не учитывает модель Эберса — Молла?

6. В каких случаях из малосигнальной эквивалентной Т-образной схемы БТ можно исключить емкости переходов?

7. Сопротивление какого резистора в эквивалентной Т-образной схеме БТ имеет максимальную величину по сравнению с другими и почему?

8. Какие свойства БТ моделирует управляемый источник тока в Тобразной схеме БТ?

9. Для чего в модели Эберса — Молла используются два управляемых источника тока?

10. Для описания какого режима работы БТ используются h-параметры?

11. Какие параметры модели Гуммеля — Пуна используются для описания явления модуляции ширины базы (эффекта Эрли)?

12. Какие параметры модели Гуммеля — Пуна используются для описания эффекта больших токов?

13. Чем обусловлена частотная зависимость коэффициента передачи по току БТ?

14. Чем обусловлено появление фазового сдвига между током коллектора и током эмиттера на высоких частотах?

15. Какая частота называется граничной частотой БТ?

16. Как связаны между собой граничная частота БТ и предельная частота коэффициента передачи по току в схеме с ОЭ?

17. Какой из частотных параметров БТ имеет максимальное значение?

6. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 4 ИССЛЕДОВАНИЕ ТЕМПЕРАТУРНОЙ НЕСТАБИЛЬНОСТИ УСИЛИТЕЛЕЙ НА БИПОЛЯРНЫХ ТРАНЗИСТОРАХ

Цель занятия

1. Изучить принцип действия усилителя электрических сигналов на БТ.

2. Приобрести навыки построения нагрузочных прямых на семействе выходных ВАХ БТ по постоянному и переменному току.

3. Изучить влияние температуры на положение рабочей точки БТ и основные параметры усилителя.

4. Изучить основные способы задания рабочей точки БТ и принцип действия схем, стабилизирующих рабочую точку.

5. Провести инженерный расчет усилителя на БТ.

6. Выполнить анализ рассчитанного усилителя с помощью пакета OrCAD.

Краткие теоретические сведения

Основной областью применения БТ является усиление электрических сигналов. Усилителем электрического сигнала называется устройство, предназначенное для усиления *мощности* сигнала, поданного на его вход. Процесс усиления основан на преобразовании активным элементом (биполярным или полевым транзистором) энергии источника постоянного напряжения в энергию переменного напряжения на нагрузке при изменении сопротивления активного элемента под действием входного сигнала.

Рассмотрим процесс усиления электрических сигналов на примере простейшего усилительного каскада на БТ, включенном по схеме с ОЭ, принципиальная схема которого показана на рис. 6.1. При отсутствии переменного сигнала на входе усилителя наличие источника постоянного напряжения (источника питания) $U_{ип}$ приводит к протеканию через выводы БТ постоянных токов: базы I_{60} , коллектора I_{k0} и установлению между его выводами постоянных напряжений: база — эмиттер U_{690} и коллектор — эмиттер $U_{к90}$ (см. рис. 6.1). Такой режим работы БТ называют **статическим** или **режимом работы по постоянному току** (режимом покоя). Совокупность постоянных токов выводов БТ I_{60} , I_{k0} и напряжений между ними U_{690} , $U_{к90}$ задает **рабочую точку транзистора**. Значения токов и напряжений рабочей точки (режима покоя) определяются напряжением источника питания $U_{ип}$ и сопротивлением резисторов R_{6} и R_{κ} .

Согласно второму закону Кирхгофа для схемы усилителя (см. рис. 6.1) можно записать уравнения:

$$U_{\mu\Pi} = I_{\delta 0} R_{\delta} + U_{\delta 30}, \qquad (6.1)$$

$$U_{\mu\Pi} = I_{\kappa 0} R_{\kappa} + U_{\kappa 0}.$$
(6.2)
Таким образом, источник напряжения $U_{\mu\pi}$ вместе с резистором R_{δ} задают постоянный ток базы транзистора:

$$I_{\delta 0} = \frac{U_{\mu \Pi} - U_{\delta 90}}{R_{\delta}} \approx \left| U_{\delta 90} << U_{\mu \Pi} \right| \approx \frac{U_{\mu \Pi}}{R_{\delta}}, \tag{6.3}$$

который в свою очередь задает коллекторный ток покоя

$$I_{\kappa 0} = h_{213} I_{50} \,. \tag{6.4}$$

Резистор R_{κ} определяет напряжение $U_{\kappa > 0}$:

$$U_{\kappa \to 0} = U_{\mu \Pi} - I_{\kappa 0} R_{\kappa}.$$
(6.5)

Поскольку согласно (6.3) ток базы зависит только от U_{un} и R_{δ} , то такой способ задания рабочей точки БТ (см. рис. 6.1) называют фиксированным то-ком базы.



Рис. 6.1

Усиливаемый сигнал с амплитудой напряжения $U_{\text{вх m}}$ подается на базу транзистора через конденсатор C_1 большой емкости, сопротивление которого для переменного напряжения мало. Усиленный сигнал с коллектора транзистора подается на резистор нагрузки $R_{\text{н}}$ через конденсатор большой емкости C_2 . Конденсаторы C_1 и C_2 называются разделительными, поскольку они препятствуют протеканию постоянного тока от источника питания $U_{\text{ип}}$ через нагрузку и источник входного сигнала. Таким образом, конденсаторы C_1 и C_2

выполняют две функции: обеспечивают связь по переменному току между источником сигнала, усилителем и нагрузкой; устраняют влияние источника сигнала и нагрузки на рабочую точку активного элемента.

На рис. 6.2 показаны графические построения на семействах входных и выходных характеристик БТ с ОЭ, которые поясняют процесс усиления электрического сигнала с помощью БТ. Положение рабочей точки А на семействе выходных характеристик (рис. 6.2, а) определяется точкой пересечения выходной характеристики, соответствующей току базы $I_6 = I_{60}$, и нагрузочной прямой по постоянному току, график которой в системе координат $I_{\kappa} = f(U_{\kappa 3})$ описывается уравнением

$$I_{\kappa}(U_{\kappa9}) = \frac{U_{\mu\pi} - U_{\kappa9}}{R_{\kappa}}, \qquad (6.6)$$

полученным из (6.2). Нагрузочная прямая по постоянному току строится по точкам пересечения с осями координат:

при
$$U_{\kappa \mathfrak{H}} = 0$$
, $I_{\kappa} = \frac{U_{\mu \Pi}}{R_{\kappa}}$; при $I_{\kappa} = 0$, $U_{\kappa \mathfrak{H}} = U_{\mu \Pi}$.

Таким образом, нагрузочная прямая – геометрическое место рабочих точек активного элемента при конкретных значениях напряжения источника питания $U_{\mu\Pi}$ и сопротивления резистора R_{κ} . Тангенс угла наклона ее к оси абсцисс α обратно пропорционален сопротивлению резистора R_{κ} : $tg\alpha = \frac{1}{R_{\kappa}}$. Положение рабочей точки A на семействе входных характеристик (рис. 6.2, б) определяется постоянным током базы $I_{\delta} = I_{\delta 0}$ и напряжением $U_{\kappa 3} = U_{\kappa 30}$.



Рис. 6.2

При действии на входе усилителя переменного напряжения, изменяющегося по гармоническому закону с малой амплитудой U_{вх m} и низкой частотой f:

$$U_{BX}(t) = U_{BX m} \sin(2\pi f t), \qquad (6.7)$$

ток базы будет также изменяться по гармоническому закону. Причем мгновенные значения тока базы будут соответствовать точкам, лежащим на отрезке BC одной и той же входной характеристики. Это обусловлено тем, что в активном режиме положение входных характеристик слабо зависит от напряжения U_{кэ}.

Изменение базового тока БТ приводит к изменению тока коллектора, а значит, согласно (6.2) — к изменению напряжения U_{κ_9} . При отсутствии резистора $R_H (R_H = \infty)$ мгновенные значения I_κ и U_{κ_9} будут соответствовать точкам отрезка ВС нагрузочной прямой по постоянному току. Крайние точки отрезка определяются пересечением с выходными характеристиками, соответствующими токам базы $I_6 = I_{60} - I_{6 m}$; $I_6 = I_{60} + I_{6 m}$, где $I_{6 m}$ — амплитуда тока базы. Чтобы не происходило искажения формы сигнала, отрезок ВС должен соответствовать активному режиму работы БТ.

Входное и выходное напряжения усилителя изменяются в противофазе. Увеличению входного напряжения соответствует уменьшение выходного и наоборот. Усилительный каскад на БТ с ОЭ изменяет фазу входного сигнала на 180°.

Для получения максимального значения амплитуды выходного неискаженного сигнала $U_{\text{вых max}}$ рекомендуется задавать напряжение коллекторэмиттер в точке покоя равным половине напряжения питания $U_{\kappa >0} \approx U_{\mu \Pi}/2$. В этом случае $U_{\text{вых max}}$ практически будет равно половине напряжения питания $U_{\text{вых max}} \approx U_{\mu \Pi}/2$.

Если к выходу усилителя подключена нагрузка с конечным значением сопротивления $R_{\rm H}$, то мгновенные значения коллекторного тока $I_{\rm K}$ и напряжения $U_{\rm K3}$ будут соответствовать точкам отрезка В'С', лежащего на **нагрузочной прямой по переменному току** (см. рис. 6.2, а), которая проводится через рабочую точку А. Тангенс угла наклона ее к оси абсцисс β обратно пропорционален сопротивлению параллельно включенных резисторов $R_{\rm K}$ и $R_{\rm H}$:

$$tg\beta = \frac{1}{R_{\kappa} || R_{H}},$$

где $R_{K} || R_{H} = \frac{R_{K}R_{H}}{R_{K} + R_{H}}$, поскольку для переменного тока эти резисторы вклю-

чены параллельно. График нагрузочной прямой по переменному току описывается выражением

$$I_{\kappa}(U_{\kappa3}) = \frac{I_{\kappa0}(R_{\kappa} || R_{H}) + U_{\kappa30} - U_{\kappa3}}{R_{\kappa} || R_{H}}$$
(6.8)

и может быть построен по точкам пересечения с осями координат:

при $U_{\kappa 3} = 0$, $I_{\kappa} = I_{\kappa 0} + \frac{U_{\kappa 30}}{R_{\kappa} || R_{H}}$; при $I_{\kappa} = 0$, $U_{\kappa 3} = U_{\kappa 30} + I_{\kappa 0}(R_{\kappa} || R_{H})$.

Таким образом, при подключении нагрузки $R_{\rm H}$ уменьшается максимальное значение амплитуды выходного напряжения за счет уменьшения верхней полуволны $U_{\rm Bbix\,max}^+$ (см. рис. 6.2, а).

Амплитуда выходного напряжения связана с амплитудой коллекторного тока соотношением

$$U_{BbIX m} = I_{K m} \left(R_{K} || R_{H} \right).$$
(6.9)

Поскольку обычно выполняется неравенство $R_{\delta} >> h_{119}$, то для амплитуды входного напряжения можно записать

$$U_{BX m} = I_{K m} h_{119}.$$
(6.10)

Тогда коэффициент усиления по напряжению определяется выражением

$$K_{u} = \frac{U_{BbIX m}}{U_{BX m}} = \frac{I_{\kappa m} (R_{\kappa} || R_{H})}{I_{\delta m} h_{119}} = \left| I_{\kappa m} = h_{219} I_{\delta m} \right| = h_{219} \frac{R_{\kappa} || R_{H}}{h_{119}}.$$
 (6.11)

111

Поскольку мощность, потребляемую базовой цепью транзистора, можно представить выражением

$$P_{BX} = I_{\delta m}^2 h_{119} / 2, \qquad (6.12)$$

а мощность, отдаваемую в нагрузку, выражением

$$P_{\rm BMX} = \frac{U_{\rm BMX}^2 m}{2R_{\rm H}} = \frac{I_{\rm H}^2 m R_{\rm H}}{2} = \frac{I_{\rm K}^2 m (R_{\rm K} || R_{\rm H})^2}{2R_{\rm H}}, \qquad (6.13)$$

то коэффициент усиления по мощности можно представить в виде

$$K_{p} = \frac{P_{BbIX}}{P_{BX}} = \frac{I_{\kappa m}^{2} (R_{\kappa} || R_{H})^{2}}{2R_{H}} \frac{2}{I_{\delta m}^{2} h_{119}} = \frac{h_{219}^{2} (R_{\kappa} || R_{H}) R_{\kappa}}{h_{119} (R_{\kappa} + R_{H})} >> 1.$$
(6.14)

Таким образом, входной сигнал малой мощности P_{Bx} управляет выходным сопротивлением БТ, за счет чего происходит преобразование энергии источника питания U_{un} в выходной переменный сигнал большой мощности P_{Bbax} .

При расчете усилителя необходимо помнить, что углы наклона нагрузочных прямых по постоянному и переменному току не должны отличаться более чем на 20 %, иначе сильно уменьшится максимальное значение амплитуды выходного сигнала, что резко снизит коэффициент полезного действия (КПД) усилителя:

$$\eta = \frac{P_{B \text{b} \text{IX}}}{P_0}, \ \text{где } P_0 = I_{\kappa 0} \cdot U_{\text{ип}}.$$
 (6.15)

Поэтому соотношение между сопротивлением нагрузки и сопротивлением резистора R_к рекомендуется выбирать согласно выражению

$$R_{\rm H} = (2...5)R_{\rm K}. \tag{6.16}$$

В этом случае амплитуда коллекторного тока будет составлять

$$I_{\rm K\,m} = (3...6)I_{\rm H\,m}\,. \tag{6.17}$$

Обычно исходными данными при расчете усилителя является выходная мощность P_{вых} и сопротивление нагрузки R_н, тогда амплитуда тока в нагрузке определяется выражением

$$I_{\rm H \, m} = \sqrt{\frac{2P_{\rm BMX}}{R_{\rm H}}} \,. \tag{6.18}$$

Зная ее, можно определить требуемый режим покоя БТ и его максимально допустимые параметры:

амплитуду коллекторного тока I_{к m} согласно (6.17);

постоянный ток коллектора $I_{\kappa 0} = (1, 1, ..., 1, 2)I_{\kappa m};$

допустимый ток коллектора $I_{\text{кдоп}} = 2I_{\text{к0}};$

амплитуду выходного напряжения (коллектор — эмиттер) $U_{\text{вых }m} = R_{H}I_{H\,m};$

постоянную составляющую напряжения коллектор — эмиттер $U_{\kappa > 0} = (1, 1... 1, 2) U_{\text{вых m}};$

напряжение источника питания $U_{\mu \Pi} = 2U_{\kappa > 0}$;

допустимое напряжение коллектор — эмиттер $U_{\kappa_{2} \text{ доп}} > 1,2U_{\mu n}$.

Транзистор выбирают из выполнения условий, что рассчитанные допустимые значения напряжения U_{кэ доп} и I_{к доп} не превышают соответствующих максимально допустимых параметров:

 $U_{\kappa \Rightarrow \text{ dom}} > U_{\kappa \Rightarrow \text{ max}}, I_{\kappa \text{ dom}} < I_{\kappa \text{ max}}.$

При выборе режима покоя, расчете амплитудных значений коллекторного тока и выходного напряжения необходимо учитывать их возможное изменение при работе усилителя в широком диапазоне температур, что обусловлено влиянием изменения температуры на параметры БТ и в конечном итоге — на его ВАХ.

Влияние температуры на ВАХ БТ и положение рабочей точки показано на рис. 6.3. При увеличении температуры растет значение статического коэффициента передачи по току h_{213} , что приводит к подъему семейства выходных ВАХ (рис. 6.3, а). С ростом температуры входная характеристика смещается влево. Влияние температуры на входные ВАХ описывается температурным коэффициентом напряжения:

$$TKH = \frac{\Delta U_{\bar{0}\bar{9}}}{\Delta T} \bigg|_{I_{\bar{0}} = \text{const}} = -2,2 \frac{\text{MB}}{\text{°C}}.$$



Рис. 6.3

Увеличение температуры приводит к перемещению рабочей точки БТ в схеме с фиксированным током базы вверх по нагрузочной прямой ближе к режиму насыщения: растет ток коллектора $I_{\kappa 0}$ и уменьшается напряжение $U_{\kappa 30}$. Это приводит к уменьшению максимального значения амплитуды выходного сигнала и снижению КПД усилителя. Для устранения влияния температуры на параметры усилителя используется ряд способов стабилизации рабочей точки БТ.

На рис. 6.4 представлена принципиальная схема усилительного каскада на БТ с коллекторной стабилизацией рабочей точки. Согласно второму закону Кирхгофа для данной схемы можно записать два уравнения:

$$U_{\mu\Pi} = (I_{\kappa0} + I_{\delta0})R_{\kappa} + U_{\kappa > 0};$$

$$U_{\kappa > 0} = I_{\delta0}R_{\delta} + U_{\delta > 0}.$$
(6.19)
(6.20)

$$U_{\kappa 90} = I_{\delta 0} R_{\delta} + U_{\delta 90}.$$

В данной схеме с помощью резистора R_б, подключенного к коллектору БТ, осуществляется отрицательная обратная связь (передача выходного сигнала на вход) по напряжению, параллельная по входу, за счет которой и осуществляется стабилизация режима покоя.

Изменение выходного напряжения, обусловленное изменением температуры, создает противофазное изменение тока базы, препятствующее изменению рабочей точки. Принцип действия схемы коллекторной стабилизации состоит в следующем: с ростом температуры растет h₂₁, что приводит к росту I_{к0} и уменьшению U_{кэ0}. Согласно выражению (6.20)

$$I_{\delta 0} = \frac{U_{\kappa 30} + U_{\delta 30}}{R_{\delta}},$$

т.е. уменьшение $U_{\kappa > 0}$ приводит к уменьшению $I_{\delta 0}$, а значит, и к уменьшению $I_{\kappa 0}.$ Поэтому в схеме положение рабочей точки не так сильно зависит от температуры и других дестабилизирующих факторов.

На рис. 6.5 показана принципиальная схема усилительного каскада с эмиттерной стабилизацией рабочей точки БТ, в которой осуществляется отрицательная обратная связь по току, параллельная по входу.





Рис. 6.5

Для схемы справедливы следующие уравнения: $U_{\mu \Pi} = I_{\kappa 0} R_{\kappa} + U_{\kappa 0} = I_{\kappa 0} R_{\kappa} + U_{\kappa 30} + U_{30};$ (6.21) $U_{\mu\pi} = (I_{\delta 0} + I_{\pi})R_1 + U_{\delta 0};$ (6.22) $U_{20} = I_{20}R_{2};$ (6.23) $U_{\mu\pi} = U_{50} + U_{50} = I_{\pi}R_{2}$. (6.24)

Делитель напряжения, образованный резисторами R₁ и R₂, задает напряжение на базе транзистора U_{б0}. Изменение тока коллектора, обусловленное изменением температуры, создает противофазное изменение напряжения базаэмиттер U_{бэ0} транзистора с помощью резистора R₂. С ростом температуры за счет смещения входных ВАХ транзистора увеличивается ток базы I_{60} , что приводит к росту тока коллектора $I_{\kappa 0}$ и уменьшению напряжения на коллекторе $U_{\kappa 30}$. Растет также и ток эмиттера, что приводит к увеличению падения напряжения на резисторе R_3 и уменьшению напряжения U_{630} , а значит, к уменьшению тока базы и соответственно тока коллектора.

Конденсатор C_3 устраняет отрицательную обратную связь по переменному току, существующую в схеме, и увеличивает тем самым коэффициент усиления по напряжению. Дело в том, что заданная схема уменьшает любые изменения выходного напряжения и тока, в том числе обусловленные изменением сигнала на входе. Что уменьшает в конечном итоге коэффициент усиления по напряжению. Для переменной составляющей эмиттерного тока конденсатор C_3 имеет малое сопротивление, поэтому переменная составляющая напряжения на эмиттере стремится к нулю и отрицательная обратная связь отсутствует.

Влияние температуры на положение рабочей точки БТ описывается коэффициентом нестабильности тока коллектора:

$$S = \frac{\Delta I_{\kappa 0}(T)}{I_{\kappa 0}}.$$
(6.25)

Чем лучше стабилизируется рабочая точка, тем меньше коэффициент нестабильности. Наибольшее значение S имеет в схеме с фиксированным током базы и наименьшее — в схеме с эмиттерной стабилизацией.

Влияние температуры на коллекторный ток можно заменить эквивалентным синфазным изменением напряжения база-эмиттер:

 $\Delta U_{\delta \to 0}(T) = |TKH|.$

В рассмотренных схемах стабилизации рабочей точки для компенсации температурного изменения коллекторного тока за счет наличия обратной связи создается изменение напряжения смещения величиной

$$\Delta U(T) = \Delta U_{\bar{0}\bar{9}0}(T) \cdot \Delta T, \qquad (6.26)$$

где ΔT — изменение температуры.

Для схемы с коллекторной стабилизацией напряжение база-эмиттер можно представить в виде

$$U_{\bar{0}\bar{9}0} = U_{\mu\pi} - (I_{\kappa0} + I_{\bar{0}0})R_{\kappa} - I_{\bar{0}0}R_{\bar{0}} = U_{\mu\pi} - I_{\kappa0}R_{\kappa} - \frac{I_{\kappa0}}{h_{21\bar{9}}}(R_{\kappa} + R_{\bar{0}}).$$
(6.27)

Тогда компенсирующее изменение напряжения база-эмиттер

$$\Delta U_{\delta \ni 0}(T) = -\Delta I_{\kappa 0} R_{\kappa} - \frac{\Delta I_{\kappa 0}}{h_{21 \ni}} (R_{\kappa} + R_{\delta}), \qquad (6.28)$$

а коэффициент нестабильности имеет вид

$$S = \frac{\Delta I_{\kappa 0}(T)}{I_{\kappa 0}} = \frac{\Delta U_{\delta 30}(T)}{\left(R_{\kappa} + \frac{R_{\kappa} + R_{\delta}}{h_{213}}\right) \cdot I_{\kappa 0}}.$$
(6.29)

115

В схеме с эмиттерной стабилизацией компенсирующее изменение напряжения создается за счет падения напряжения на резисторе R_э:

$$\Delta U(T) = \Delta U_{\delta \mathfrak{H}}(T) \Delta T = \Delta I_{\mathfrak{H}}(T) R_{\mathfrak{H}} \approx \Delta I_{\kappa \mathfrak{H}}(T) R_{\mathfrak{H}}.$$
(6.30)

Тогда коэффициент нестабильности определяется выражением

$$S = \frac{\Delta I_{\kappa 0}(T)}{I_{\kappa 0}} = \frac{\Delta U_{\kappa 30}(T)\Delta T}{I_{\kappa 0}R_{3}} = \frac{\Delta U(T)}{U_{30}}.$$
(6.31)

Расчет усилителя на БТ с эмиттерной стабилизацией выполняется по следующему алгоритму:

1. По заданному коэффициенту нестабильности определяется падение напряжения на резисторе R_9 :

$$U_{30} = \Delta U_{\bar{0}30}(T) \cdot \Delta T/S.$$
(6.32)

2. Напряжение коллектор-эмиттер в рабочей точке $U_{\kappa > 0}$ выбирается из условия равенства максимальных значений амплитуд положительной и отрицательной полуволн выходного напряжения $U_{вых max}^+ = U_{вых max}^-$, которое можно переписать в виде

$$I_{\kappa 0} (R_{\kappa} || R_{H}) = U_{\kappa 90} - U_{\kappa 9 \text{ Hac}} \approx U_{\kappa 90}.$$
(6.33)

Поскольку

$$I_{\kappa 0} = \frac{U_{\pi} - U_{90} - U_{\kappa 90}}{R_{\kappa}},$$
(6.34)

то

$$U_{\kappa \ni 0} \approx \frac{\left(U_{\pi} - U_{\ni 0} - U_{\kappa \ni 0}\right) \cdot \left(R_{\kappa} \parallel R_{\mu}\right)}{R_{\kappa}}$$
(6.35)

и
$$U_{\kappa \to 0} \approx \frac{(U_{\Pi} - U_{\to 0}) \cdot R_{H}}{R_{\kappa} + 2R_{H}}.$$
 (6.36)

3. Ток коллектора определяется по (6.34), а ток базы — с использованием (6.4).

4. Ток делителя обычно рекомендуется выбирать во много раз больше тока базы, чтобы изменения последнего в процессе работы усилителя не влияли на напряжение U_{60} :

$$I_{\rm d} = (5...10)I_{\rm 60}$$

5. Сопротивления резисторов, задающих точку покоя БТ, вычисляются по выражениям:

$$R_{\mathfrak{H}} = \frac{U_{\mathfrak{H}0}}{I_{\kappa 0}},\tag{6.37}$$

$$R_{1} = \frac{U_{\mu\Pi} - U_{90} - U_{690}}{I_{\pi} + I_{60}},$$
(6.38)

$$R_2 = \frac{U_{30} + U_{030}}{I_{\mu}}, \tag{6.39}$$

где для напряжения база-эмиттер в рабочей точке можно выбрать значение $U_{6>0} = 0.6$ В.

6. Расчет емкостей конденсаторов выполняется согласно выражениям

$$C_1 > \frac{10}{2\pi f_H R_{BX}};$$
 (6.40)

$$C_2 > \frac{10}{2\pi f_H R_H};$$
(6.41)

$$C_{\mathfrak{H}} > \frac{10}{2\pi f_{\mathfrak{H}} R_{\mathfrak{H}}}; \tag{6.42}$$

где f_{H} — нижняя граничная частота полосы пропускания; $R_{BX} = R_1 || R_2 || h_{113}$ — входное сопротивление усилителя.

Порядок выполнения задания

1. Выполнить инженерный расчет усилительного каскада на БТ с ОЭ и эмиттерной стабилизацией рабочей точки (см. рис. 6.5). Исходные данные для расчета приведены в табл. 6.1. Параметры транзисторов приведены в прил. 2, а их семейства ВАХ в прил. 3. При расчете принять диапазон рабочих температур от $T_{min} = -20$ °C до $T_{max} = 60$ °C; нижнюю граничную частоту полосы пропускания $f_{\rm H} = 200$ Гц.

Таблица 6.1

N⁰	Тип БТ	R _H ,	U _{BX m} ,	S	U _{ИП} ,
варианта		кОм	мВ		В
01	КТ315Г	2,5	10	0,1	9
02	КТ337Б	5,0	20	0,2	15
03	КТ342А	6,2	30	0,1	15
04	КТ347А	7,0	20	0,3	20
05	КТ349Б	4,8	25	0,1	12
06	КТ358Б	7,5	20	0,2	20
07	КТ361Г	10	15	0,4	10
08	КТ3102Г	8	25	0,3	15
09	КТ3107Г	3,6	35	0,4	10
10	KT3117A	4,0	30	0.2	15

Исходные данные для расчета

1.1. По заданному сопротивлению нагрузки $R_{\rm H}$ с использованием соотношения (6.16) выбрать сопротивление резистора $R_{\rm K}$.

1.2. Пользуясь выражениями (6.32), (6.34), (6.36), (6.4), определить рабочую точку БТ.

1.3. На семействе выходных ВАХ БТ отметить положение рабочей точки и построить нагрузочную прямую по постоянному и переменному току; опре-

делить максимальную амплитуду напряжения неискаженного выходного сигнала.

1.4. По семейству входных ВАХ БТ в рабочей точке определить значение параметра h_{112} .

1.5. Пользуясь выражениями (6.37)–(6.42), рассчитать элементы принципиальной схемы усилителя.

1.6. Пользуясь выражениями (6.11) и (6.14), рассчитать коэффициенты усиления по напряжению и мощности и определить амплитуду напряжения и мощность выходного сигнала по заданной амплитуде напряжения входного сигнала.

1.7. Свести результаты расчета в таблицу.

2. Провести анализ усилителя с использованием пакета OrCAD.

2.1. Создать документ Schematics, содержащий показанную на рис. 6.6 схему для построения выходных характеристик БТ. К базе БТ должен быть подключен источник постоянного тока IDC, к коллектору — источник постоянного напряжения VDC. Провести расчет выходных характеристик БТ, соответствующих току базы в рабочей точке I_{60} для трех значений температуры: T_{min} , $T = 27^{\circ}$ C и T_{max} . Для этого использовать вид анализа **DC Sweep**, задав изменение напряжения источника V1 в диапазоне от 0 до $U_{ип}$ с шагом 0,01 В и определив значения температуры в разделе анализа **Temperature**.



Рис. 6.6

Вывести на экран зависимости коллекторного тока от напряжения источника V1. Построить график нагрузочной прямой по постоянному току (6.6) и определить координаты рабочей точки для трех значений температуры. Для построения нагрузочной прямой в строке **Trace Expression** записать правую часть (6.6) используя числовые значения для $U_{ип}$ и R_{κ} , а также обозначение V_V1 для $U_{\kappa 9}$. Определить максимальные значения амплитуды положительной и отрицательной полуволны выходного напряжения

U⁺_{вых max}, U⁻_{вых max} для трех случаев. Результаты свести в таблицу.

Как влияет изменение температуры на положение рабочей точки? Как влияет изменение температуры на максимальное значение амплитуды напряжения неискаженного выходного сигнала?

2.2. Создать документ Schematics, содержащий принципиальную схему рассчитанного усилителя, показанную на рис. 6.7. В качестве источника сигнала V1 использовать источник синусоидального напряжения Vsin. Провести расчет схемы по постоянному току для трех значений температуры T_{min} , $T = 27^{\circ}$ С и T_{max} . Результат расчета рабочей точки БТ ($U_{\kappa > 0}$ и $I_{\kappa 0}$) свести в таблицу. Оп-

ределить, насколько изменяется напряжение $U_{\kappa > 0}$ и ток $I_{\kappa 0}$ в рабочем диапазоне температур.

Сравнить полученные изменения напряжения $U_{\kappa > 0}$ и тока $I_{\kappa 0}$ с результатами выполнения п.2.1. Происходит ли стабилизация рабочей точки в данной схеме?

По (6.25) определить коэффициент нестабильности тока коллектора S.

Сравнить рассчитанное значение S с исходным значением. Удалось ли достичь заданных требований?



Рис. 6.7

2.3. Используя вид анализа **Transient** для входного сигнала с заданной амплитудой на частоте f = 1000 Гц, провести расчет формы напряжения выходного сигнала и определить его амплитуду, рассчитать коэффициент усиления по напряжению. Для этого установить параметры анализа **Transient** следующим образом: шаг вывода данных — 1 мкс (**Print Step** – 1u); конечное время расчета — 4 мс (**Final Time** — 4m); максимальный шаг интегрирования — 1 мкс (**Step Ceiling** — 1u).

Сравнить результаты машинного анализа с результатами инженерного расчета. Объяснить причины различия результатов?

2.4. Используя возможности многовариантного анализа (**Parametric**), провести расчет формы напряжения выходного сигнала при различных амплитудах напряжения входного сигнала. Амплитуду входного сигнала изменять в диапазоне от $U_{\text{вхm}}$ до $10 \cdot U_{\text{вхm}}$. Для этого с помощью элемента **Parameters** определить глобальный параметр, например **амр**. С его использованием задать амплитуду синусоидального источника напряжения V1. Включить многовариантный анализ **Parametric**, задав в нем изменение глобального параметра **амр**. Определить максимальную амплитуду напряжения выходного неискаженного сигнала.

Почему при увеличении амплитуды входного сигнала происходит искажение формы выходного сигнала усилителя?

Контрольные вопросы

1. Назовите основные требования к цепям питания БТ в различных схемах включения.

2. Поясните недостатки схем смещения фиксированным током и фиксированным напряжением базы.

3. Как правильно выбрать положение рабочей точки на входных и выходных характеристиках транзистора?

4. Опишите порядок построения нагрузочной прямой по постоянному и переменному току.

5. Объясните принцип действия эмиттерной и коллекторной стабилизации режима покоя усилителя.

6. Поясните порядок расчета элементов схем температурной стабилизации усилителей.

7. От выбора каких параметров транзистора и элементов схемы зависит величина амплитудных значений токов и напряжений в нагрузке.

8. Как изменяются параметры усилителей при неправильном выборе положения рабочей точки?

9. Какие из параметров биполярных транзисторов наиболее сильно зависят от температуры?

10. Какими параметрами ограничена область дозволенных режимов работы биполярных транзисторов.

11. Назовите основные причины нестабильности параметров транзисторных усилителей.

12. Как влияет изменение температуры на ВАХ БТ и положение рабочей точки в схеме с фиксированным током базы?

13. Каким уравнением описывается нагрузочная прямая по постоянному току?

14. Какие функции выполняют разделительные конденсаторы?

15. Из каких соображений выбирается сопротивление нагрузки?

16. Что такое рабочая точка активного элемента?

7. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 5 АНАЛИЗ ХАРАКТЕРИСТИК МАЛОСИГНАЛЬНЫХ УСИЛИТЕЛЬНЫХ КАСКАДОВ НА БИПОЛЯРНЫХ ТРАНЗИСТОРАХ

Цель занятия

1. Изучить основные характеристики и параметры малосигнальных усилительных каскадов.

2. Изучить метод анализа малосигнальных усилителей с помощью эквивалентных схем.

3. Изучить основные характеристики и параметры малосигнальных усилительных каскадов на БТ с ОЭ, ОК и ОБ.

4. Выполнить инженерный расчет малосигнального усилителя и рассчитать его основные параметры.

5. С помощью пакета OrCAD провести анализ характеристик усилителя и исследовать влияние элементов схемы на основные характеристики.

Краткие теоретические сведения

Малосигнальные усилительные каскады (каскады предварительного усиления) предназначены для повышения амплитуды напряжения и тока входного сигнала до уровня, при котором обеспечивается работоспособность выходного каскада (усилителя мощности). Поэтому их основными параметрами являются коэффициенты усиления по напряжению и току, входное и выходное сопротивление, полоса пропускания, коэффициент частотных искажений, а основными характеристиками — амплитудно-частотная характеристика (АЧХ) и фазочастотная характеристика (ФЧХ). Такие параметры, как выходная мощность и КПД, не являются первостепенными.

Коэффициент усиления или коэффициент передачи — отношение амплитудного или действующего значения выходного сигнала к амплитудному или действующему значению входного сигнала в установившемся режиме при гармоническом входном сигнале. Различают коэффициент усиления по напряжению $K_u = \frac{U_{BbIX}}{U_{BX}}$ и коэффициент усиления по току $K_i = \frac{I_{BbIX}}{I_{BX}}$. Часто коэффициенты усиления выражают в логарифмических единицах — децибелах (дБ): $K_u = 201g \frac{U_{BbIX}}{U_{BX}}$ и $K_i = 201g \frac{I_{BbIX}}{I_{BX}}$. Удобно пользоваться логарифмическими единицами для описания многокаскадного усилителя, коэффициент усиления которого равен произведению коэффициентов усиления отдельных каскадов или сумме их логарифмических коэффициентов усиления.

Полоса пропускания (полоса усиливаемых частот) — диапазон частот от нижней граничной частоты $f_{\rm H}$ до верхней граничной частоты $f_{\rm B}$, в пределах которой коэффициент усиления изменяется по определенному закону с заданной точностью $\Delta f = f_{\rm B} - f_{\rm H}$.

Входное сопротивление усилителя (полное Z_{BX} или резистивное R_{BX}) представляет собой сопротивление между входными зажимами усилителя и определяется отношением входного напряжения к входному току $Z_{BX} = \dot{U}_{BX} / \dot{I}_{BX}$.

Выходное сопротивление (полное $Z_{вых}$ или резистивное $R_{выx}$) представляет собой сопротивление между выходными зажимами усилителя и определяется как отношение выходного напряжения к выходному току $Z_{выx} = \dot{U}_{выx} / \dot{I}_{выx}$ при отключенной нагрузке.

Характер входного и выходного сопротивлений усилителя зависит от частоты усиливаемого сигнала. В полосе пропускания их можно считать чисто активными.

Коэффициент усиления в общем случае — комплексная величина, поскольку наличие реактивных элементов в принципиальной схеме усилителя и инерционных свойств активного элемента приводят к появлению фазового сдвига между выходным и входным сигналами. В полосе пропускания коэффициент передачи можно рассматривать как действительную величину.

Амплитудно-частотная характеристика определяет зависимость модуля коэффициента усиления от частоты гармонического сигнала на входе усилителя.

Фазочастотная характеристика — зависимость угла сдвига фазы между выходным и входным напряжениями от частоты.

Идеальный усилитель должен иметь бесконечно большую полосу пропускания, т.е. его коэффициент усиления должен оставаться одинаковым для всех частот.

Коэффициент частотных искажений численно равен отношению коэффициента усиления на средней частоте полосы пропускания к коэффициенту усиления на границах рабочего диапазона:

$$M_{\rm H}(f) = \frac{K_0}{K_{\rm H}(f)}; \qquad M_{\rm H}(f)[{\rm d}{\rm B}] = 20 \, \log\!\left(\frac{K_0}{K_{\rm H}(f)}\right); \tag{7.1}$$

$$M_{B}(f) = \frac{K_{0}}{K_{B}(f)}; \qquad M_{B}(f)[\pi B] = 20 \lg \left(\frac{K_{0}}{K_{B}(f)}\right).$$
 (7.2)

Таким образом, коэффициент частотных искажений характеризует степень отличия АЧХ реального усилителя от АЧХ идеального. Обычно, если к усилителю не предъявляют особых требований, то на граничных частотах полосы пропускания (f_H и f_B) коэффициент частотных искажений имеет значение 3 дБ ($\sqrt{2}$ раз). При вычислении М обычно в качестве K_0 принимают коэффициент усиления на частоте $f_0 = \sqrt{f_H f_B}$.

Для многокаскадного усилителя коэффициент частотных искажений определяется произведением коэффициентов частотных искажений отдельных каскадов

$$M(f) = M_1(f) \cdot M_2(f) \dots M_N(f),$$
 (7.3)

выраженных в разах, или суммой

 $M(f)[дБ] = M_1(f)[дБ] + M_2(f)[дБ] + ... + M_N(f)[дБ],$ (7.4) если они выражены в децибелах.

Анализ малосигнальных усилительных каскадов на БТ с различными схемами включения (ОЭ, ОБ, ОК) показывает существенное отличие их основных параметров и характеристик. Анализ таких усилителей обычно производят с использованием малосигнальных эквивалентных схем БТ согласно следующему алгоритму.

1. По принципиальной схеме усилительного каскада на основе малосигнальной эквивалентной схемы БТ для соответствующей схемы включения составляется эквивалентная схема усилителя для переменного сигнала. При этом полагают, что источник питания усилителя для переменного сигнала имеет сопротивление равное нулю, поскольку обычно параллельно выходу источника питания подключен конденсатор достаточно большой емкости.

2. Производится преобразование эквивалентной схемы к виду, удобному для анализа. При преобразовании параллельных активных и реактивных сопротивлений можно пренебречь сопротивлениями, значения которых в 10...100 раз больше. При преобразовании последовательных сопротивлений можно пренебрегать сопротивлениями, значения которых в 10...100 раз меньше.

3. По эквивалентной схеме составляются уравнения для интересующих параметров. Анализ полученных уравнений позволяет определить зависимости параметров от частоты, температуры и т.д.

4. Часто для облегчения анализа эквивалентные схемы составляют отдельно для диапазона низких, средних и высоких частот.

Анализ усилительного каскада на БТ с ОЭ. Принципиальная схема усилителя на БТ с ОЭ с эмиттерной стабилизацией рабочей точки показана на рис. 7.1. Полная эквивалентная схема усилителя представлена на рис. 7.2, а упрощенные эквивалентные схемы для области средних (СЧ), низких (НЧ) и высоких (ВЧ) частот на рис. 7.3–7.5 соответственно. На рис. 7.2–7.5 сопротивление R_6 определяется сопротивлениями параллельно включенных резисторов R1 и R2: $R_6 = R1||R2 = R1 \cdot R2/(R1 + R2)$.

Обычно емкости конденсаторов C1, C2 и C₃ (см. рис. 7.1) имеют большие значения (десятки-сотни микрофарад), а емкости эквивалентной схемы БТ $C_{3\Pi}$, C_{κ}^{*} (см. рис. 7.2) — малые значения (десятки-сотни пикофарад). Емкость нагрузки C_H, обычно это входная емкость транзистора следующего усилительного каскада, также имеет малое значение. Поэтому в эквивалентной схеме для области СЧ (см. рис. 7.3) отсутствуют реактивные элементы. Реактивные сопротивления емкостей C1 и C2 значительно меньше последовательно включенных с ними сопротивлений эквивалентной схемы. Реактивное сопротивление конденсатора C₃ оказывается много меньше сопротивления резисторов R₃ и r₃, поэтому исчезают C₃ и R₃. Реактивные сопротивления емкостей переходов $C_{3 \Pi}$, C_{κ}^{*} и емкости нагрузки C_{H} оказываются много больше сопротивлений параллельно включенных с ними резисторов. Таким образом, в области СЧ коэффициент усиления по напряжению, входное и выходное сопротивления усилителя можно считать действительными величинами, не зависящими от частоты входного сигнала.



Рис. 7.1



Рис. 7.2







Рис. 7.4



Рис. 7.5

Коэффициент усиления по току каскада на БТ с ОЭ определяется соответствующим дифференциальным параметром транзистора h_{213} , который в полосе пропускания усилителя можно считать постоянным и равным статическому коэффициенту усиления по току:

$$K_{i} = \frac{I_{BbIX}}{I_{BX}} = \frac{I_{H}}{I_{0}} = \frac{I_{K}R_{K}}{I_{0}(R_{K} + R_{H})} = \frac{h_{213}R_{K}}{R_{K} + R_{H}} \approx \frac{h_{213}R_{K}}{R_{K} + R_{H}}.$$
(7.5)

Для коэффициента усиления по напряжению можно записать

$$K_{u} = \frac{U_{BbIX}}{U_{BX}} = -\frac{h_{21\Im}I_{\delta}(R_{\kappa}||R_{H})}{I_{\delta}(r_{\delta}' + (h_{21\Im} + 1)r_{\vartheta})} = -\frac{h_{21\Im}(R_{\kappa}||R_{H})}{r_{\delta}' + (h_{21\Im} + 1)r_{\vartheta}} \approx -\frac{R_{\kappa}||R_{H}}{r_{\vartheta}}, \quad (7.6)$$

поскольку $r'_{\delta} \ll (h_{21\Im} + 1)r_{\Im}$. Знак минус говорит о том, что каскад с ОЭ инвертирует входной сигнал.

При отсутствии конденсатора $\mathrm{C}_{\scriptscriptstyle 9}$ коэффициент усиления по напряжению уменьшается

$$K_{u} = -\frac{h_{21\Im}(R_{\kappa}||R_{H})}{r'_{6} + (h_{21\Im} + 1)(r_{3} + R_{3})} \approx -\frac{R_{\kappa}||R_{H}}{r_{3} + R_{3}} \approx -\frac{R_{\kappa}||R_{H}}{R_{3}}, \qquad (7.7)$$

поскольку в усилителе возникает местная отрицательная обратная связь по переменному току обусловленная резистором R_э.

Наличие конечного значения внутреннего сопротивления источника сигнала R_г приводит к потерям коэффициента усиления по напряжению, что отражается таким параметром, как **сквозной коэффициент усиления**:

$$K_{u \ CKB} = \frac{U_{BbIX}}{E_{\Gamma}} = \frac{U_{BbIX}}{E_{\Gamma}} \frac{U_{BX}}{U_{BX}} = K_{u} \frac{U_{BX}}{E_{\Gamma}} = K_{u} \frac{R_{BX}}{R_{\Gamma} + R_{BX}},$$
(7.8)

который всегда меньше, чем K_u, поскольку реально на вход усилителя попадает сигнал U_{вх} < E_г. Чтобы не было потерь в коэффициенте усиления по напряжению, малосигнальный усилитель должен быть согласован по напряжению с источником сигнала, т.е. входное сопротивление усилителя должно быть значительно больше внутреннего сопротивления источника сигнала.

Входное сопротивление каскада определяется выражением

$$\mathbf{R}_{\mathbf{B}\mathbf{X}} = \mathbf{R}_{\mathbf{\tilde{0}}} || \mathbf{r}_{\mathbf{B}\mathbf{X}|\mathbf{T}}, \tag{7.9}$$

где входное сопротивление транзистора

$$r_{BXT} = h_{113} = \frac{U_{BX}}{I_{BX}} = \frac{I_6 r'_6 + (h_{213} + 1)I_6 r_3}{I_6} = r'_6 + (h_{213} + 1)r_3.$$
(7.10)

При отсутствии конденсатора C_3 входное сопротивление транзистора увеличивается, поскольку в эквивалентной схеме (см. рис. 7.3) последовательно с дифференциальным сопротивлением эмиттерного перехода r_3 будет включен резистор R_3 :

$$\mathbf{r}_{BXT} == \mathbf{r'_{6}} + (\mathbf{h}_{219} + 1)(\mathbf{r}_{9} + \mathbf{R}_{9}).$$
(7.11)

Выходное сопротивление каскада определяется сопротивлением резистора в коллекторной цепи транзистора

$$\mathbf{R}_{\text{Bbix}} = \mathbf{R}_{\kappa} || \left(\mathbf{r}_{\kappa}^{*} + \mathbf{r}_{\beta} \right) \approx |, \text{ T.K. } \mathbf{r}_{\kappa}^{*} \gg \mathbf{R}_{\kappa} | \approx \mathbf{R}_{\kappa}.$$
(7.12)

С уменьшением частоты входного сигнала реактивные сопротивления емкостей увеличиваются. В эквивалентной схеме каскада для области НЧ (см. рис. 7.4) необходимо учитывать емкости С1, С2 и С_э, поскольку на НЧ их реактивные сопротивления становятся соизмеримыми с сопротивлениями последовательно или параллельно включенных резисторов. Емкости переходов транзистора С_{эп}, C^{*}_к и нагрузки С_н ввиду их малости не оказывают влияние на работу усилителя на НЧ. Необходимо отметить, что С1 вместе с R_г и входным сопротивлением каскада образует фильтр высоких частот (ФВЧ). Аналогичный фильтр образован на выходе каскада элементами С2, R_к, R_н. Влияние цепочки R_э, C_э на АЧХ каскада аналогично ФВЧ. При уменьшении частоты сигнала коэффициент передачи этих фильтров уменьшается, что приводит к уменьшению коэффициента усиления всего каскада. Граничные частоты фильтров, т.е. значения частоты сигнала на которых коэффициенты передачи уменьшаются в $\sqrt{2}$ раз, определяются выражениями

$$f_{H1} = \frac{1}{2\pi C l (R_{\Gamma} + R_{BX})},$$
(7.13)

$$f_{H2} = \frac{1}{2\pi C^2 (R_{BbIX} + R_H)},$$
(7.14)

$$f_{H3} = \frac{1}{2\pi C_{9} \left(R_{9} + \left(R_{\Gamma} || R_{6} + r'_{6} \right) / \left(h_{219} + 1 \right) \right)},$$
(7.15)

а значения коэффициентов частотных искажений, обусловленных фильтрами, на частоте f в области HЧ вычисляются согласно выражению

$$M_{HN}(f) = \sqrt{1 + \left(\frac{f_{HN}}{f}\right)^2}, N=1, 2, 3.$$
 (7.16)

Общее значение коэффициента частотных искажений усилительного каскада на некоторой частоте f в области HЧ определяется согласно (7.3) или (7.4) в зависимости от размерности. Нижняя граничная частота полосы пропускания усилителя $f_{\rm H}$ будет больше максимальной из $f_{\rm H1}, f_{\rm H2}, f_{\rm H3}$:

$$f_{\rm H} \ge \max(f_{\rm H1}, f_{\rm H2}, f_{\rm H3}).$$
 (7.17)

При увеличении частоты входного сигнала реактивные сопротивления емкостей уменьшаются. В эквивалентной схеме каскада для области ВЧ (см. рис. 7.5) учитываются емкости переходов транзистора $C_{3\Pi}$, C_{κ}^{*} и нагрузки $C_{\rm H}$, поскольку на ВЧ их реактивные сопротивления становятся соизмеримыми с сопротивлениями последовательно или параллельно включенных резисторов. Разделительные конденсаторы C1, C2 и шунтирующий конденсатор C₃ на BЧ, как и в области средних частот, имеют близкое к нулю реактивное сопротивление и не оказывают влияние на работу усилителя.

Конденсатор C_{κ}^{*} может быть пересчитан во входную цепь транзистора, при этом он оказывается включенным параллельно конденсатору $C_{3\Pi}$ и его эквивалентная емкость увеличивается в K_{u} +1 раз, поскольку заряд C_{κ}^{*} происходит напряжением $U_{Bx}(K_{u}$ +1)

$$C_{K \ 3KB}^{*} = (K_{u} + 1)C_{K}^{*}.$$
(7.18)

Такое увеличение емкости обратной связи в схеме с ОЭ называется эффектом Миллера, по фамилии ученого, который осуществил такой пересчет емкости во входную цепь. С ростом частоты входного сигнала в области ВЧ происходит уменьшение коэффициента усиления по напряжению. Конденсатор $C_{3\Pi}$ и пересчитанный во входную цепь $C_{K 3KB}^*$ образуют вместе с внутренним сопротивлением источника сигнала R_{Γ} и входным сопротивлением транзистора R_{BX} фильтр низких частот (ФНЧ). Еще один ФНЧ образован выходным сопротивлением каскада R_{BMX} , сопротивлением нагрузки R_{μ} и конденсатором нагрузки C_{μ} . Кроме того, на форму АЧХ в области ВЧ влияет комплексный характер коэффициента передачи по току h_{213} и уменьшение его модуля с ростом частоты. С учетом вышесказанного для верхней граничной частоты полосы пропускания

$$f_{B} \le \min(f_{B1}, f_{B2}, f_{B3}),$$
 (7.19)

усилителя f_в можно записать

$$f_{B1} = \frac{1}{2\pi (R_{\Gamma} || R_{BX}) (C_{\Im II} + C_{K \Im KB}^{*})};$$
(7.20)

$$f_{B2} = \frac{1}{2\pi (R_{H} || R_{Bbix}) C_{H}};$$
(7.21)

$$f_{B3} = f_{h213} \,. \tag{7.22}$$

Значения коэффициентов частотных искажений, обусловленных наличием рассмотренных фильтров нижних частот, на некоторой частоте f в области ВЧ вычисляются согласно выражению

$$M_{BN}(f) = \sqrt{1 + \left(\frac{f}{f_{BN}}\right)^2}$$
, N=1, 2, 3. (7.23)

Каскад на БТ с ОЭ характеризуется следующими типовыми значениями параметров: коэффициент усиления по току — десятки–сотни раз; коэффициент усиления по напряжению — десятки–сотни раз (единицы–десятки раз при отсутствии конденсатора С_э); входное сопротивление — десятые доли–

единицы килоом (единицы–десятки килоом при отсутствии конденсатора C₃); выходное сопротивление — десятые доли–единицы килоом.

Анализ усилительного каскада на БТ с ОБ. Принципиальная схема усилителя на БТ с ОБ с эмиттерной стабилизацией рабочей точки показана на рис. 7.6, а полная эквивалентная схема усилителя представлена на рис. 7.7. Проведя анализ данной схемы для области средних частот, НЧ и ВЧ согласно приведенному выше алгоритму, можно получить выражения для основных параметров усилителя на БТ с ОБ, которые приведены в табл. 7.1.

Анализ выражений (см. табл. 7.1) показывает, что параметры усилителя на БТ с ОБ существенно отличаются от параметров каскада на БТ с ОЭ: фаза сигнала на выходе совпадает с фазой сигнала на входе; коэффициент усиления по току — меньше единицы; коэффициент усиления по напряжению — десят-ки-сотни раз; входное сопротивление — десятки-сотни ом; выходное сопротивление — десятки-сотни ом; выходное сопротивление милоом.



Рис. 7.6



Рис. 7.7

В данной схеме влияние эффекта Миллера не столь значительно влияет на АЧХ в области ВЧ, поскольку на вход пересчитывается емкость коллекторного перехода:

$$C_{\kappa \, \Im \kappa B} = \left(K_{u} + 1\right)C_{\kappa}. \tag{7.24}$$

Значение предельной частоты транзистора в схеме с ОБ f_{h216} много больше, чем в схеме с ОЭ f_{h219} , поэтому каскад на БТ с ОБ оказывается наиболее высокочастотным.

Анализ усилительного каскада на БТ с ОК (эмиттерный повторитель). Принципиальная схема усилителя на БТ с ОК с эмиттерной стабилизацией рабочей точки показана на рис. 7.8, а полная эквивалентная схема усилителя представлена на рис. 7.9. Анализ данной схемы для области средних частот, НЧ и ВЧ согласно приведенному выше алгоритму позволил получить выражения для основных параметров эмиттерного повторителя (ЭП), которые приведены в табл. 7.1.

Своим названием эмиттерный повторитель обязан следующему свойству — напряжение на его выходе практически повторяет входное напряжение, т.е. коэффициент усиления по напряжению незначительно ниже единицы, а фаза выходного сигнала в полосе пропускания равна фазе входного сигнала. Другой отличительной особенностью данного каскада является высокое входное сопротивление и низкое выходное. Поэтому основное назначение ЭП – согласование по напряжению источника сигнала, имеющего высокое внутреннее сопротивление, с низкоомной нагрузкой. При включении ЭП между источником сигнала и нагрузкой не происходит значительного снижения коэффициента усиления по напряжению, поскольку его входное сопротивление достаточно велико. Анализ выражений (см. табл. 7.1) показывает, что параметры ЭП отличаются от параметров каскадов на БТ с ОЭ и ОБ: фаза сигнала на выходе совпадает с фазой сигнала на входе; коэффициент усиления по току — десяткисотни раз; коэффициент усиления по напряжению — меньше единицы; входное сопротивление — десятки-сотни килоом; выходное сопротивление — единицы-десятки ом.



Рис. 7.8



Рис. 7.9

Таблица 7.1

Расчетные соотношения для основных параметров усилительного каскада на БТ, включенного по схеме с ОБ и ОК

Схема с ОБ	Схема с ОК
$h_{116} = r_3 + (1 - h_{216})r'_6$	$r'_{6} + (r_{3} + R_{3} R_{H})(h_{213} + 1)$
$R_{3} r_{BX T} $	R ₀ r _{bx T}
R _K	$R_{\mathfrak{H}} \left(r_{\mathfrak{H}} + \frac{r'_{\mathfrak{H}} + R_{\Gamma} R_{\mathfrak{H}}}{1 + h_{21\mathfrak{H}}}\right)$
$\frac{h_{21B}R_{\kappa}}{R_{\kappa}+R_{H}}$	$\frac{(1+h_{21})R_{9}}{R_{9}+R_{H}}$
$h_{21B} \frac{R_{\rm K} R_{\rm H}}{R_{\rm P} r_{\rm BX T}}$	$\frac{(1+h_{21} \mathcal{F})(R_{\mathfrak{H}} R_{\mathfrak{H}})}{R_{\mathfrak{B} X}}$
$\frac{1/(2\pi Cl(R_{\Gamma} + R_{BX}))}{1/(2\pi C2(R_{BHX} + R_{H}))}$	$\frac{1/(2\pi Cl(R_{\Gamma} + R_{BX}))}{1/(2\pi C2(R_{BHX} + R_{H}))}$
$1/(C_{\delta}R_{\delta})$	
$1 / \left(2\pi \left(\mathbf{R}_{\Gamma} \mid \mid \mathbf{R}_{\mathbf{BX}} \right) \left(\mathbf{C}_{\Im \Pi} + \mathbf{C}_{\mathbf{K} \Im \mathbf{KB}} \right) \right)$	$\frac{1}{\left(2\pi\left(\mathbf{R}_{\Gamma}\mid \mathbf{R}_{\mathbf{B}\mathbf{X}}\right)\mathbf{C}_{\mathbf{K}}^{*}\right)}$
$1/(2\pi(R_{H} R_{Bbix})C_{H})$	$1/(2\pi(\mathbf{R}_{\Gamma} \mathbf{R}_{\mathbf{B}\mathbf{X}})\mathbf{C}_{\mathfrak{H}})$
f _{h216}	$\frac{1}{(2\pi(R_{\rm H} R_{\rm Bbix})C_{\rm H})}{f_{\rm h}}$
	$\frac{Cxema c O B}{h_{116} = r_{9} + (1 - h_{21B})r'_{6}}$ $R_{9} r_{BX T}$ R_{K} $\frac{h_{21B}R_{K}}{R_{K} + R_{H}}$ $h_{21B} \frac{R_{K} R_{H}}{R_{9} r_{BX T}}$ $\frac{1/(2\pi C l(R_{\Gamma} + R_{BX}))}{1/(2\pi C 2(R_{BbIX} + R_{H}))}$ $\frac{1}{(C_{6}R_{6})}$ $\frac{1/(2\pi (R_{\Gamma} R_{BX})(C_{9\Pi} + C_{K 9KB}))}{1/(2\pi (R_{H} R_{BbIX})C_{H})}$ f_{h216}

Анализ выражений (см. табл. 7.1) показывает, что параметры ЭП отличаются от параметров каскадов на БТ с ОЭ и ОБ: фаза сигнала на выходе совпадает с фазой сигнала на входе; коэффициент усиления по току — десяткисотни раз; коэффициент усиления по напряжению — меньше единицы; входное сопротивление — десятки-сотни килоом; выходное сопротивление — единицы-десятки ом.

В схеме ЭП эффект Миллера отсутствует, поскольку на емкости эмиттерного перехода практически отсутствует напряжение, и при пересчете во входную цепь ее эквивалентное значение не изменяется. АЧХ в области ВЧ определяется в основном влиянием емкости нагрузки и зависимости коэффициента передачи по току h_{219} от частоты. Поэтому верхняя граничная частота ЭП имеет среднее значение между значениями аналогичного параметра в усилителях на БТ в схемах с ОБ и ОЭ.

Порядок расчета малосигнального усилителя на БТ, включенного по схеме с ОЭ или ОБ, с эмиттерной стабилизацией рабочей точки. Обычно исходными данными при расчета малосигнальных усилителей является напряжение коллектор-эмиттер $U_{\kappa > 0}$ и ток коллектора $I_{\kappa 0}$ в рабочей точке. В справочниках обычно приводятся значения параметров БТ (коэффициенты усиления по току, емкости переходов, частотные параметры, коэффициент шума) для рекомендуемого режима работы по постоянному току, при котором проводилось измерение этих параметров.

1. Для обеспечения стабилизации рабочей точки падение напряжения на резисторе R₂ (потенциал эмиттера) можно выбрать из условия

$$U_{90} = I_{90}R_{9} = 0.2U_{K90}, \qquad (7.25)$$

а напряжение питания U_{ип} выбирается согласно выражению

$$U_{\mu\Pi} = 2U_{\kappa \to 0} + U_{\to 0} = I_{\kappa 0}R_{\kappa} + U_{\kappa \to 0} + U_{\to 0}$$
(7.26)

для обеспечения максимального значения амплитуды неискаженного выходного сигнала.

2. Сопротивления резисторов R_э и R_к находим по выражениям

$$R_{\kappa} = (U_{\mu \Pi} - U_{\kappa 90} - U_{90}) / I_{\kappa 0}; \qquad (7.27)$$

 $R_{9} = U_{90}/I_{90} \approx U_{90}/I_{K0}$, т.к. можно принять $I_{90} \approx I_{K0}$. (7.28)

3. Находим ток базы

 $I_{60} = I_{\kappa 0} / h_{219}$ (7.29)

и потенциал базы транзистора

$$U_{\bar{0}0} = U_{\bar{0}0} + U_{\bar{0}0}, \qquad (7.30)$$

где напряжение база — эмиттер в рабочей точке для кремниевого транзистора можно принять $U_{690} = 0,6$ В.

4. Для обеспечения работоспособности схемы стабилизации задаемся током делителя напряжения, образованного резисторами R1 и R2, в десять раз больше тока базы:

$$I_{\rm d} = 10 \cdot I_{\rm 60} \,. \tag{7.31}$$

5. Находим сопротивления R1 и R2:

$$R1 = (U_{\mu \Pi} - U_{\delta 0}) / (I_{\mu} + I_{\delta 0});$$
(7.32)

$$R2 = U_{\bar{0}0} / I_{\mu} . \tag{7.33}$$

6. Емкости конденсаторов находим из условий

$$C1 > \frac{10}{2\pi f_{H} (R_{\Gamma} + R_{BX})};$$
(7.34)

$$C2 > \frac{10}{2\pi f_{H} (R_{BHX} + R_{H})};$$
(7.35)

$$C_{9} > \frac{10}{2\pi f_{H}R_{9}};$$
 (7.36)

$$C_{\delta} > \frac{10}{2\pi f_{\rm H} R_{\delta}},\tag{7.37}$$

при выполнении которых значение коэффициента усиления по напряжению на нижней граничной частоте $f_{\rm H}$ уменьшается не более чем в $\sqrt{2}$ раз.

Порядок расчета эмиттерного повторителя. Обычно исходными данными являются напряжение источника сигнала E_r , его внутреннее сопротивление R_r , сопротивление нагрузки R_h и напряжение источника питания U_{un} .

1. Вычисляем максимально возможное значение амплитуды тока нагрузки, соответствующее идеальному согласованию, когда $U_{\text{вых}} = E_{\Gamma}$:

$$I_{\rm H} = \frac{U_{\rm BbIX}}{R_{\rm H}}.$$
(7.38)

2. Выбираем рабочую точку БТ:

$$I_{30} \approx 1.3 \cdot I_{\rm H};$$
 (7.39)

$$U_{\kappa \to 0} = U_{\to 0} = I_{\to 0} R_{\to} = U_{\mu \Pi} / 2.$$
(7.40)

Если $I_{\rm H}<2$ мA , то необходимо задаться током покоя эмиттера $I_{90}=2$ мA . Можно считать, что $I_{\kappa0}\approx I_{90}$.

3. Расчет элементов принципиальной схемы ЭП проводим согласно выражениям (7.28)–(7.35).

Порядок выполнения задания

1. В зависимости от варианта задания выполнить инженерный расчет усилительного каскада на БТ с ОЭ (ОБ, ОК) (см. рис. 7.1, 7.6, 7.8), который должен обеспечить усиление в полосе частот от $f_{\rm H} = 20$ Гц до $f_{\rm B} = 20$ кГц. Исходные данные для расчета приведены в табл. 7.2, 7.3, 7.4. Параметры транзисторов приведены в прил. 2. Результаты расчета требуемого режима покоя и значения элементов принципиальной схемы усилителя свести в таблицы.

2. По результатам расчета элементов принципиальной схемы усилителя провести расчет основных параметров усилительного каскада. Для каскада на БТ с ОЭ расчет проводить согласно выражениям (7.5)–(7.23), для каскадов на БТ с ОБ и ОК — согласно выражениям в табл. 7.1 и (7.16), (7.17), (7.19), (7.23). Вычислить общее значение коэффициента частотных искажений на нижней граничной частоте $f_{\rm H}$, указанной в исходных данных, согласно (7.3). Аналогично вычислить общее значение коэффициента частотных искажений на верхней

граничной частоте f_в, определенной согласно (7.19). Результаты расчетов свести в таблицу.

Удалось ли обеспечить требуемое значение f_н?

3. Провести анализ рассчитанного усилителя с использованием пакета **OrCAD**.

3.1. Создать документ Schematics, содержащий принципиальную схему рассчитанного усилителя. На рис. 7.10 – 7.12 показаны схемы каскадов на БТ с ОЭ, ОБ и ОК соответственно, выполненные в Schematics. В качестве источника входного напряжения V1 необходимо использовать источник VAC, предназначенный для расчета частотных характеристик (AC Sweep).

3.2. Выполнить анализ схемы по постоянному току. Записать в тетрадь значения постоянных токов и напряжений в схеме. Сравнить результаты машинного анализа с результатами выполнения п. 1.

Обеспечивают ли рассчитанные значения элементов схемы требуемый режим покоя? Чем можно объяснить отличие, если оно существует?

3.2. Установить параметры анализа AC Sweep, задав изменение частоты по декадам в диапазоне от 1 до 10^9 Гц, 10 точек на декаду. Запустить выполнение анализа схемы. Вывести на экран частотные зависимости модулей коэффициентов передачи по напряжению, току; модуля и фазы сквозного коэффициента передачи по напряжению. Необходимо воспользоваться возможностями программы Probe строить графики математических выражений, включающих напряжения и токи схемы (см. подразд. 1.19). С использованием построенных зависимостей определить нижнюю $f_{\rm H}$ и верхнюю $f_{\rm B}$ граничные частоты усилителя; на средней частоте полосы пропускания определить значения модулей коэффициента передачи по напряжению. На граничных частотах усилителя определить значения фазы сквозного коэффициента передачи по напряжению. На граничных частотах усилителя определить значения фазы сквозного коэффициента передачи по напряжению. Сравнить результаты машинного анализа с результатыми выполнения п. 2.

Обеспечивают ли рассчитанные значения элементов схемы требуемую АЧХ усилителя? Чем можно объяснить отличие, если оно существует?

4. Исследовать влияние значений элементов принципиальной схемы на АЧХ усилителя. При выполнении задания необходимо использовать элемент схемы **Parameters** для проведения многовариантного анализа (см. пример в подразделе 1.8).

4.1. Какое влияние оказывает двукратное увеличение (уменьшение) со-противления нагрузки?

4.2. Какое влияние оказывает двукратное увеличение (уменьшение) сопротивления источника сигнала?

4.3. Какое влияние оказывает пятикратное увеличение (уменьшение) емкости разделительного конденсатора C1?

4.4. Какое влияние оказывает пятикратное увеличение (уменьшение) ем-кости конденсатора нагрузки?

Контрольные вопросы

1. Дайте определение основным параметрам малосигнальных усилительных каскадов.

2. Дайте определение основным характеристикам малосигнальных усилительных каскадов.

3. Опишите порядок составления эквивалентной схемы усилительного каскада.

4. Изобразите упрощенную эквивалентную схему каскада на БТ с ОБ для области низких (средних, высоких) частот.

5. Изобразите упрощенную эквивалентную схему эмиттерного повторителя для области низких (средних, высоких) частот.

6. Чем обусловлено уменьшение коэффициента усиления по напряжению в области низких частот усилителя на БТ с ОЭ и эмиттерной стабилизацией рабочей точки?

7. Чем обусловлено уменьшение коэффициента усиления по напряжению малосигнального каскада на БТ в области высоких частот?

8. Поясните назначение конденсатора в эмиттерной цепи усилительного каскада на БТ с ОЭ и эмиттерной стабилизацией рабочей точки.

9. Сравните между собой значения входного (выходного) сопротивления усилителей с различным включением БТ.

10. Сравните между собой значения коэффициентов усиления по напряжению и току усилителей с различным включением БТ.

11. Каскад с каким включением БТ является наиболее высокочастотным? Почему?

12. Что такое эффект Миллера? Как он влияет на полосу пропускания усилителя?

13. Какие значения имеют основные параметры эмиттерного повторителя? Для каких целей используется эмиттерный повторитель?

14. В чем заключается согласование по напряжению сопротивлений нагрузки и источника сигнала?

15. Дайте сравнительную характеристику усилителей на БТ с ОЭ и ОК по значениям их основных параметров.

16. Дайте сравнительную характеристику усилителей на БТ с ОЭ и ОБ по значениям их основных параметров.

17. Влияют ли элементы, задающие рабочую точку транзистора, на параметры усилителя?

18. Каким образом можно увеличить входное сопротивление усилителя на БТ с ОЭ и эмиттерной стабилизацией рабочей точки.

N⁰	Тип БТ	U _{кэ0} ,	I _K ,	E _Γ ,	R_{Γ} ,	R _H ,	C _H ,
варианта		В	мА	мВ	Ом	кОм	нΦ
01	КТ 315Г	5	5	1	100	5	0,1
02	КТ 337Б	6	6	5	200	2	0,2
03	KT 342A	8	8	2	50	4	0,05
04	KT 347A	5	4	10	150	6	0,3
05	КТ 349Б	9	3	3	200	10	0,1
06	КТ 358Б	10	5	4	300	8	0,15
07	КТ 361Б	6	9	7	100	5	0,05
08	KT 3102A	9	8	0,5	50	4	0,1
09	KT 3107A	12	7	5	200	5	0,2
10	KT 3117A	10	4	6	300	10	0,25

Исходные данные для расчета каскада с ОЭ

Таблица 7.3

Исходные данные для расчета каскада с ОБ

No	Тип БТ	U _{кэ0} ,	I _K ,	E _Γ ,	R_{Γ} ,	R _H ,	C _H ,
варианта		В	мА	мВ	кОм	кОм	нΦ
01	КТ 315Г	5	5	1	1	5	0,1
02	КТ 337Б	6	6	5	2	2	0,2
03	KT 342A	8	8	2	5	4	0,05
04	КТ 347А	5	4	10	1,5	6	0,3
05	КТ 349Б	9	3	3	2	10	0,1
06	КТ 358Б	10	5	4	3	8	0,15
07	КТ 361Б	6	9	7	1	5	0,05
08	KT 3102A	9	8	0,5	5	4	0,1
09	KT 3107A	12	7	5	2	5	0,2
10	KT 3117A	10	4	6	3	10	0,25

Таблица 7.4

Исходные данные для расчета каскада с ОК

N⁰	Тип БТ	E _Γ ,	R_{Γ} ,	R _H ,	C _H ,	U _{ИП} ,
варианта		мВ	кОм	Ом	нΦ	В
01	КТ 315Г	500	3	100	0,1	9
02	КТ 337Б	200	4	40	0,2	15
03	КТ 342А	100	5	20	0,05	15
04	КТ 347А	300	10	60	0,3	20
05	КТ 349Б	400	8	100	0,1	12
06	КТ 358Б	600	7	100	0,15	20
07	КТ 361Б	500	6	100	0,05	10
08	KT 3102A	800	5	150	0,1	15
09	KT 3107A	100	3	20	0,2	10
10	KT 3117A	200	2	30	0,25	15



Рис. 7.10



Рис. 7.11



Рис. 7.12

8. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 6 ИССЛЕДОВАНИЕ КЛЮЧЕВЫХ СХЕМ НА БИПОЛЯРНЫХ ТРАНЗИСТОРАХ

Цель занятия

1. Изучить принцип действия, основные характеристики и параметры электронных ключей на БТ.

2. Выполнить инженерный расчет насыщенного ключа на БТ.

3. С помощью пакета OrCAD провести анализ спроектированного ключа и исследовать влияние элементов схемы на его основные параметры.

Краткие теоретические сведения

Электронными ключами называют электронные схемы, предназначенные для замыкания и размыкания электрических цепей под воздействием внешних управляющих сигналов. В качестве ключевых элементов таких схем могут быть использованы полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры и т.д. Независимо от схемных решений и типа используемого ключевого элемента любой электронный ключ характеризуется рядом статических и динамических параметров.

Статические параметры электронных ключей (параметры установившегося режима) наиболее полно характеризуются передаточной характеристикой — зависимостью величины выходного напряжения или тока от величины входного напряжения (тока). Обычно используется передаточная характеристика, определяющая зависимость выходного напряжения ключа от входного $U_{вых} = f(U_{вx})$.

Динамические параметры электронного ключа определяются скоростью протекания переходных процессов, возникающих в схеме при подаче на вход ключа прямоугольного импульса напряжения или тока. Поэтому динамические параметры ключа называют еще параметрами быстродействия.

Принципиальная схема электронного ключа на БТ с ОЭ показана на рис. 8.1, а. В исходном состоянии при $U_{BX} = 0$ или $U_{BX} = U_{BX \ 3a\Pi}$ БТ закрыт, т.е. работает в режиме отсечки. Для уменьшения остаточного тока коллектора до величины обратного тока коллекторного перехода $I_{\kappa 60}$ на базу транзистора через резистор R_1 подается запирающее напряжение U_{cM} , которое выбирается из условия

 $|U_{cM}| > R_2 I_{\kappa 60}, \text{ при } R_2 >> R_1.$ (8.1)

При использовании в качестве активного элемента кремниевых транзисторов, имеющих малое значение тока $I_{\kappa 60}$, и непосредственной связи ключа с источником сигнала дополнительный источник напряжения U_{cm} можно исключить. Управление транзистором происходит при подаче на вход ключа (рис. 8.1, а) импульса положительной полярности. Передаточная характеристика ключа рассчитывается графоаналитическим методом с использованием семейств входных $I_6 = f(U_{69})$ при $U_{\kappa9} = \text{const}$ и выходных $I_{\kappa} = f(U_{\kappa9})$ при $I_6 = \text{const}$ характеристик транзистора. Для этого принципиальную схему ключа приводят к эквивалентной, показанной на рис. 8.1, б, где

$$U_{\mu\Pi \ \Im \kappa B} = U_{\mu\Pi} R_{\rm H} / (R_{\kappa} + R_{\rm H}), \qquad (8.2)$$

$$\mathbf{R}_{\mathbf{K} \,\mathbf{\mathcal{H}}\mathbf{K}\mathbf{B}} = \mathbf{R}_{\mathbf{K}}\mathbf{R}_{\mathbf{H}} / (\mathbf{R}_{\mathbf{K}} + \mathbf{R}_{\mathbf{H}}). \tag{8.3}$$

На семействе выходных ВАХ БТ, как показано на рис. 8.2, а, строится нагрузочная прямая, описываемая уравнением

$$I_{\kappa}(U_{\kappa\mathfrak{H}}) = (U_{\mu\mu\mathfrak{H}} \mathfrak{K}_{\kappa\mathfrak{H}} - U_{\kappa\mathfrak{H}})/R_{\kappa\mathfrak{H}}.$$
(8.4)

По координатам точек пересечения нагрузочной прямой с выходными характеристиками, соответствующими токам базы $I_6 = I_6'; I_6'';...,$ определяются значения напряжения коллектор — эмиттер, которое является выходным $U_{\kappa_9} = U_{выx}$. Далее по входной характеристике БТ $I_6 = f(U_{69})$ при $|U_{\kappa_9}| > 0$ для тех же значений тока базы находятся соответствующие напряжения база-эмиттер $U_{69} = U_{69}'; U_{69}'';...,$ как показано на рис. 8.2, б. Входное напряжение рассчитывается согласно выражению

$$U_{BX} = U_{\bar{0}\bar{9}} + (I_{\bar{0}} + I_{CM})R_{1} = U_{\bar{0}\bar{9}} + (I_{\bar{0}} + \frac{U_{\bar{0}\bar{9}} + |U_{CM}|}{R_{2}})R_{1}.$$
(8.5)

По известным парам значений напряжения (U_{BX}, U_{Bbix}) строится передаточная характеристика, показанная на рис. 8.2, в. Форма характеристики зависит от параметров элементов электронного ключа. На передаточной характеристике можно выделить три характерных участка, которые разграничены точками, соответствующими входному пороговому напряжению нуля U_{nop}^{0} и единицы U_{nop}^{1} .

При U_{вх} < U⁰_{пор} ключ закрыт (транзистор находится в режиме отсечки), на выходе высокий (единичный) уровень напряжения:

$$U_{BbIX}^{1} = U_{BbIX max} = U_{U\Pi 3KB} - I_{K\bar{0}0}R_{K 3KB}.$$
 (8.6)

Входной ток при этом, поскольку $I_{\delta} = 0$, определяется выражением

$$I_{BX} = I_{CM} = \frac{U_{BX} + |U_{CM}|}{R_1 + R_2}.$$
(8.7)

Пороговое напряжение нуля — значение входного напряжения, при котором БТ переходит из режима отсечки в активный режим работы, и рассчитывается по формуле

$$U_{\text{nop}}^{0} = \frac{U_{\text{б} \to \text{ nop}} (R_1 + R_2) + U_{\text{cM}} R_1}{R_2}, \qquad (8.8)$$

где $U_{\delta_{2} \text{ пор}}$ — пороговое напряжение база-эмиттер БТ. Для кремниевых транзисторов можно принять $U_{\delta_{2} \text{ пор}} = 0,6 \text{ B}$.



а

Рис. 8.20

б



При U⁰_{пор} < U_{вх} < U¹_{пор} транзистор находится в активном режиме. При этом выходное напряжение линейно зависит от входного:

 $U_{BbIX} = KU_{BX}.$ (8.9)

Коэффициент передачи К определяется усилительными свойствами БТ:

$$K = \frac{h_{21\Im}R_{\kappa\ \Im\kappaB}}{R_1 + h_{11\Im}},$$
(8.10)

где h_{213} — статический коэффициент передачи по току БТ с ОЭ; h_{113} — входное сопротивление БТ с ОЭ.

На участке усиления для входного тока ключа справедливо выражение

$$I_{BX} = I_{\delta} + I_{CM} = \frac{U_{BX} - U_{\delta \mathfrak{H}}}{R_1} = I_{\delta} + \frac{U_{\delta \mathfrak{H}} + |U_{CM}|}{R_2}.$$
(8.11)

При U_{вх} > U¹_{пор} на выходе низкий (нулевой) уровень напряжения, который определяется напряжением коллектор-эмиттер насыщения:

$$U_{\text{Bbix}}^0 = U_{\text{Bbix min}} = U_{\text{K3 Hac}}.$$
(8.12)

Пороговое напряжение единицы U_{nop}^1 соответствует входному напряжению, при котором БТ из активного режима работы входит в режим насыщения

$$U_{\text{пор}}^{1} = \left(I_{\delta H} + \frac{U_{\delta 9 \text{ пор}} + |U_{cM}|}{R_{2}}\right) R_{1} + U_{\delta 9 \text{ пор}}.$$
(8.13)

Ток базы насыщения, соответствующий этой точке, определяется выражением

$$I_{5 \text{ H}} = \frac{U_{\mu\Pi \ \Im \text{KB}} - U_{\text{K} \ \Im \text{Hac}}}{R_{\text{K} \ \Im \text{KB}} \cdot h_{21 \Im}}.$$
(8.14)

Коллекторный ток БТ в этой точке достигает максимального значения

$$I_{\kappa \max} = I_{\kappa H} = I_{\delta H} h_{21\Im} = \frac{U_{\mu \Pi \ \Im \kappa B} - U_{\kappa \Im \ Hac}}{R_{\kappa \ \Im \kappa B}}.$$
(8.15)

При дальнейшем росте U_{вх} ток базы растет, однако коллекторный ток практически не изменяется. Степень насыщения БТ определяется коэффициентом насыщения, который рассчитывается по формуле

$$S = \frac{I_{\delta m}}{I_{\delta H}}, \qquad (8.16)$$

где I_{б m} — ток базы при максимальном значении входного напряжения. Если S > 1, то ключ насыщенный.

Для повышения КПД электронного ключа необходимо, чтобы транзистор в нем надежно насыщался, в этом случае на открытом БТ будет рассеиваться минимальная мощность, а значит, будут минимальными потери. Поскольку значения параметра h_{213} имеют существенный разброс для партии БТ конкретного типа, достигающий порой сотен процентов, то для надежного насыщения БТ в ключе без подбора транзисторов необходимо при расчете ключа принимать значение коэффициента насыщения S = 1,5...3. Следует помнить, что чрезмерное увеличение S снижает быстродействие ключа.

Быстродействие транзисторного ключа (параметры быстродействия) зависят от параметров используемого транзистора, номинальных значений элементов схемы, сопротивления нагрузки и ее характера. Диаграммы напряжений и токов, действующих в транзисторном ключе, при подаче на вход прямоугольного импульса показаны на рис. 8.3. На них указаны временные интервалы, определяющие количественно параметры быстродействия ключа.

На интервале времени $[t_0, t_1]$ происходит нарастание коллекторного тока и уменьшение выходного напряжения ключа. Коллекторный ток не может измениться мгновенно, что обусловлено конечным временем пролета носителей через базу БТ и перезарядом барьерной емкости коллекторного перехода. Этот

промежуток времени называется временем включения и рассчитывается по формуле

$$t_{\rm BKJ} = \tau_{\rm BKJ} \ln \left(\frac{S}{S-1} \right), \tag{8.17}$$

где т_{вкл} — постоянная времени включения, определяется выражением

$$\tau_{\rm BK,I} = \tau_{\rm h_{219}} + \tau_{\rm K} \,, \tag{8.18}$$

$$\tau_{h_{219}} = \frac{1}{2\pi f_{h_{219}}}; \quad \tau_{\kappa} = (C_{\kappa} + C_{H})R_{\kappa_{3KB}}.$$
(8.19)

На промежутке времени $[t_1, t_2]$ при действии максимального входного напряжения коллекторный ток транзистора и выходное напряжение ключа не изменяются, в базе происходит накопление неосновных носителей заряда.



В течение промежутка $[t_2, t_3]$ под действием отрицательного входного напряжения происходит рассасывание накопленных в базе носителей. При этом транзистор все еще находится в режиме насыщения, коллекторный ток и выходное напряжение соответствуют этому режиму и не изменяются. Наблюдается обратный бросок тока базы $I_{6 \text{ обр}}$. Данный промежу-

ток называется временем задержки выключения и определяется следующим выражением:

$$t_{3 aд B b K \pi} = \frac{\tau_{h_{219}}}{2} ln \left(\frac{I_{\bar{0}} + |I_{\bar{0} o \bar{0} p}|}{I_{\bar{0} H} + |I_{\bar{0} o \bar{0} p}|} \right), \quad (8.20)$$

где $I_{\text{б обр}} = \frac{U_{\text{вх зап}}}{R_1}$ — запирающий ток

базы.

Если
$$U_{BX 3an} = 0$$
, то $I_{\delta o \delta p} = \frac{U_{CM}}{R_2}$.
При $I_{\delta o \delta p} = 0$ ($U_{CM} = 0$, $U_{BX 3an} = 0$) время
задержки выключения определяется как

$$t_{3aд BыKл} = \frac{\tau_{h_{213}}}{2} \ln S.$$
 (8.21)

После рассасывания неосновных носителей в базовой области ток коллектора уменьшается — транзистор закрывается. Интервал времени [t₃, t₄], в течение которого происходит уменьшение коллекторного тока, называется временем спада:

$$t_{c\Pi} = \tau_{h_{213}} \ln \left(1 + \frac{I_{\delta H}}{\left| I_{\delta o \delta p} \right|} \right).$$
(8.22)

Суммарное время $t_{выкл} = t_{зад выкл} + t_{сп}$ называется временем выключения. В случае, если $C_{H} > h_{213}C_{K}$, время нарастания коллекторного напряжения $t_{HD U}$ может превысить время спада:

$$t_{\rm Hp \ U} = 2,3(C_{\rm K} + C_{\rm H})R_{\rm K \ 3KB}.$$
 (8.23)

Порядок расчета элементов принципиальной схемы электронного ключа на БТ. Обычно в инженерной практике исходными данными при расчете ключевых схем являются значения напряжений питания U_{un} , U_{cm} ; сопротивление нагрузки R_{H} ; амплитуда выходного напряжения $U_{вых m}$; параметры входного сигнала U_{nop}^{0} и U_{nop}^{1} ; коэффициент насыщения транзистора S. В этом случае рекомендуется следующий порядок расчета.

1. По заданным значениям $U_{\mu\mu}$ и $U_{Bbix m}$ из (8.2) с учетом (8.6) рассчитывается сопротивление резистора R_{κ} и величина $R_{\kappa \ 3\kappa B}$.

2. Рассчитываются значения тока коллектора и базы $I_{\kappa H}$, $I_{\delta H}$, соответствующие режиму насыщения, а также значение тока базы $I_{\delta m}$ при максимальном значении входного напряжения $U_{Bx m}$.

3. Сопротивление резистора R₁ находится согласно выражению

$$R1 = \frac{U_{\pi op}^{1} - U_{\pi op}^{0}}{I_{6 m}},$$
(8.24)

полученному путем вычитания (8.8) из (8.13). Сопротивление резистора R₂ находится согласно (8.8).

Порядок выполнения задания

1. Провести инженерный расчет элементов принципиальной схемы насыщенного ключа на БТ и его параметров. Исходные данные для расчета приведены в табл. 8.1. Для всех вариантов задания одинаковы следующие исходные данные: длительность импульса $\tau_{\rm u} = 5$ мкс, период повторения T = 10 мкс, минимальный уровень входного импульса U_{вх зап} = 0 В. Амплитуда напряжения входного импульса определяется величиной порогового напряжения единицы U_{вх m} = 1,1 · U¹_{пор}.

1.1. Согласно описанному алгоритму провести расчет сопротивления резисторов R₁, R₂ и R_к принципиальной схемы ключа (см. рис. 8.1). 1.2. Пользуясь семействами входных и выходных ВАХ БТ, построить передаточную характеристику ключа $U_{Bbix} = f(U_{Bx})$. Определить значения параметров U_{nop}^0 , U_{nop}^1 , U_{Bbix}^0 , U_{Bbix}^1 .

1.3. Рассчитать параметры быстродействия ключа $t_{_{BKЛ}}, t_{_{3ад \, BыКЛ}}, t_{_{cп}}, t_{_{HP} \, U}.$

1.4. Результаты расчета свести в таблицу.

Таблица 8.1

N⁰	Тип	U _{ИП} ,	U _{см} ,	R _H ,	S	U _{вых m} ,	U_{nop}^0 ,	U ¹ _{nop} ,	C _H ,
вар.	БТ	В	В	кОм	5	В	B	B	нΦ
01	КТ315Г	9	2	2,5	3	6	0,5	5	0,1
02	КТ337Б	15	3	5,0	5	10	1	6	0,2
03	КТ342А	15	4	6,2	2	12	2	8	0,05
04	КТ347А	20	2	7,0	4	15	3	10	0,3
05	КТ349Б	12	5	4,8	3	8	1,5	6	0,1
06	КТ358Б	20	3	3,8	4	10	1	5	0,15
07	КТ361Г	10	5	10,0	5	8	0,5	4	0,05
08	КТ3102Г	15	4	8,2	2	12	2	9	0,1
09	КТ3107Г	10	3	3,6	3	5	0,5	4	0,2
10	KT3117A	15	5	4,0	5	10	1	5	0,25

Исходные данные для расчета



Рис. 8.23

2. С помощью пакета OrCAD провести анализ характеристик рассчитанного ключа.

2.1. Создать документ программы Schematics, содержащий показанную на рис. 8.4 схему ключа. В схеме использовать источники постоянного напря-
жения VDC. Номинальные значения элементов схемы должны соответствовать рассчитанным. При использовании БТ со структурой p-n-p необходимо изменить полярность подключения источников напряжения на противоположную.

2.2. Провести расчет передаточной характеристики ключа, используя возможности анализа **DC Sweep**. Для этого в параметрах анализа **DC Sweep** необходимо задать изменение источника входного напряжения V1 в диапазоне значений от 0 до $1,5 \cdot U_{BX m}$ с шагом 0,01 В. С помощью программы **Probe** вывести зависимость коллекторного напряжения транзистора от напряжения V1. По графику определить значения параметров ключа U_{nop}^0 , U_{nop}^1 , U_{BLX}^0 , U_{BLX}^1 .

Сравнить результаты машинного анализа с исходными данными и результатами инженерного расчета. Если есть различие, чем его можно объяснить?

2.3. Создать документ программы Schematics, содержащий показанную на рис. 8.4 схему ключа, в которой источник напряжения V1 — это источник импульсного напряжения VPULSE. Установить параметры входного импульсного напряжения согласно исходным данным:

нижний уровень напряжения $VOFF = U_{BX 3an} = 0 B$;

максимальное значение напряжения VAMPL = $U_{BX m}$;

начало переднего фронта $TD = \tau_{\mu}/2$;

длительность переднего фронта TR = 0;

длительность заднего фронта TF = 0;

длительность плоской части импульса $TAU = \tau_{\mu}$;

период повторения T = T.

2.4. Используя вид анализа **Transient**, провести расчет формы выходного напряжения ключа. Для этого установить параметры анализа **Transient** следующим образом: шаг вывода данных и максимальный шаг интегрирования (**Print Step** и **Step Ceiling**) задать одинаковой величины, равной T/200; конечное время расчета (**Final Time**) задать равным $2 \cdot T$. С помощью программы **Probe** вывести временную зависимость коллекторного напряжения и определить параметры быстродействия рассчитанного ключа $t_{вкл}$, $t_{зад выкл}$, $t_{сп}$, $t_{нр U}$.

Сравнить результаты машинного анализа с исходными данными и результатами инженерного расчета. Если есть различие, чем его можно объяснить?

2.5. Используя возможности многовариантного анализа **Parametric**, исследовать влияние емкости нагрузки $C_{\rm H}$ на форму выходного сигнала. С помощью элемента **Parameters** определить глобальный параметр — **CN**. С его использованием задать значение емкости конденсатора $C1=C_{\rm H}$. Включить многовариантный анализ **Parametric**, определив в нем изменение списком значений глобального параметра CN: $C_{\rm H} / 2$, $C_{\rm H}$, $2 \cdot C_{\rm H}$. Как влияет увеличение емкости нагрузки на параметры быстродействия ключа?

Контрольные вопросы

1. Какие устройства называют электронными ключами?

2. Каково напряжение на выходе ключа в закрытом и открытом состояниях?

3. Опишите принцип действия электронных ключей на БТ, их недостатки и требования к идеальному ключу.

4. Поясните порядок построения передаточной характеристики ключа на БТ.

5. В ключе (см. рис. 8.1,а) под действием входного напряжения транзистор находится на границе режима насыщения. Как изменится режим работы транзистора, если увеличить сопротивление резистора R2?

6. Приведите статические и динамические характеристики электронных ключей.

7. Параметры каких элементов определяют быстродействие электронных ключей на БТ.

8. Как влияют параметры БТ на быстродействие ключа?

9. Как влияют элементы схемы ключа на его передаточную характеристику?

10. Опишите способы повышения быстродействия ключей на БТ.

11. Как влияет емкость нагрузки на быстродействие ключа?

12. Как изменится время спада ключа (см. рис. 8.1,а), если увеличить сопротивление резистора R_к?

9. ПРАКТИЧЕСКОЕ ЗАНЯТИЕ № 7 ИССЛЕДОВАНИЕ АВТОКОЛЕБАТЕЛЬНЫХ МУЛЬТИВИБРАТОРОВ

Цель занятия

1. Изучить принцип действия и методику расчета основных параметров автоколебательных мультивибраторов.

2. Выполнить инженерный расчет мультивибратора и его параметров.

3. С помощью пакета OrCAD провести анализ мультивибратора и исследовать влияние элементов схемы на его основные параметры.

Краткие теоретические сведения

Мультивибраторы относятся к генераторам, предназначенным для формирования напряжения или тока резко несинусоидальной (импульсной) формы, т.е. к импульсным генераторам. Мультивибраторы применяют в качестве генераторов прямоугольных импульсов; делителей частоты; формирователей импульсов с заданными параметрами; каскадов плавно регулируемой временной задержки импульсов в устройствах автоматики, вычислительной и измерительной техники. Как и другие релаксационные генераторы, мультивибраторы могут работать как в режиме автоколебаний, так и в заторможенном (ждущем) режиме, такой мультивибратор называется ждущим или однотактным.

Мультивибраторы на транзисторах представляют собой двухкаскадные апериодические, т.е. имеющие резистивную нагрузку, усилители с сильной положительной обратной связью. Выход устройства соединен с входом, причем фаза сигнала обратной связи совпадает с фазой входного сигнала. В зависимости от типа усилителей различают мультивибраторы с внешне симметричными и несимметричными схемами.



Рис. 9.1

Схема симметричного мультивибратора с емкостными коллекторно-базовыми связями показана на рис. 9.1. Как будет видно в дальнейшем, в квазиустойчивом состоянии один ИЗ транзисторов рассматриваемой схемы находится в закрытом (режим отсечки), другой в открытом состоянии. Открытый транзистор может находиться или в режиме насыщения, или в активном режиме. При использовании актив-

ного режима исключается отрицательное влияние на работу мультивибратора процесса рассасывания накопленных в базе носителей заряда. Однако форма выходного импульса напряжения в активном режиме отличается от прямоугольной. При режиме работы с насыщением форма импульсов прямоугольная, а амплитуда и длительность импульсов практически не зависят от значения сопротивления резисторов в коллекторных цепях транзисторов ($R_{\kappa 1}$ и $R_{\kappa 2}$). Поэтому при проектировании генератора стремятся выбрать такие значения сопротивлений резисторов R_{κ} и R_{δ} , чтобы открытый транзистор находился в режиме насыщения. В этом случае ток базы транзисторов должен удовлетворять следующему условию:

$$I_{\tilde{0}} = S \cdot I_{\tilde{0}H} > I_{\tilde{0}H} = \frac{I_{KH}}{h_{212}}, \qquad (9.1)$$

где I_6 — ток базы, который задается значениями элементов схемы $I_6 = U_{\mu\Pi}/R_6$; I_{6H} — ток базы, соответствующий коллекторному току насыщения $I_{\kappa H} = U_{\mu\Pi}/R_{\kappa}$; S — коэффициент насыщения транзистора; $h_{213} = \sqrt{h_{213} \min \cdot h_{213} \max}$ — среднее значение статического коэффициента усиления транзистора по току в схеме с ОЭ. Условие (9.1) можно записать в виде

 $R_{\delta} \leq R_{\kappa} \cdot h_{21\Im}.$

Временные диаграммы, поясняющие принцип работы мультивибратора с коллекторно-базовыми связями, показаны на рис. 9.2. Основные процессы, происходящие в мультивибраторе с коллекторно-базовыми связями, для полного рабочего цикла приведены в табл. 9.1. Сопоставление данных табл. 9.1 и графиков (см. рис. 9.2) позволяет лучше уяснить принцип действия мультивибратора.

Начало временных диаграмм соответствует середине релаксационного процесса T_{p1} , происходящего в схеме. В это время транзистор VT1 закрыт, а транзистор VT2 находится в режиме насыщения.

В течение предыдущего цикла до момента времени t_0 конденсатор C2 был заряжен до напряжения, близкого по значению к напряжению источника питания $U_{\rm ип}$ (полярность напряжения на конденсаторе показана на рис. 9.1). Непосредственно до момента времени t_0 этот конденсатор разряжается через открытый транзистор VT2, резистор $R_{\rm 61}$ и источник напряжения $U_{\rm ип}$ (точнее перезаряжается напряжением источника).

Напряжение на базе транзистора VT1 примерно равно напряжению на конденсаторе C2 и является для него запирающим, т.е. потенциал базы ниже потенциала эмиттера (см. рис. 9.2):

 $U_{\delta 1} = -U_{C2} + U_{KH2},$

где U_{C2} — напряжение на C2, $U_{\kappa H2}$ — напряжение на коллекторе насыщенного транзистора VT2.

В момент времени t_0 напряжение на конденсаторе по величине равно напряжению $U_{\kappa H2}$, взятому с обратным знаком. Поэтому $U_{\delta 1} = 0$, и транзистор



Рис. 9.2

VT1 начинает открываться. Этот процесс протекает достаточно медленно, так как появившийся ток базы $I_{61} = U_{\mu \Pi}/R_{61}$ уменьшает ток разряда конденсатора, и скорость изменения управляющего напряжения на базе VT1 уменьшается (интервал времени $t_0 - t_1$). Лишь по мере уменьшения тока разряда конденсатора C2, стремящегося к нулю, нарастает ток базы I_{61} . Из-за инерционных свойств транзистора с некоторым отставанием от тока базы нарастает ток коллектора VT1 (см. рис. 9.2). При этом до выхода транзистора VT2 из насыщения ток $I_{\kappa 1}$ поступает в основном в базу транзистора VT2 (этот ток связан с малым входным сопротивлением транзистора VT2 в данный момент времени, что приводит к некоторому разряду конденсатора C1). Поэтому коллекторное напряжение $U_{\kappa 1}$ остается почти неизменным, а возрастающий ток $I_{\kappa 1}$ создает отрицательный ток базы транзистора, что способствует быстрому выходу транзистора VT2 из насыщения (интервал времени $t_0 - t_1$).

Интервал	$t_0 - t_1$	$t_1 - t_2$	$t_2 - t_3$	$t_3 - t_4$	$t_4 - t_5$	$t_{5} - t_{6}$	$t_{6} - t_{7}$	$t_7 - t_8$	t8 - t9	$t_9 - t_0$		
времени					Название	процесса						
Состояние элемента схемы	Рабочий цикл Т _{р1}		Рабочий цикл Т _{р2}					Рабочий цикл Т _{р1}				
	Рассасы- вание но- сителей в рация базе VT2 Т _{рег} Т _{н2}	Регене-	Релаксация Т _{рел2}		Рассасы-	Регене-	Рела	аксация Т _{рел1}				
		Формиро- вание сре- за t _{cp1}			сителей в базе VT1 Т _{н1}	рация Т _{рег}	Формиро- вание сре- за t _{ср2}					
Транзистор VT1	Выход из режима отсечки	Актив- ный ре- жим	Вход в режим насыще- ния	Режим насыщения		Выход из режима насыще- ния	Актив- ный ре- жим	Режим отсечки		I		
Транзистор VT2	Выход из режима насыще- ния	Актив- ный ре- жим	Режим отсечки			Выход из режима отсечки	Актив- ный ре- жим	Вход в режим на- сыщения	Режим насыщения			
Конденсатор С2	Начало заряда	Заряд и ф	рормирование фронта Т _{фр2} Заряжен			Начало	разряда	Разряд				
Конденсатор С1	Начало разряда Разряд			Начало заряда	Заряд и формирование фронта Т _{фр1}			Заряжен				

Таблица состояний мультивибратора

В момент времени t_1 транзистор VT2 выходит из насыщения, и приоткрывается транзистор VT1. Усилительные свойства обоих транзисторов восстанавливаются. Восстанавливается также положительная обратная связь между каскадами, и любое изменение (уменьшение) напряжения на коллекторе VT1 приводит к увеличению запирающего тока транзистора VT2, поступающего через конденсатор C1, что увеличивает напряжение на его коллекторе. Напряжение на конденсаторе C2 способствует открыванию транзистора VT1. Таким образом на интервале времени $t_1 - t_2$ происходит лавинообразный процесс регенерации.

На следующем этапе переходного процесса (интервал времени $t_2 - t_3$) происходит заряд барьерной емкости транзистора VT1 ($C_{\kappa 1}$) и параллельно подключенных емкостей монтажа $C_{\rm M}$ и нагрузки $C_{\rm H}$. Этот интервал определяет длительность среза импульса напряжения на коллекторе VT1. К моменту времени t_3 все быстрые процессы, вызванные опрокидыванием, заканчиваются.

Устанавливаются стационарные значения токов и напряжений транзисторов $I_{\kappa 1} = I_{\kappa H}$ и $I_{\kappa 2} = I_{\kappa 602}$ ($U_{\kappa 1} = U_{\kappa H1}$). Однако напряжение на коллекторе транзистора VT2 не достигает своего стационарного значения из-за процессов, связанных с восстановлением напряжения на конденсаторе C2. Восстановление этого напряжения, начавшееся еще в момент времени t_1 , продолжается и после запирания транзистора VT2 в момент t_2 . Ток заряда конденсатора C2, протекающий по цепи $R_{\kappa 2}$, база открытого транзистора VT1, источник напряжения питания $U_{\mu n}$, создает падение напряжения на резисторе $R_{\kappa 2}$ и не позволяет напряжению на коллекторе VT2 достичь своего стационарного значения. Время заряда конденсатора C2 (интервал $t_1 - t_4$) определяет длительность фронта импульса на коллекторе VT2.

После момента времени t_4 токи и напряжения практически на всех элементах мультивибратора стабилизируются. Единственный переходной процесс, продолжающийся в мультивибраторе, — процесс релаксации, связанный с разрядом конденсатора C1. Этот процесс заканчивается новым опрокидыванием схемы. Разряд конденсатора C1 начинается с момента возникновения тока $I_{\kappa 1}$, и ток разряда представляет собой часть тока $I_{\kappa 1}$, ответвляющуюся в конденсатор C1. До запирания транзистора VT2 этот ток замыкается в основном через его базу, а после запирания через резистор R_{62} . Полная длительность времени релаксации (разряда) конденсатора C1 определяется промежутком времени $t_5 - t_0$. При инженерных расчетах за длительность процесса релаксации принимается интервал времени $T_{pen2} = t_5 - t_{2,3} \approx t_5 - t_2$, в течение которого напряжение на базе запертого транзистора снижается от наибольшего значения U_{62m} до нуля (см. рис. 9.2). Обычно T_{pen} составляет преобладающую часть рабочего цикла. Начиная с момента времени t_5 в мультивибраторе развиваются процессы, аналогичные процессам, рассмотренным выше (с момента t_0), в которых транзисторы и соответствующие элементы мультивибратора меняются ролями. На промежутке времени $t_5 - t_6$ (соответствует интервалу $t_0 - t_1$) происходит рассасывание носителей из базы транзистора VT1, появляется ток транзистора VT2, начинается перезаряд емкостей $C_{\kappa 2}$ и $C_{m 2}$. К моменту времени t_7 (соответствует t_2) заканчивается второй процесс регенерации ($t_6 - t_7$), начинается процесс формирования среза импульса t_{cp2} на коллекторе VT2 и переднего фронта импульса $t_{\phi p1}$ на коллекторе VT1 (заряд конденсатора C1), который протекает на интервале $t_7 - t_8$ (соответствует интервалу $t_3 - t_4$). В это время начинается в момент времени t'_0 . С этого момента начинается следующий полный цикл процессов, определяющих период автоколебаний T_a :

$$T_{a} = T_{p1} + T_{p2},$$
(9.2)

где $T_{p2} = T_{pen2} + T_{H1} + T_{per}$; $T_{p1} = T_{pen1} + T_{H2} + T_{per}$. Непосредственно из временной диаграммы видно, что длительность им-

пульса напряжения на коллекторе транзистора VT1 равна

 $t_{u1} = T_{pen1} + T_{H2} + T_{per} + t_{cp1} > T_{p1}$, а длительность импульса на коллекторе VT2:

 $t_{u2} = T_{pe\pi 2} + T_{H1} + T_{pe\Gamma} + t_{cp2} > T_{p2}.$

Однако на практике $T_{pen} >> T_{H} + T_{per} + t_{cp}$, поэтому за длительность импульса принимается длительность соответствующего процесса релаксации и приближенно считается, что период колебаний

 $T_a \approx t_{u1} + t_{u2} = T_{pen1} + T_{pen2}.$ (9.3)

Для определения длительности импульса t_{u1} (точнее, времени релаксации T_{pen1}) воспользуемся эквивалентной схемой цепи разряда конденсатора C2 (рис. 9.3), где источник тока $I_{\kappa \bar{0}01}$ учитывает тепловой ток закрытого транзистора VT2. Согласно этой схеме напряжение на конденсаторе, заряженного до значения $U_{un} - R_{\kappa 2} \cdot I_{\kappa \bar{0}02}$, будет изменяться по закону

$$U_{c2} = +U_{\mu\Pi} + R_{\delta 1}I_{\kappa\delta 01} + (-2 \cdot U_{\mu\Pi} + R_{\kappa 2}I_{\kappa\delta 02} - R_{\delta 1}I_{\kappa\delta 01})e^{-\frac{t}{C2R_{\delta 1}}}.$$
 (9.4)

Если принять, что разряд конденсатора C2 начинается в момент времени t = 0 (соответствует t_7 на диаграмме), то длительность импульса на коллекторе транзистора VT1 будет определяться выражением

$$t_{u1} = C2R_{\delta 1} \ln \frac{2 \cdot U_{\mu \Pi} - R_{\kappa 2} I_{\kappa \delta 02} + R_{\delta 1} I_{\kappa \delta 01}}{U_{\mu \Pi} + R_{\delta 1} I_{\kappa \delta 01}}.$$
(9.5)



Рис. 9.3

Из выражения (9.5) видно, что длительность импульса зависит от тепловых токов транзисторов $I_{\kappa 601}$ и $I_{\kappa 602}$, а следовательно, и от температуры. Эта зависимость будет тем меньше, чем меньше сопротивление резисторов R_{δ} и R_{κ} , и чем больше значение $U_{\mu n}$. Поскольку падения напряжений, обусловленных протеканием тепловых токов ($R_{\kappa 2}I_{\kappa 602}$ и $R_{\delta 1}I_{\kappa 601}$) малы (особенно для кремние-

вых транзисторов), то без большой погрешности можно считать, что $t_{u1} = C2R_{61} \ln 2$.

Длительность импульсов на коллекторе транзистора VT2 определяется аналогичным выражением:

$$t_{u2} = C1R_{62} \ln 2. \tag{9.7}$$

Длительность фронта импульса напряжения на коллекторе соответствующего транзистора ($t_{\phi p1}$ и $t_{\phi p2}$) определяется временем заряда конденсатора, подключенного к коллектору этого транзистора, до напряжения $0.9 \cdot U_m$:

$$t_{\phi pl(2)} = Cl(C2)R_{\kappa l(2)} \ln \frac{0.9U_m}{0.1U_m} = 2.2 Cl(C2)R_{\kappa l(2)}.$$
(9.8)

Эта величина близка к времени восстановления напряжения на соответствующем конденсаторе. Время восстановления ограничивает максимально возможное значение скважности импульсов на коллекторе транзистора, например VT1:

$$Q_1 = \frac{T}{t_{u1}} = \frac{t_{u1} + t_{u2}}{t_{u1}} = 1 + \frac{t_{u2}}{t_{u1}}.$$
(9.9)

Из (9.9) и (9.7) следует, что для увеличения Q₁ необходимо увеличивать значение t_{u2} либо за счет увеличения сопротивления резистора R_{62} , либо за счет увеличения емкости конденсатора C1. Однако увеличение емкости C1 (увеличение резистора R_{62} может привести к отсутствию режима насыщения транзистора VT2) увеличивает длительность фронта импульса $t_{\phi p1}$ (9.8), который должен быть меньше, чем t_{u1} :

$$t_{u1} > A \cdot C1R_{\kappa 1}, \tag{9.10}$$

где A – параметр, зависящий от требуемого коэффициента формы прямоугольного импульса (обычно A = 3...5).

$$Q \le 1 + \frac{C1 \cdot R_{52} \cdot \ln 2}{A \cdot C_1 \cdot R_{\kappa 1}} = \frac{R_{52} \cdot \ln 2}{A \cdot R_{\kappa 1}}.$$
(9.11)

Если в схеме соблюдается частичная количественная симметрия, т.е. $R_{\kappa 1} = R_{\kappa 2}$ и $R_{\delta 1} = R_{\delta 2}$, то из (9.11) получим

(9.6)

$$Q \le 1 + \frac{R_{62} \cdot \ln 2}{A \cdot R_{\kappa 2}}.$$

С учетом условия насыщения $R_{62} < h_{21 \rightarrow 2} R_{\kappa 2}$ будем иметь

$$Q \le 1 + \frac{0.7h_{21\Im 2}}{A} = 1 + \frac{0.7h_{21\Im 2}}{(3...5)}.$$
(9.12)

Выбор емкости конденсатора С1 налагает определенные требования на значения других элементов схемы, так как в соответствии с (9.10)

$$t_{u1} = 0,7 C2R_{62} \ge 3 C1R_{\kappa 1}$$
 (здесь A = 3) и $R_{61} \ge 4,3 \frac{C1}{C2}R_{\kappa 1}$,

иными словами, время разряда (релаксации) конденсатора C1 должно быть больше времени восстановления напряжения на конденсаторе C2.

Максимальная частота генерации (минимальная длительность периода T_a) определяется согласно (9.3), (9.6) и (9.7) минимально возможными значениями емкости конденсатора С и сопротивлением базового резистора R_6 . Минимально допустимое значение емкости определяется несколькими факторами.

Во-первых, от величины емкости зависит условие самовозбуждения генератора. Поскольку коэффициент петлевого усиления двухкаскадного усилителя рассматриваемой схемы (см. рис. 9.1) примерно равен $h_{2131} \cdot h_{2132}$, то минимальное значение емкости конденсатора С определяется выражением

$$C = (5...10) \frac{\tau_{h213}}{h_{213}^2 R_{BX}},$$
(9.13)

где τ_{h213} — постоянная времени коэффициента h_{213} , R_{BX} — входное сопротивление используемого транзистора в схеме с ОЭ.

Во-вторых, емкость конденсатора С должна быть такой, чтобы во время рассасывания избыточных носителей в базе насыщенного транзистора, переходящего в закрытое состояние, напряжение на емкости оставалось практически неизменным. Данное условие, а также требование насыщенного режима транзистора дают следующее значение минимально возможного периода колебаний:

 $T_{\min} \approx (5...10) \tau_{h219}.$ (9.14)

Условие самовозбуждения (возникновения регенеративного процесса) $h_{21\Im1} \cdot h_{21\Im2} > 1$ в рассматриваемом мультивибраторе выполняется практически всегда. Однако при неправильном выборе емкости времязадающего конденсатора С (9.13) колебания могут отсутствовать из-за слишком большой степени насыщения транзисторов.

Для уменьшения длительности фронта импульса $t_{\phi p}$ используется схема мультивибратора с отключающими диодами (рис. 9.4), в которой цепь перезаряда конденсаторов C1 и C2 отделена от коллекторов соответствующих транзисторов с помощью диодов VD1 и VD2. При заряде конденсатора C1 соответствующий диод закрыт, и ток заряда течет через резистор R1. Потенциал коллектора VT1 стремится к значению U_{ип} с постоянной времени, определяемой сопротив-

лением резистора $R_{\kappa l}$ и емкостью, шунтирующей коллектор VT1, которая обычно много меньше емкости конденсатора C1 ($C_{\rm M1} + C_{\rm H1} + C_{\kappa l} < C1$). Поэтому длительность фронта импульса определяется выражением, аналогичным (9.8):

$$t_{\phi p1} \approx 2,2 R_{\kappa 1} (C_{M1} + C_{H1} + C_{\kappa 1}).$$
 (9.15)



Рис. 9.4

Запирание диода происходит достаточно быстро и обусловлено различием в скоростях увеличения напряжения на выводах диода.

Однако время восстановления напряжения на емкости C1 сохраняется таким же, как и в схеме без отключающих диодов:

 $T_{BOCCT} \approx (3...5)C1 \cdot R1$, если $R1 = R_{\kappa 1}$.

Не изменяется также и время релаксации, т.е. длительность импульсов (9.6), (9.7).

Скважность импульса несколько уменьшается, так как в насыщенном режиме эквивалентное сопротивление коллекторной нагрузки (отключающий диод открыт)

$$R_{\kappa \ \Im \kappa B1} = \frac{R_{\kappa 1} \cdot R1}{R_{\kappa 1} + R1},\tag{9.16}$$

и условие насыщения принимает вид

$$\mathbf{R}_{\delta 1} \le \mathbf{h}_{21\Im} \cdot \mathbf{R}_{\mathbf{K} \ \Im \mathbf{KB1}} \,. \tag{9.17}$$

Скважность мультивибратора с отключающими диодами определяется выражением

$$Q = 1 + \frac{0.7 h_{21\Im}}{(3...5)} \frac{R1}{R_{\kappa 2} + R1}.$$
(9.18)

Длительность импульсов мультивибратора с коллекторно-базовыми емкостными связями (см. рис. 9.1) можно изменять, используя переменный резистор R_{δ} (9.6), (9.7). Однако в этом случае будет ухудшаться стабильность частоты колебаний, а также возможен выход открытого транзистора из режима насыщения. Изменять длительность импульса мультивибратора наиболее удобно с помощью коллекторного переменного резистора (рис. 9.5). В этой схеме при $R_{\delta} >> R_{\kappa}$ для длительности импульса напряжения на коллекторе соответствующего транзистора (например VT1) справедливо выражение



+ $U_{un} = C2R_{\delta 1} \ln \frac{R'_{\kappa 2} + R_{\kappa 2}}{R'_{\kappa 2}}$. (9.19)

Изменение положения движка потенциометра приводит к изменению времени разряда конденсатора, поскольку конденсатор заряжается до напряжения $+ U_{ип}$, а разряжается до меньшего напряжения $\left(U_{ип} - \frac{U_{ип}(R_{\kappa} - R'_{\kappa})}{R_{\kappa}}\right)$.

Порядок выполнения задания

1. Провести инженерный расчет элементов принципиальной схемы мультивибратора с емкостными коллекторно-базовыми связями (см. рис. 9.1) и параметров его импульсов. Исходные данные для расчета приведены в табл. 9.2. Для всех вариантов задания необходимо использовать одинаковые значения коэффициента насыщения S = 3. В схеме должно выполняться условие $R_{\kappa 1} = R_{\kappa 2} = R_{\kappa}$. Требуется рассчитать значения R_{κ} , R_{61} , R_{62} , C1 и C2, а также длительности фронта импульсов напряжения на коллекторах транзисторов t_{dp1} и t_{dp2} .

Таблица 9.2

№ варианта	Тип БТ	U _{ИП} , В	I _{кн} , мА	t _{и1} , мкс	t _{и2} , мкс
01	КТ315Г	9	10	5	5
02	КТ337Б	15	5	10	15
03	KT342A	15	8	20	30
04	КТ347А	20	10	7	7
05	КТ349Б	12	5	10	5
06	КТ358Б	20	6	40	20
07	КТ361Г	10	7	10	20
08	КТ3102Г	15	8	8	8
09	КТ3107Г	10	9	10	10
10	КТ3117А	15	10	8	20

Исходные данные для расчета

2. С помощью пакета OrCAD выполнить расчет формы колебаний, генерируемых рассчитанным мультивибратором, и определить параметры импульсов t_{u1} , t_{u2} , $t_{\phi p1}$, $t_{\phi p2}$ и Т; исследовать влияние значений элементов схемы на параметры импульсов.

2.1. Создать документ программы Schematics, содержащий показанную на рис. 9.6 схему мультивибратора. В качестве источника питания необходимо

использовать источник напряжения импульсной формы VPULSE с линейным фронтом. Номинальные значения элементов схемы должны соответствовать рассчитанным. При использовании БТ со структурой p-n-p необходимо изменить полярность подключения источника напряжения на обратную.



Рис. 9.6

2.2. Используя вид анализа Transient, провести расчет формы выходных (коллекторных) напряжений мультивибратора. Источимпульсной ник напряжения формы VPULSE с линейным фронтом имитирует плавное нарастание напряжения питания при включении мультивибратора, которое приводит к установлению схемы в одно из квазиустойчивых состояний и началу генерации колебаний. В этом случае происходит моделирование реального запуска автоколебаний в схеме. Ус-

тановить параметры входного импульсного напряжения следующим образом: нижний уровень напряжения VOFF = 0 B; максимальное значение напряжения VAMPL = U_{un} ; начало переднего фронта TD = 0; длительность переднего фронта TR = $t_{u1}/10$; длительность заднего фронта TF = 0; длительность плоской части импульса TAU = $10 \cdot t_{u1}$; период повторения T = $2 \cdot TAU$. Установить параметры анализа **Transient** следующим образом: шаг вывода данных и максимальный шаг интегрирования (**Print Step** и **Step Ceiling**) задать одинаковой величины равной $t_{u1}/50$; конечное время расчета (**Final Time**) задать равным $20 \cdot t_{u1}$. С помощью программы **Probe** вывести временную зависимость коллекторных напряжений транзисторов и определить параметры выходных импульсов t_{u1} , t_{u2} , t_{dp1} , t_{dp2} и T.

Сравнить результаты машинного анализа с исходными данными и результатами инженерного расчета. Чем можно объяснить различие?

2.3. Используя возможности многовариантного анализа **Parametric**, исследовать влияние емкости конденсатора C1 на форму выходных импульсов. С помощью элемента **Parameters** определить глобальный параметр — C. C его использованием задать значение емкости конденсатора C1. Включить многовариантный анализ **Parametric**, определив в нем изменение списком значений глобального параметра C: C1/2, C1, $2 \cdot C1$.

Как влияет увеличение емкости конденсатора на параметры выходных импульсов?

2.4. Как влияет на параметры импульсов увеличение (уменьшение) в два раза сопротивления резисторов $R_{61} = R_{62} = R_6$? В каких режимах будут работать транзисторы при увеличении сопротивлений резисторов?

3. С помощью пакета OrCAD выполнить расчет формы колебаний, генерируемых мультивибратором с отключающими диодами (см. рис. 9.4). При выполнении задания принять $R1 = R2 = R_{\kappa}$. В качестве отключающих диодов использовать импульсные диоды КД521А. Номиналы других элементов схемы соответствуют рассчитанным в п.1.

Сравните с результатами машинного расчета в п.2.2. Какой параметр выходных импульсов изменился?

Контрольные вопросы

1. Какие устройства называются мультивибраторами?

2. Чем определяется период колебаний автоколебательных мультивибраторов?

3. Сколько устойчивых состояний имеет автоколебательный мультивибратор?

4. Какое состояние мультивибратора называется квазиустойчивым?

5. Какой мультивибратор называется симметричным (несимметричным)?

6. Почему в автоколебательном мультивибраторе при включении питания один транзистор начинает закрываться, а другой открываться?

7. Чем определяется время открытого (закрытого) состояния транзистора?

8. Покажите цепи и направления протекания токов зарядки конденсаторов С1 и С2.

9. Покажите цепи и направления протекания токов перезарядки конденсаторов С1 и С2.

10. Какими элементами схемы (см. рис. 9.1) определяется длительность импульса напряжения на коллекторе транзистора VT1 (VT2)?

11. Как изменится длительность импульса на коллекторе VT1 (см. рис. 9.1), если уменьшить (увеличить) емкость конденсатора C1 (C2)?

12. Какими элементами схемы (см. рис. 9.1) определяется длительность фронта импульса напряжения на коллекторе транзистора VT1 (VT2)?

ЛИТЕРАТУРА

1. Электронные приборы / Под ред. Г.Г. Шишкина. — М.: МАИ, 1996.

2. Батушев В.А. Электронные приборы. — М.: Высш. шк., 1980.

3. Гусев В.Г., Гусев Ю.М. Электроника. — М.: Высш. шк., 1991.

4. Булычев А.Л., Лямин П.М., Тулинов Е.С. Электронные приборы. — Мн.: Выш. шк., 1999.

5. Электронные, квантовые приборы и микроэлектроника / Под ред. Н.Д. Федорова. — М.: Радио и связь, 1998.

6. Ткаченко Ф.А. Техническая электроника. — Мн.: Дизайн ПРО, 2000.

7. Валенко В.С., Хандогин М.С. Электроника и микросхемотехника. — Мн.: Беларусь, 2000.

8. Зи С. Физика полупроводниковых приборов. В 2 кн. — М.: Мир, 1984.

9. Маллер Р., Кейминс Т. Элементы интегральных схем. — М.: Мир, 1989.

10. Разевиг В.Д. Система сквозного проектирования электронных устройств DesignLab 8.0. — М.: Солон-Р, 2000.

11. Разевиг В.Д. Система проектирования цифровых устройств OrCAD. — М.: Солон-Р, 2000.

12. Кудрявцев Е.М. MathCAD 2000. — М.: ДМК Пресс, 2001.

13. Хрулев А.К., Черепанов В.П. Диоды и их зарубежные аналоги. В 3 т. — М.: ИП РадиоСофт, 1998.

14. Галкин В.И., Булычев А.Л., Лямин П.М. Полупроводниковые приборы: Транзисторы широкого применения: Справочник. — Мн.: Беларусь, 1995.

Приложение 1

Допустимое отклонение от	Номинальные значения (единицы, десятки, сотни ом, ки-							
номинальных значений, %	лоом, мегаом, гигаом, пикофарад, микрофарад, фарад)							
±20 %	1,0	1,5	2,2	3,3	4,7	6,8		
±10 %	1,0	1,5	2,2	3,3	4,7	6,8		
	1,2	1,8	2,7	3,9	5,6	8,2		
±5 %	1,0	1,5	2,2	3,3	4,7	6,8		
	1,1	1,6	2,4	3,6	5,1	7,5		
	1,2	1,8	2,7	3,9	5,6	8,2		
	1,3	2,0	3,0	4,3	6,2	9,1		

Ряды номинальных значений сопротивлений резисторов и емкостей конденсаторов общего применения

Приложение 2

Параметры биполярных транзисторов

Тип	Струк-	h ₂₁ 3 min	h21э /	C _K ,	C ₃ ,	I _{кб0} ,	U _{кэ max} ,	I _{ĸ max} ,	P _{k max} ,
БТ	тура	h ₂₁ max	на f, МГц	πФ	πФ	мкА	В	мА	мВт
KT313A	p-n-p	30120	3/100	12	40	0,5	-50	350	300
КТ315Г	n-p-n	50350	2,5/100	7	20	1	35	100	150
КТ337Б	p-n-p	40100	5/100	5	5	1	-20	30	150
KT342A	n-p-n	100250	3/100	8	16	0,05	30	50	250
КТ345Б	p-n-p	50150	3,5/100	15	30	1	-20	200	100
KT347A	p-n-p	30400	5/100	6	8	1	-20	50	150
КТ349Б	p-n-p	30400	5/100	6	8	1	-20	20	200
KT350A	p-n-p	20200	5/20	70	100	1	-20	60	300
KT351A	p-n-p	2080	2/100	20	30	0,5	-20	30	225
KT357A	p-n-p	20100	3/100	7	10	5	-20	40	100
КТ358Б	n-p-n	10100	4/20	5	15	10	30	30	100
КТ361Г	p-n-p	50350	2,5/100	7	20	1	-35	50	150
KT363A	p-n-p	2070	12/100	2	2	0,5	-20	50	150
KT375A	n-p-n	10100	6/100	5	20	1	60	100	200
КТ375Б	n-p-n	50280	6/100	5	20	1	30	100	200
КТ3102Г	n-p-n	200500	3/100	6	15	0,05	20	100	250
КТ3107Г	p-n-p	120200	2/100	7	20	0,1	-25	100	300
KT3117A	n-p-n	20200	2,5/100	10	80	10	60	400	300

Приложение 3





Рис. ПЗ.1. Характеристики транзистора КТЗ1ЗА



Рис. ПЗ.2. Характеристики транзистора КТЗ15Г



Рис. ПЗ.З. Характеристики транзистора КТЗЗ7Б



Рис. ПЗ.4. Характеристики транзистора КТЗ42А



Рис. ПЗ.5. Характеристики транзистора КТЗ45Б



Рис. ПЗ.6. Характеристики транзистора КТЗ47А



Рис. ПЗ.7. Характеристики транзистора КТЗ49Б



Рис. ПЗ.8. Характеристики транзистора КТЗ50А



Рис. ПЗ.9. Характеристики транзистора КТЗ51А



Рис. ПЗ.10. Характеристики транзистора КТЗ57А



Рис. ПЗ.11. Характеристики транзистора КТ358Б



Рис. ПЗ.12. Характеристики транзистора КТЗ61Г

172



Рис. ПЗ.13. Характеристики транзистора КТЗ6ЗА



Рис. ПЗ.14. Характеристики транзистора КТ375А



Рис. ПЗ.15. Характеристики транзистора КТ375Б



Рис. ПЗ.16. Характеристики транзистора КТЗ102Г



Рис. ПЗ.17. Характеристики транзистора КТЗ107Г



Рис. ПЗ.18. Характеристики транзистора КТЗ117А

Св. план 2002, поз. 100

Учебное издание

Дробот Сергей Викторович, Мельников Владимир Александрович, Путилин Владимир Николаевич

ПРАКТИКУМ ПО КУРСУ «ЭЛЕКТРОННЫЕ ПРИБОРЫ» для студентов всех специальностей БГУИР дневной и вечерней форм обучения

Редактор Е.Н. Батурчик Компьютерная верстка С.В. Дробот, Т.В. Шестакова

Подписано в печать 08.01.2003.Формат 60х84 1/16.Бумага офсетная.Печать ризографическая.Гарнитура «Таймс».Усл. печ. л. 10,58.Уч.- изд. л. 9,5.Тираж 200 экз.Заказ 493.

Издатель и полиграфическое исполнение: Учреждение образования «Белорусский государственный университет информатики и радиоэлектроники» Лицензия ЛП № 156 от 30.12. 2002. Лицензия ЛВ № 509 от 03.08. 2001. 220013, Минск, П. Бровки, 6.