Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 1

Задание № 1 – 1.1.10,6

Задание № 2 – 1.2.6,139

Задание № 3 – 1.3.4

Задание № 4 – 1.4.14

Задание № 5 – 1.5.8,в

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 2

Задание № 1 – 1.1.10,7

Задание № 2 – 1.2.6,154

Задание № 3 – 1.3.5,а

Задание № 4 – 1.4.12

Задание № 5 – 1.5.8,б

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 3

Задание № 1 – 1.1.10,8

Задание № 2 – 1.2.6,155

Задание № 3 – 1.3.5,б

Задание № 4 – 1.4.4

Задание № 5 – 1.5.8,а

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 4

Задание № 1 – 1.1.10,9

Задание № 2 – 1.2.6,144

Задание № 3 – 1.3.5,в

Задание № 4 – 1.4.1

Задание № 5 – 1.5.13

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 5

Задание № 1 – 1.1.10,10

Задание № 2 – 1.2.6,138

Задание № 3 – 1.3.5,г

Задание № 4 – 1.4.6,а

Задание № 5 – 1.5.11

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 6

Задание № 1 – 1.1.10,11

Задание № 2 – 1.2.6,159

Задание № 3 – 1.3.3,з

Задание № 4 – 1.4.6,б

Задание № 5 – 1.5.10

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 7

Задание № 1 – 1.1.10,12

Задание № 2 – 1.2.6,143

Задание № 3 – 1.3.3,и

Задание № 4 – 1.4.7,а

Задание № 5 – 1.5.9

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 8

Задание № 1 – 1.1.10,13

Задание № 2 – 1.2.6,156

Задание № 3 – 1.3.3,к

Задание № 4 – 1.4.5

Задание № 5 – 1.5.5,г

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 9

Задание № 1 – 1.1.10,14

Задание № 2 – 1.2.6,158

Задание № 3 – 1.3.3,л

Задание № 4 – 1.4.6,г

Задание № 5 – 1.5.5,в

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 10

Задание № 1 – 1.1.10,15

Задание № 2 – 1.2.6,160

Задание № 3 – 1.3.3,м

Задание № 4 – 1.4.6,д

Задание № 5 – 1.5.5,б

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 11

Задание № 1 – 1.1.10,16

Задание № 2 – 1.2.6,161

Задание № 3 – 1.3.3,в

Задание № 4 – 1.4.7,д

Задание № 5 – 1.5.5,а

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 12

Задание № 1 – 1.1.10,17

Задание № 2 – 1.2.6,145

Задание № 3 – 1.3.3,г

Задание № 4 – 1.4.6,в

Задание № 5 – 1.5.4

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 13

Задание № 1 – 1.1.10,18

Задание № 2 – 1.2.6,142

Задание № 3 – 1.3.3,д

Задание № 4 – 1.4.7,в

Задание № 5 – 1.5.3

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 14

Задание № 1 – 1.1.11

Задание № 2 – 1.2.6,140

Задание № 3 – 1.3.3,е

Задание № 4 – 1.4.7,г

Задание № 5 – 1.5.2

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 15

Задание № 1 – 1.1.12,а

Задание № 2 – 1.2.6,39

Задание № 3 – 1.3.3,ж

Задание № 4 – 1.4.7,и

Задание № 5 – 1.5.1

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 16

Задание № 1 – 1.1.1

Задание № 2 – 1.2.1

Задание № 3 – 1.3.2,к

Задание № 4 – 1.4.7,б

Задание № 5 – 1.5.5,в

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 17

Задание № 1 – 1.1.2

Задание № 2 – 1.2.2

Задание № 3 – 1.3.2,л

Задание № 4 – 1.4.7,ж

Задание № 5 – 1.5.5,б

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 18

Задание № 1 – 1.1.3

Задание № 2 – 1.2.3

Задание № 3 – 1.3.2,м

Задание № 4 – 1.4.7,з

Задание № 5 – 1.5.5,а

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 19

Задание № 1 – 1.1.4

Задание № 2 – 1.2.6,101

Задание № 3 – 1.3.3,а

Задание № 4 – 1.4.7,н

Задание № 5 – 1.5.4

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 20

Задание № 1 – 1.1.5

Задание № 2 – 1.2.5

Задание № 3 – 1.3.3,б

Задание № 4 – 1.4.7,е

Задание № 5 – 1.5.3

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 21

Задание № 1 – 1.1.6

Задание № 2 – 1.2.6,157

Задание № 3 – 1.3.2,д

Задание № 4 – 1.4.7,л

Задание № 5 – 1.5.2

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 22

Задание № 1 – 1.1.7

Задание № 2 – 1.2.7

Задание № 3 – 1.3.2,е

Задание № 4 – 1.4.7,м

Задание № 5 – 1.5.1

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 23

Задание № 1 – 1.1.8

Задание № 2 – 1.2.8

Задание № 3 – 1.3.2,ж

Задание № 4 – 1.4.7,с

Задание № 5 – 1.5.14

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 24

Задание № 1 – 1.1.9,а

Задание № 2 – 1.2.9

Задание № 3 – 1.3.2,з

Задание № 4 – 1.4.7,к

Задание № 5 – 1.5.13

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 25

Задание № 1 – 1.1.9,б

Задание № 2 – 1.2.10

Задание № 3 – 1.3.2,и

Задание № 4 – 1.4.7,п

Задание № 5 – 1.5.2

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 26

Задание № 1 – 1.1.10,1

Задание № 2 – 1.2.11,а

Задание № 3 – 1.3.1,5в

Задание № 4 – 1.4.7,р

Задание № 5 – 1.5.11

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 27

Задание № 1 – 1.1.10,2

Задание № 2 – 1.2.11,б

Задание № 3 – 1.3.2,а

Задание № 4 – 1.4.9,а

Задание № 5 – 1.5.10

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 28

Задание № 1 – 1.1.10,3

Задание № 2 – 1.2.11,в

Задание № 3 – 1.3.2,б

Задание № 4 – 1.4.7,о

Задание № 5 – 1.5.9

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 29

Задание № 1 – 1.1.10,4

Задание № 2 – 1.2.6,102

Задание № 3 – 1.3.2,в

Задание № 4 – 1.4.7,т

Задание № 5 – 1.5.8,д

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы

Учреждение образования

«Белорусский государственный университет информатики и радиоэлектроники»

Факультет компьютерного проектирования

#### УТВЕРЖДАЮ

# Заведующий кафедрой

# 

(подпись)

«   »   2011 г.

##### ЗАДАНИЕ

по курсовому проектированию

Студенту   гр. 910701

1. Тема проекта  Проектирование цифровых устройств на интегральных микросхемах

2. Срок сдачи студентом законченного проекта   12 декабря 2011 г.

3. Исходные данные к проекту   Вариант № 30

Задание № 1 – 1.1.10,5

Задание № 2 – 1.2.6,103

Задание № 3 – 1.3.2,г

Задание № 4 – 1.4.8

Задание № 5 – 1.5.8,г

Качинский М.В., Таранов Г.В. Методическое пособие по курсу «Проектирование цифровых устройств на ИМС» для студентов специальности Т08.02.00 «Проектирование и технология электронных вычислительных средств».  Минск: БГУИР, 2001

4. Содержание расчетно-пояснительной записки (перечень вопросов, которые подлежат разработке)

Введение

1. Задания № 1–5:

  1.1. Условие задачи

  1.2. Краткие теоретические сведения

  1.3. Синтез принципиальной схемы